

## 明 細 書

分散メモリ型情報処理システム

### 技術分野

- [0001] 本発明は、SIMD(Single Instruction Stream, Multiple Data Stream)を実現可能な並列コンピュータのアーキテクチャを採用した情報処理システムに関する。

### 背景技術

- [0002] 社会全体のさまざまな場所にコンピュータが導入され、インターネットをはじめとするネットワークが浸透した今日では、そこそこで、大規模なデータが蓄積されるようになった。このような大規模データを処理するには、膨大な計算が必要で、そのために並列処理を導入しようと試みるのは自然である。
- [0003] 並列処理アーキテクチャは「共有メモリ型」と「分散メモリ型」に大別される。前者（「共有メモリ型」）は、複数のプロセッサが1つの巨大なメモリ空間を共有する方式である。この方式では、プロセッサ群と共有メモリ間のトラフィックがボトルネックとなるので、百を越えるプロセッサを用いて現実的なシステムを構築することは容易ではない。したがって、例えば10億個の浮動小数点変数の平方根を計算する際、単一CPUに対する加速比は、せいぜい100倍ということになる。経験的には、30倍程度が上限である。
- [0004] 後者（「分散メモリ型」）は、各プロセッサがそれぞれローカルなメモリを持ち、これらを結合してシステムを構築する。この方式では、数百～数万ものプロセッサを組み込んだハードウェアシステムの設計が可能である。したがって、上記10億個の浮動小数点変数の平方根を計算する際の単一CPUに対する加速比を、数百～数万倍とすることが可能である。しかしながら、後者においても、後述するいくつかの課題が存在する。

特許文献1：国際公開第WO00／10103号パンフレット（第3図および第4図）

### 発明の開示

### 発明が解決しようとする課題

- [0005] [第1の課題：巨大配列の分掌管理]

「分散メモリ型」の第1の課題は、データの分掌管理の問題である。

巨大なデータ(一般的には配列なので、以降、配列で説明する)は、1つのプロセッサの所有するローカルメモリに収容できるものではなく、必然的に複数のローカルメモリに分掌管理される。効率的かつ柔軟な分掌管理メカニズムを導入しないと、プログラムの開発および実行に際してさまざまな障害を抱え込むことになることは明らかである。

[0006] [第2の課題:プロセッサ間通信の効率の低さ]

分散メモリ型システムの各プロセッサが、巨大配列にアクセスしようとする、自己の所有するローカルメモリ上の配列要素に対しては速やかにアクセスできるものの、他のプロセッサが所有する配列要素へのアクセスはプロセッサ間通信を必須とする。このプロセッサ間通信はローカルメモリとの通信に比べ、極端にパフォーマンスが低く、最低でも100クロックかかると言われている。このため、ソート実施時には、巨大配列全域にわたる参照が実施され、プロセッサ間通信が多発するため、パフォーマンスが極端に低下する。

[0007] この問題点につき、より具体的に説明を加える。1999年現在、パソコンは、1〜数個のCPUを用いて、「共有メモリ型」として構成されている。このパソコンに使用される標準的なCPUは、メモリバスの5〜6倍程度の内部クロックで動作し、その内部に自動的な並列実行機能やパイプライン処理機能が装備されており、およそ1データを1クロック(メモリバス)で処理できる。

[0008] このため、「分散メモリ型」のマルチプロセッサシステムでは、プロセッサ数が多いのに、シングルプロセッサ(共有メモリ型)よりも100倍遅くなることになりかねない。

[0009] [第3の課題:プログラムの供給]

「分散メモリ型」の第3の課題は、多数のプロセッサにどうやってプログラムを供給するか、という問題である。

[0010] 非常に多数のプロセッサに、別々のプログラムをロードし、全体を協調動作させる方式(MIMD:Multiple Instruction Stream, Multiple Data Stream)では、プログラムの作成、コンパイル、配信のために多大な負荷を要する。

[0011] その一方、多数のプロセッサを同一のプログラムで動作させる方式(SIMD:Single

Instruction Stream, Multiple Data Stream)では、プログラムの自由度が減少し、所望の結果をもたらすプログラムが開発できない事態も想定される。

[0012] 本発明は、「分散メモリ型」の上記第1ないし3の課題を解決する方法およびコンピュータアーキテクチャを提供する。

[0013] ところで、本発明者は、表形式データを記憶するために、項目ごとの情報ブロックを形成し、当該情報ブロックに、項目値を記憶した値リスト、および、当該値リストを指定するための値(ポインタ値)を、レコードごとに記憶したポインタ配列を設け、レコード番号から、ポインタ配列および値リストを順次特定していくことにより、表形式のビューを取得できるような構造および処理方法を考案している(特許文献1参照)。この構造において、レコード数が増大するのにしたがって、上記値リストやポインタ配列、特に、ポインタ配列は非常に大きくなるため、これを、複数のメモリで分掌した上で、単一命令により、検索、集計、ソートなどの処理が実行できるのが望ましい。

[0014] そこで、本発明は、分散メモリ型において、単一命令により種々のメモリに記憶された配列中の要素を入出力し、処理と通信を統合することで著しく高速な並列処理を実現可能なコンピュータアーキテクチャを提供することを目的とする。

#### 課題を解決するための手段

[0015] 本発明の目的は、それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、

メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、

各メモリモジュールのメモリが、それぞれ、昇順または降順に重複なく順序付けられた値のリストを保持するように構成された情報処理システムであって、

前記各メモリモジュールの制御装置が、

他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信手段と

、

他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信手段と、

前記データ受信手段により受信された他のメモリモジュールの値のリストを参照して

、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定手段とを備えたことを特徴とする情報処理システム、により達成される。

[0016] 本発明によれば、自己の値のリストの値と、他のメモリモジュールの値のリストとを比較することにより、自己の値リストの値について、他のメモリモジュールの値のリスト中の値を考慮したグローバルな順位を得ることが可能となる。

[0017] 好ましい実施態様においては、前記順位判定手段が、他のメモリモジュールの各々の値のリストを考慮した、補助的な順位格納配列を生成し、前記補助的な順位格納配列の値を合成して、前記順位格納配列の値を決定する。特に、前記順位判定手段が、並列的に、前記補助的な順位格納配列を生成することにより、著しい処理の高速化を実現することができる。

[0018] また、好ましい実施態様においては、前記データ伝送路が、隣接するモジュールを接続し、リング状のデータ伝送路を構成する。

[0019] 別の好ましい実施態様においては、データ伝送路が、一方のメモリモジュールから他方のメモリモジュールにデータを伝達する1以上のチャンネルを有する第1のデータ伝送路、および、他方のメモリモジュールから一方のメモリモジュールにデータを伝達する1以上のチャンネルを有する第2のデータ伝送路を有し、前記データ送信手段が、隣接するメモリモジュールの間で、一方および他方の何れかのデータ伝送路のうち、メモリモジュールごとに定められたチャンネルを利用して、自己の値のリストを送信するように構成され、

前記データ受信手段が、前記データ送信手段によるデータ送信と並列的に、一方および他方の伝送路を利用して、定められたチャンネルから他のメモリモジュールの値のリストを受信するように構成されている。

[0020] この実施態様によれば、第1のデータ伝送路および第2の伝送路中、メモリモジュールごとに定められたチャンネルに、並列的に、データを送信し、それぞれのメモリモジュールにおいて、他のメモリモジュールの値のリストの順位を考慮した上で、自分自

身の掌握するローカルな値のリストに含まれる値の順位を決定することができる。したがって、それぞれのメモリモジュールにおいて、メモリモジュールの値のリスト全体の集合のうち、自己が掌握する部分集合の位置ないし順位を適切に把握することが可能となる。このように位置ないし順位を把握しておくことで、後述する検索およびソートの処理が円滑に実現することができる。

- [0021] 別の好ましい実施態様において、前記メモリモジュールの各々のメモリが、各々が項目と当該項目に属する項目値とを含むレコードの配列として表される表形式データを表現するための、特定の項目に属する項目値に対応した項目値番号の順に当該項目値が格納されている値リスト、および、一意的な順序集合配列の順に、当該項目値番号を指示するためのポインタ値が格納されたポインタ配列からなる情報ブロックを保持し、各メモリにて保持された情報ブロックの集合体により、グローバルな情報ブロックが形成され、
- 各メモリモジュールの制御装置が、前記ポインタ配列のうち、グローバルな情報ブロックの部分集合として、自己の掌握する情報ブロックが、どの位置を占めるかを示すオフセット値を保持するオフセット値記憶手段と、
- 前記オフセット値に基づき、グローバルな情報ブロックにおけるグローバル順序集合配列を生成するグローバル順序集合配列生成手段と、
- 前記順位判定手段が、前記値のリストとして、前記値リストのグローバルな値の順位を決定し、前記グローバル順位格納配列に相当するグローバル値番号配列に決定された順位を格納するように構成されている。

- [0022] より好ましい実施態様においては、前記順位判定手段が、他のメモリモジュールの各々の値リストを考慮した、相対的な値の順位を格納する補助的な値番号配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな値の順位を算出するように構成されている。

- [0023] あるいは、他のメモリモジュールの値リストを受信するたびに、新たな相対的な順位ともとの順位との差異を算出して、その値を順次累算していくことで、グローバルな順位を算出してもよい。

[0024] より好ましい実施態様においては、さらに、前記データ受信手段により受信された値リストの項目値のうち、前記メモリモジュール自身の値リスト中の項目値と同一の値が存在する場合に、当該受信された値リストから、当該同一の値を消去する同一値消去手段を備えている。

[0025] 別の好ましい実施態様においては、各メモリモジュールの制御装置が、検索すべき項目に関して、当該項目の値リストと同じサイズのフラグ配列を生成し、検索条件に合致する項目値に対応するフラグ配列中に特定の値を付与するフラグ配列セットアップ手段と、

前記検索すべき項目に関して、順序集合配列が示す位置に対応するポインタ配列中の値を特定し、その後、ポインタ配列中の値が示す位置に対応するフラグ配列中の値を特定することにより、当該順序集合配列中の値に対応するレコードが、検索条件に合致するか否かを判定する検索条件判定手段と、

検索条件に合致する順序集合の値、および、対応するグローバル順序集合の値を、それぞれ、第2の順序集合配列および第2のグローバル順序集合配列に格納するローカル検索手段とを備え、

前記データ送信手段が、前記値のリストとして、前記第2のグローバル順序集合配列を、前記他のモジュールに送信し、かつ、前記データ受信手段が、前記値のリストとして前記他のメモリモジュールから第2のグローバル順序集合配列を受信し、さらに、

受信したそれぞれの第2のグローバル順序集合配列を参照して、自己の、グローバル順序集合配列中の値の、他のメモリモジュールとの間での相対的な順位を判定し、当該相対的な順位に基づいて、グローバルな情報ブロックにおける順位を決定し、当該グローバルな情報ブロックにおける順位を、グローバル順位格納配列に相当する第3のグローバル順序集合配列に格納する第2の順位判定手段を備え、前記第3のグローバル順序集合配列の値によって、検索条件に合致するレコードの順位が示される。

[0026] より好ましい実施態様においては、前記第2の順位判定手段が、他のメモリモジュールの各々の第2のグローバル順序集合配列を考慮して、相対的な値の順位を格

納する補助的な順序集合配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな情報ブロックにおける値の順位を算出するように構成されている。

[0027] また、好ましい実施態様においては、各メモリモジュールの制御装置が、前記グローバル順序集合配列の値の順位を、所定の項目に関するグローバル値番号配列中、当該グローバル順序集合配列に対応する値にしたがって決定し、第4のグローバル順序番号配列中、当該決定された順位に対応する位置に、前記グローバル順序集合配列の値を格納する第3の順位判定手段を備え、前記第4のグローバル順序集合配列が、前記グローバル値番号配列の値にしたがって前記グローバル順序集合を再配置したものとなる。

[0028] さらに別の好ましい実施態様においては、各メモリモジュールの制御装置が、ソートすべき項目に関して、当該項目の値リストと同じサイズの存在数配列を生成し、値リスト中の項目値のそれぞれを指定する、前記順序集合配列の値の数を配置する存在数配列生成手段と、

前記存在数配列中の値を累計して、メモリモジュール内でソートされた際の、対応する項目値をもつレコードの先頭位置を示す累計数を算出し、当該累計数を累計数配列中に配置する累計数配列生成手段と、

第2のグローバル値番号配列、前記第4のグローバル順序集合配列および第3の順序集合配列を生成し、順序集合配列の値が示す項目値に対応する累計数配列中の累計数に基づき、前記第2のグローバル値番号配列中、前記累計数が示す位置に、前記項目値に対応するグローバル値番号を配置し、かつ、前記第3の順序集合配列、および、前記第4のグローバル順序集合配列中、前記累計数が示す位置に、前記順序集合配列の値、および、対応するグローバル順序集合配列の値を、それぞれ配置する、ローカルソート手段とを備え、

前記データ送信手段が、前記値のリストとして、少なくとも、第2のグローバル値番号配列を送信し、かつ、前記データ受信手段が、前記値のリストとして他のメモリモジュールの第2のグローバル値番号配列を受信し、さらに、

受信したそれぞれの第2のグローバル値番号配列を参照して、自己の、第2のグローバル値番号配列中の値の、他のメモリモジュールとの間での相対的な順位を判定し、当該グローバルな情報ブロックにおける順位を、グローバル順位格納配列に相当する第5のグローバル順序集合配列に格納する第4の順位判定手段を備え、前記第5のグローバル順序集合配列の値によって、ソートされたレコードの順位が示される。

[0029] より好ましい実施態様においては、前記第4の順位判定手段が、他のメモリモジュールの各々の第2のグローバル値番号配列を考慮して、相対的な値の順位を格納する補助的な順序番号配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな情報ブロックにおける順位を算出するように構成されている。

[0030] また、本発明の目的は、上記情報処理システムにおいて各手段に対応するステップを、各メモリモジュールが備えたことによっても達成される。

たとえば、ある実施態様においては、情報処理方法は、それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、各メモリモジュールのメモリが、それぞれ、昇順または降順に重複なく順序付けられた値のリストを保持するように構成された情報処理システムにおいて、

各メモリモジュールにおいて、

各メモリモジュールにおいて、

他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信ステップと、

他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信ステップと、

前記データ受信ステップにおいて受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定ステップとを備えている。



[0031] さらに、本発明においては、それぞれ、メモリおよび制御装置を有する複数の情報処理ユニットを備え、前記情報処理ユニットの各々のメモリが、各々が項目と当該項目に属する項目値とを含むレコードの配列として表される表形式データを保持し、各メモリモジュールが保持する表形式データの集合体により、グローバルな表形式データが形成されるような情報処理システムであって、

前記各情報処理ユニットが、前記グローバルな表形式データにおける各レコードの順位を示す値を収容するグローバル順序集合配列と、制御装置により受理された順位を指定する命令にしたがって、前記グローバル順序集合配列中の値を特定し、その値が示すレコードを取り出すレコード取り出し手段とを備えたことを特徴とする情報処理システムが提供される。

[0032] この発明によれば、プロセッサメモリモジュール(PMM)、パーソナルコンピュータ、サーバなどを含む情報処理ユニットにローカルな表形式データを分掌把握させ、ローカルな検索や集計を情報処理ユニット単独で実行させることもでき、かつ、グローバル順序集合配列を備えることにより、グローバルな表形式データの検索などを実現することも可能となる。なお、単一のパーソナルコンピュータやサーバが単一の情報処理ユニットに対応しても良いし、単一のパーソナルコンピュータやサーバに、複数の情報処理ユニットが含まれるような構成を採用しても良い。

[0033] 好ましい実施態様においては、前記情報処理ユニットが、当該情報処理ユニット内でのソート順を反映するため、レコードを特定する値が入れ替えられた他の順序集合配列を有し、前記グローバル順序集合配列において、他の順序集合配列中の値が示すレコードの、前記グローバルな表形式データにおけるソート順を示すように、その順位を示す値が再配置される。このグローバル順序集合配列に再配置された値は昇順となる。

[0034] 或いは、前記情報処理ユニットが、前記グローバル順序集合配列において、前記情報処理ユニット内でソートされたレコードの、前記グローバルな表形式データにおけるソート順を示すように、その順位を示す値が再配置されるような構成であっても良い。ここでも、グローバル順序集合配列に再配置された値は昇順となる。このように、本発明は、レコードを特定する値をソートして、これを他の順序集合配列に収容した

ような形態にも適用でき、また、レコード自体をソートにより並べ替えるような形態にも適用できる。

[0035] 別の好ましい実施態様においては、前記情報処理ユニットの各々のメモリが、各々が項目と当該項目に属する項目値とを含むレコードの配列として表される表形式データを表現するための、特定の項目に属する項目値に対応した項目値番号の順に当該項目値が格納されている値リスト、および、一意的な順序集合配列の順に、当該項目値番号を指示するためのポインタ値が格納されたポインタ配列からなる情報ブロックを保持し、各メモリにて保持された情報ブロックの集合体により、グローバルな情報ブロックが形成される。

[0036] さらに、本発明においては、それぞれ、メモリおよび制御装置を有する複数の情報処理ユニットを備え、前記情報処理ユニットの各々のメモリが、各々が項目と当該項目に属する項目値とを含むレコードの配列として表される表形式データを表現するための、特定の項目に属する項目値に対応した項目値番号の順に当該項目値が格納されている値リスト、および、一意的な順序集合配列の順に、当該項目値番号を指示するためのポインタ値が格納されたポインタ配列からなる情報ブロックを保持し、各メモリにて保持された情報ブロックの集合体により、グローバルな情報ブロックが形成されるような情報処理システムであって、

前記情報処理ユニットが、グローバルな情報ブロックにおける項目値の順位を示す値を収容するグローバル値番号配列と、制御装置により受理された順位を指定する命令にしたがって、前記グローバル値番号配列中の値を特定し、その値が示す、値リスト中の項目値を取り出す項目値取り出し手段とを備えたことを特徴とする情報処理システムが提供される。

[0037] また、本発明の目的は、それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、

メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、

各メモリモジュールのメモリが、それぞれ、値のリストを保持するように構成された情報処理システムであって、

前記各メモリモジュールの制御装置が、  
他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信手段と、  
他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信手段と、  
前記データ受信手段により受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定手段とを備えたことを特徴とする情報処理システムにより達成される。

[0038] さらに、本発明の目的は、それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、

メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、

各メモリモジュールのメモリが、それぞれ、値のリストを保持するように構成された情報処理システムにおいて、

各メモリモジュールにおいて、

他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信ステップと、

他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信ステップと、

前記データ受信ステップにおいて受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定ステップとを備えたことを特徴とする情報処理方法によっても達成される。

## 発明の効果

- [0039] 本発明によれば、分散メモリ型において、処理と通信を統合することで著しく高速な並列処理を実現可能な情報処理装置を提供することが可能となる。

## 発明を実施するための最良の形態

### [0040] [ハードウェア構成]

- [0041] 以下、添付図面を参照して、本発明の実施の形態につき説明を加える。図1は、本発明の実施の形態にかかる情報処理システムの概略を示すブロックダイアグラムである。図1に示すように、この実施の形態においては、複数のプロセッサ付きメモリモジュール(以下、「PMM」と称する)12-0、12-1、12-2、...がリング状に配置され、隣接するメモリモジュール間を、時計回りにデータを伝達する第1のバス(たとえば、符号14-0、14-1参照)、および、反時計回りにデータを伝達する第2のバス(たとえば、符号16-0、16-1参照)が接続している。第1のバスおよび第2のバスでは、PMM間のパケット通信が実行される。本実施の形態において、このパケット通信が実行される伝送路(パケット伝送路)を、第1のバスおよび第2のバスと称する。

- [0042] 図2は、PMM12の構造の一例を示す図である。図2に示すように、PMM12は、命令にしたがったメモリのアクセス、演算の実行などを制御する制御回路20と、バスインタフェース(I/F)22と、メモリ24とを備えている。

- [0043] メモリ24は、複数のバンクBANK0、1、...、n(符号26-0、...、n)を有し、それぞれに、後述する所定の配列を記憶できるようになっている。

- [0044] また、制御回路20は、外部の他のコンピュータ等とのデータ授受が可能である。また、他のコンピュータが、バスアービトレーションにより、メモリの所望のバンクにアクセスできるようにしても良い。

### [0045] [データの記憶構造]

図3は、表形式データの一例を示す図である。このように、表形式のデータでは、レコードごとに種々の項目(この例では、「性別」、「年齢」、「身長」および「体重」)に値が与えられている。本実施の形態にかかる情報処理装置では、これら表形式データを、原理的には、図4に示すようなデータ形式に基づいて保持する。

- [0046] 図4に示すように、順序集合の配列OrdSetには、順序番号ごとにレコード番号が値

として配置される。この例では、すべてのレコードが表されるため、順序番号とレコード番号とは一致する。

[0047] たとえば、性別に関しては、実際の項目値である「男」或いは「女」という値が、所定の順序にてソートされた値リストVLと、順序集合の配列OrdSet中の要素(レコード番号)のそれぞれに対応して、当該レコード番号が指し示す値リスト中の番号が格納された、値リストへのポインタ配列VNoとにより、表形式データを表す。この値リストVLおよびポインタ配列VNoの組み合わせを「情報ブロック」とも称する(性別に関する情報ブロックは符号401に対応する)。

[0048] 順序集合の配列OrdSet中の要素(レコード番号)が指し示す位置にある、ポインタ配列VNo中の値を特定し、さらに、その値が指し示す位置にある値リストVL中の項目値を取り出すことにより、レコード番号に対応する項目値を取得することができる。他の項目の情報ブロックについても同様の構造である。

[0049] 単一のコンピュータが、単一のメモリ(物理的には複数であっても良いが、単一のアドレス空間に配置されアクセスされるという意味で単一のメモリ)であれば、当該メモリに、順序集合の配列OrdSet、各情報ブロックを構成する値リストVLおよびポインタ配列VNoとを記憶しておけばよい。しかしながら、大量のレコードを保持するためには、その大きさにともなってメモリ容量も大きくなるため、これらを分散配置できるのが望ましい。また、処理の並列化の観点からも、分散配置された情報を分掌把握できるのが望ましい。

[0050] そこで、本実施の形態においては、複数のPMMが、重なることなくレコードのデータを分掌把握し、PMM同士の packets 通信により、高速な検索、クロス集計、検索を実現している。

[0051] [コンパイル処理]

まず、複数のPMMにデータを分散配置し、かつ、これらを利用可能にするための処理(コンパイル処理)について説明する。たとえば、図5に示すように、4つのPMM(PMM-0〜PMM-3)に、所定のレコード数のデータを収容することを考える。この例では、レコード番号0〜2に関する一連のデータ、レコード番号3、4に関する一連のデータ、レコード番号5〜7に関する一連のデータ、および、レコード番号8、9に関

する一連のデータを、それぞれ記憶することとした。各PMMにおいても、上記表形式データの部分は、情報ブロックの形式で記憶される。

[0052] 図6および図7は、初期的にPMM-0〜4の各々にてそれぞれ分掌される表形式データの例を示す図である。これらの図から、各PMMには、項目ごとの情報ブロックの部分集合などが収容される。たとえば、図6において、項目「性別」の情報ブロック601では、もとのポインタ配列VNo(図4参照)の部分集合VNo(これも「ポインタ配列」と称する。)と、もとの値リストVL(図4参照)の部分集合VL(これも「値リスト」と称する。)が含まれる。

[0053] ポインタ配列VNoの要素の数は、PMMが分掌するレコードの数に一致する。これに対して、値リストVLは、ポインタ配列VNoが示す値のみが抽出される。項目「性別」については、ポインタ配列VNoの値が、値リストVL全ての要素(項目値)を指し示しているため、値リストVLと、もとの値リストVLとは一致する。その一方、項目「年齢」、「身長」および「体重」については、もとの値リストVLから、ポインタ配列中の要素が指し示す値のみが、もとの値リストVLの部分集合として取り出されることが理解できるであろう。

[0054] さらに、分掌される情報ブロックにおいては、各PMMにおいて、ポインタ配列VNoの要素により適切に値リストVLの要素(項目値)が指し示されるように、つまり、PMM内のローカルな処理(ポインタ値の指定や項目値の指定)においても整合性が保たれるように、その要素は、対応するもとのポインタ配列VNoの要素から変換されている。

[0055] 前述したように、分掌される情報ブロックにおいては、値リストVLにおいて、当該分掌された情報ブロックにおいて必要な要素(項目値)のみを保持している。よって、ポインタ配列VNoおよび値リストVLによって、ローカルな処理の整合性は保たれる。しかしながら、PMM間での処理の整合性を保つため、各PMMにて分掌される値リストVLの要素(項目値)の、値リスト全体における位置づけ、つまり、各項目値が、値リスト全体において、所定の順序のもと何番目であるかを把握する必要がある。そこで、本実施の形態では、分掌される各情報ブロックにおいて、グローバル値番号配列GVNoを配置し、項目値に対応する値の位置を示す番号を収容できるようにしている。

- 。
- [0056] 各PMMには、上記情報ブロックの部分集合を分掌するためのオフセット値(OFFSET)が割り当てられる。このオフセット値OFFSETは、PMMが分掌するレコードに関するもとの順序集合OrdSetにおける先頭の値に対応する。
- [0057] また、各PMMにおいては、ローカルな処理における整合性をたもつため、新たな順序集合OrdSetが作られる。順序集合OrdSetの要素の数は、PMMが分掌するレコード数と一致する。その一方、PMM間での処理の整合性を保つため、各PMMが分掌するレコードが、全体の中ではどういった番号(順序集合の要素)を持っているかを把握しておく必要がある。このため、全体における各レコードの番号を収容したグローバル順序集合配列GOrdを設けている。
- [0058] 図8は、本実施の形態にかかるコンパイル処理を概略的に示すフローチャートである。図8に示すように、まず、各PMMに、図6ー図7に示す初期的な情報ブロックが生成される(ステップ801)。これは、たとえば、外部の他のコンピュータから、PMMに、それぞれが分掌すべき、順序集合OrdSet、各情報ブロックを構成するポインタ配列VNo、値リストVL、および、オフセット値OFFSETが与えられることにより実現できる。これら配列は、各PMM内のメモリ24に記憶される。
- [0059] ステップ802以降は、各PMMにおけるローカルな処理およびPMM間のパケット通信にかかる処理に移行する。各PMMの制御回路20は、オフセット値を参照して、グローバル順序集合配列GOrd中に配置するそれぞれの値を算出し、配列中に値を配置する(ステップ802)。図9は、図6ー図7に示す例でのグローバル順序集合配列GOrdへの値の配置を示す図である。ここでは、順序集合の値にオフセット値OFFSETを加えたものを、グローバル順序集合配列GOrdの対応する位置に配置すればよい。ステップ1002は、各PMMにおけるローカルな処理で実現できる。
- [0060] 次いで、グローバル値リスト番号配列GVNoの値が決定される(ステップ803)。このグローバル値リスト番号配列GVNoの値の決定について、以下に詳細に説明する。以下、時計回りのバス14が、4チャンネルの伝送路を有し、同様に、反時計回りのバス16も、4チャンネルの伝送路を有すると考える。以下、時計回りの各チャンネルのバスについて、U-0ーU-3と称し、反時計回りの各チャンネルのバスについては、D-0

ーD-3と称する。基本的には、PMMは、図14Aに示すように、バスからパケットを受理すると(ステップ1401)、パケット中のVLの値から、自己のVLの値と同一の値を消去して、送られてきたバスと同一のバスに、同一方向に、値の消去後のパケットを送信する(ステップ1403)。より詳細に、各PMMの処理について説明する。

[0061] (第1のタイミング)

図10に示すように、最初のタイミングで、PMM-0は、バスU-0に、PMM-0自身のVLの値の一覧を含むパケットを送出する(符号1001参照)。PMM-1は、バスU-1に、PMM-1自身のVLの値の一覧を含むパケットを送出する(符号1002参照)。同様に、PMM-2、PMM-3は、それぞれ、バスD-1、D-0に、自身のVLの値の一覧を含むパケットを送出する(符号1003、1004参照)。この例では、U-0、U-1は、それぞれ、PMM-0、PMM-1のVLの値を含むパケットを伝送するために用いられ、U-2、U-3は使用されない。また、D-0、D-1は、それぞれ、PMM-3、PMM-2のVLの値を含むパケットを伝送するために用いられ、D-2、D-3は使用されない。

[0062] (第2のタイミング)

パケットを受理したPMMは、そのパケットを、同じ方向に次のパケットに転送する。これに先立って、受理したパケットの値を参照して、自身の保持するVLの値と同一の値が存在していた場合には、これを消去した上で、パケットを転送する。図11に示すように、この例では、PMM-1は、PMM-0からバスU-0を介して伝送されたパケットを参照し、PMM-1自身のVLの値と同一の値があれば、これを消去した上で、バスU-0を介して、PMM-2に転送する。同様に、PMM-2は、PMM-3からバスD-0を介して伝送されたパケットを参照し、PMM-2自身のVLの値と同一の値があれば、これを消去した上で、バスD-0を介してPMM-1に転送する。

[0063] (第3のタイミング)

さらに、パケットを受理したPMMにおいては、受理したパケット中のVLの値を参照して、自身のVLと同一値を消去して、同じ方向の次のパケットに転送する。図12においては、PMM-1は、PMM-2から、バスD-0、D-1を介して伝送された、それぞれのパケット中のVLの値を参照して、PMM-1自身のVLの値と同一の値が存在し



ていた場合には、これを消去した上で、それぞれのパケットを、バスD-0、D-1を介して、PMM-1に転送する。また、PMM-2は、PMM-1から、バスU-0、U-1を介して伝送された、それぞれのパケット中のVLの値を参照して、PMM-2自身のVLの値と同一の値が存在していた場合には、これを消去した上で、それぞれのパケットを、バスU-0、U-1を介して、PMM-3に転送する。

[0064] (第4のタイミング)

次のタイミングでも、パケットを受理したPMMにおいて、受理したパケット中のVLの値を参照して、自身のVLと同一値を消去する。たとえば、図13の例では、PMM-0においては、バスD-0、D-1を介して伝送された、それぞれのパケット中のVLの値を参照して、PMM-0自身のVLの値と同一の値が存在していた場合には、それぞれのパケット中のVLの値を消去する。同様に、PMM-3においては、バスU-0、U-1を介して伝送されたパケット中のVLの値を参照して、PMM-3自身のVLの値と同一の値が存在した場合には、それぞれのパケット中のVLの値を消去する。

[0065] 図10～図13に示す例では、図13に示す段階で、それぞれのPMMのVLの値が、全ての他のPMMを通り、他のPMMにおける同一値(つまり重複値)が削除されている状態となる。PMMが4つ以上の場合には、さらに、同一値の削除および転送が繰り返される。

[0066] 以下、第1のタイミング～第4のタイミングについて、U-0、U-1を伝送されるパケットに着目して、VLの値の消去について再度説明する。

第1のタイミング～第4のタイミングで、それぞれのバスに以下の値を含むパケットが伝送される。

[0067] 第1のタイミング

U-0:PMM-0のVLの値全て

U-1:PMM-1のVLの値全て

[0068] 第2のタイミング

U-0:(PMM-0のVLの値全て)

-(PMM-1においても重複して存在する値)

U-1:PMM-1のVLの値全て

[0069] 第3のタイミング

U-0: (PMM-0のVLの値全て)

-(PMM-1においても重複して存在する値)

-(PMM-2においても重複して存在する値)

U-1: (PMM-1のVLの値全て)

-(PMM-2においても重複して存在する値)

[0070] 第4のタイミング

U-0: (PMM-0のVLの値全て)

-(PMM-1においても重複して存在する値)

-(PMM-2においても重複して存在する値)

-(PMM-3においても重複して存在する値)

U-1: (PMM-1のVLの値全て)

-(PMM-2においても重複して存在する値)

-(PMM-3においても重複して存在する値)

[0071] したがって、第4のタイミングが終了した時点で、PMM-3において保持される、バスU-0およびU-1からのパケットの値の和(和集合:「U-0+U-1」と表す)は、以下のような値を含むものとなる。

U-0+U-1: (重複のないPMM-0およびPMM-1のVLの値全て)

-(PMM-2或いはPMM-3において重複して存在する値)

[0072] したがって、PMM-2およびPMM-3は、「U-0+U-1」を参照することにより、それぞれのPMMにおけるVLの値を、正しく(つまり他のPMMの順序を考慮した状態で)順序付けることが可能となる。

[0073] この順序付けについて、以下に説明する。PMM-0は、受理したバスD-0からのパケットに含まれるVLの値を参照して、自己のGVNoの値を更新する。PMM-0では、既にVLを含むパケットを保持しているため、図14Bに示す、あるバスからのパケットの受理(ステップ1411)は省略される。たとえば、PMM-0は、D-0を経て与えられたパケット中のVLの値(つまり、PMM-3のVLの値:この例では[ $\phi$ ])を参照して、その値を考慮して、自己のVLの値の順位を決定し(ステップ1412)、グローバル値

番号配列GVNoの値を決定する(ステップ1413)。上記D-0を経て与えられたパケット中のVLの値は[ $\phi$ ]であるため、GVNoの値は変化しない(図15の符号1501参照)。このパケットはU-0を経て、PMM-1に送られる(ステップ1414)。

[0074] また、PMM-0は、D-1を経て与えられたパケット中のVLの値(つまり、PMM-2のVLの値:ここでは、[20, 33])を参照して、その値を考慮して、事故のVLの値の順位を決定し(ステップ1412)、グローバル値番号配列GVNoの値を決定する(ステップ1413、図15の符号1502参照)。このパケットは、U-1を経て、PMM-1に送られる(ステップ1414)。なお、PMM-0においては、D-0、D-1を経て受理したパケットを、それぞれU-0、U-1に向けて送信している。これ以降、パケットは、それぞれ、U-0、U-1で送信されることになる。

[0075] このようにして、必要なパケット中のVLの値を参照し終わると、それぞれのパケット中のVLの値に基づいたGVNoの更新結果が重ね合わせられる(ステップ1416)。より詳細には、GVNoの各値の加算値の総和を、GVNoのもとの値に加えればよい。図15の符号1501に示すように、PMM-3のVLの値を参照して更新されたGVNoが[1, 2, 3]であり、PMM-2のVLの値を参照して更新されたGVNoが[1, 3, 4]であるので、重ね合わせの結果、最終的なGVNoの値は、[1, 3, 4]となる(図15の符号1503参照)。

[0076] 同様に、PMM-1は、PMM-0からのパケットを受理すると、同様の処理を実行して、受理したそれぞれのパケットを参照し、GVNoの値を更新する(図16の符号1601、1602参照)。ここでも、U-0を経て受信されたパケット中のVLの値(つまり、PMM-3のVLの値)に参照して更新されたGVNoが[0, 4]であり、U-1を経て受信されたパケット中のVLの値(つまり、PMM-2のVLの値)を参照して更新されたGVNoが[0, 5]であるから、重ね合わせの結果、最終的なGVNoの値は、[0, 5]となる(図16の符号1603参照)。

[0077] その一方、PMM-3においては、U-0、U-1からそれぞれパケットを受理している。U-0を経て受理したパケット中のVLの値は、PMM-0のVLの値に基づくものであり、かつ、U-1を経て受理したパケット中のVLの値は、PMM-1のVLの値に基づくものである。PMM-3も、図14Bに示すような処理を実行して、GVNoの値を更新する

とともに、更新結果を重ね合わせて、最終的なGVNoの値を得る(図17の符号1701〜1703参照)。その後、PMM-3は、PMM-0のVLの値に基づくパケットを、D-0を経てPMM-2に送信し、かつ、PMM-1のVLの値に基づくパケットを、D-1を経てPMM-2に送信する(図18の符号1801〜1803参照)。

このように、グローバル順序集合配列GOrdおよびグローバル値番号配列GVNoを求めることでコンパイルが終了する。コンパイル処理が終了すると、検索、クロス集計、ソートなどの処理を円滑かつ迅速に実行することができる。

[0078] [検索処理]

次に、検索処理について説明する。図19に示すように、まず、各PMMは、検索対象となった項目について、値リストVLと同じサイズのフラグ配列を作成し(ステップ1901)、次いで、フラグ配列の値を合否条件でセットアップする(ステップ1902)。このセットアップに際して、検索条件に合致する項目値に対応するフラグ配列の値として「1」を設定し、それ以外のフラグ配列の値として「0」を設定する。

[0079] 次いで、各PMMは、検索結果格納先領域である新たなグローバル順序集合配列GOrd'およびOrdSet'とを生成する(ステップ1903)。図20は、各PMMにおいて、値がセットアップされたフラグ配列および領域として新たなグローバル順序集合配列および順序集合配列が生成された状態の一例を示す図である。この例では、「年齢」という項目について、「20歳以上24歳以下」のレコードを検索することとしている。したがって、各PMMにおいて、項目値が20以上24以下であるようなものに対応するフラグ配列の値が「1」となっている。

[0080] 次に、合否判定実行される(ステップ1904)。この処理においては、順序集合配列OrdSetの値ごとに、値リストへのポインタVNoの値(ポインタ値)が見出され、当該ポインタ値が示すフラグ配列の値を取得する(ステップ1911)。この値が「0」であれば(ステップ1912でノー(No))、なんら処理を実行しない。その一方、フラグ配列の値が「1」であれば(ステップ1912でイエス(Yes))、新たなグローバル順序集合配列GOrd'および順序集合配列OrdSet'に、順次、処理に関連するグローバル順序集合配列GOrdおよび順序集合配列OrdSetの値が、それぞれ収容される(ステップ1913)。

[0081] 順序集合配列の末尾の要素まで、ステップ1911〜1913の処理が繰り返される(ス

テップ1914、1615参照)。上記図19の処理は、各PMMにおいてローカルに、かつ、並列的に実行される。図21は、各PMMにおいて、図19の処理が実行され、ローカルにかつ並列的に、新たなグローバル順序集合配列GOrd' および順序集合配列OrdSet' に値が配置される状態の例を示す。また、図22は、配列中、不要な領域を削除した状態を示す(符号2201〜2204参照)。

- [0082] 上記処理の後、PMM間のパケット通信にかかる処理に移行する。本実施の形態において、図1に示す時計回りに4チャンネルのバス(パケット伝送路)、反時計回りにも4つのバス(パケット伝送路)が存在すると考える。時計回りのバスをU-0〜U-3と称し、反時計回りのバスをD-0〜D-3と称する。
- [0083] 図23に示すように、バスU-0、U-1およびU-2は、それぞれ、PMM-0、PMM-1およびPMM-2のグローバル順序集合配列GOrd' を伝達し、バスD-0、D-1およびD-2は、それぞれ、PMM-3、PMM-2およびPMM-1のグローバル順序集合配列GOrd' を、バスU-0〜2とは逆向きに伝達する。
- [0084] たとえば、PMM-0は、U-0を利用して、自身のGOrd' を含むパケットを送信し、D-0〜D-2から、それぞれ、PMM-3〜PMM-0のGOrd' を含むパケットを受信する。PMM-1は、U-1、D-2を利用して、自身のGOrd' を含むパケットを送信し、U-0、D-0およびD-1から、それぞれ、PMM-0、PMM-3およびPMM-2のGOrd' を含むパケットを受信する。
- [0085] PMM-2は、U-2、D-1を利用して、自身のGOrd' を含むパケットを送信し、U-0、U-1およびD-0から、それぞれ、PMM-0、PMM-1およびPMM-3のGOrd' を含むパケットを受信する。また、PMM-3は、D-0を利用して、自身のGOrd' を含むパケットを送信し、U-0〜U-2から、それぞれ、PMM-0〜PMM-2のGOrd' を含むパケットを受信する。
- [0086] 各PMMにおける処理について、以下に説明する。図24に示すように、いずれかのバスからパケットを受信すると(ステップ2401)、PMMは、パケット中のGOrd' の値を参照して、その値を考慮した自身のGOrd' の値の順位を特定する(ステップ2402)。この順位に対応する値は、新たなグローバル順序集合配列GOrd' に収容される(ステップ2403)。PMMは、受信した全てのパケットに関して、同様な処理を実行する(

ステップ2404参照)。したがって、受理したパケットの数だけ、GOrd”が生成されることになる。

[0087] 図25～図28は、それぞれ、PMM-0～PMM-2にて、新たなグローバル順序集合配列GOrd”の値が生成される例を示している。それぞれの図において、左側から3つのブロックが、新たに生成されたGord”を示す。

[0088] 全てのパケットを受理した場合には、PMMは、各GOrd”中の各値への加算値の総和を算出し、得られた総和を、GOrd”のものの値に加える(ステップ2405)。この加算結果からなる配列が、最終的に得るべきグローバル順序集合配列となる。図25～図28のそれぞれの右端のブロックにおいて、GOrd”が求められたグローバル順序集合配列に相当する。

[0089] なお、値の加算処理(ステップ2405)は、全てのパケットを受理した後に行なう必要はなく、パケットが受理され、新たなグローバル順序集合配列GOrd”が生成されるごとに、GOrd”に対する加算値を、もとの値に加えても良い。

[0090] このような処理が、各PMMにて並列的に実行されることにより、PMMのグローバル順序集合配列GOrd”の値が確定する。配列GOrd”の値は、検索により抽出されたレコードの、全体における順位、つまり、グローバルな順位を表す。GOrd”を新たなGOrdとすれば、当該配列GOrd中の値にしたがって、順次レコードを取り出せば、所定の順序にしたがった検索結果を取得することが可能となる。

[0091] 図29における各PMMの配列GOrdが、それぞれ、検索処理の結果得られた新たな配列である。この配列GOrdの値の小さな順に、対応する配列OrdSetの値、この値が示す値リストVLの値を取り出せば、「年齢」という項目について「20歳以上24歳以下」のレコードが、レコード番号(順序集合)の順でリストされ得る。

[0092] [ソート処理]

次に、ソート処理について説明する。ここでも、コンパイル処理が終了した状態から処理が開始される。図30に示すように、各PMMは、ソートすべき項目に関する値リストVLと同一のサイズの、存在数配列の領域を生成し(ステップ30101)、領域中の各値に初期値「0」を与える(ステップ3002)。図31は、「年齢」という項目について、それぞれのPMMにおいて、値リストVLと同一のサイズを有する領域が作られ、それ

それに初期値「0」が与えられた状態を示す。

- [0093] 次いで、各PMMは、存在数配列のそれぞれに対するカウントアップ処理を実行する(ステップ3003)。より詳細には、各PMMは、順序集合配列OrdSetの値を参照して、ソートすべき項目のポインタ配列VNoの値を特定する(ステップ3011)。次いで、各PMMは、存在数配列中、当該ポインタ配列VNoの値に示される位置の値をカウントアップする(ステップ3012)。このような処理が、順序集合配列OrdSetの末尾まで繰り返される(ステップ3013, 3014参照)。
- [0094] 図32は、各PMMにおけるカウントアップの一例を示す図である。たとえば、PMM-0において、順序集合配列OrdSetの要素「0」が示す位置の、年齢のポインタ配列VNoの値は「0」である。したがって、存在数配列の「第0番目」の位置、つまり、先頭の位置にある値を、「0」から「1」にカウントアップする。他のPMMにおいても、同様の処理が実行されていることが理解できるであろう。
- [0095] カウントアップ処理が終了すると、図33に示すように、各PMMは、存在数配列の要素を累計して、当該存在数配列を累計数配列に変換する(ステップ3301)。累計数配列の要素である累計数は、項目値を指し示すレコードの数を示す存在数を考慮して、当該累計数が配置されている位置の項目値を指し示すレコードの先頭の位置を示すようになっている。具体的には、各PMMが、配列の位置を示すパラメータ「i」を初期化して(ステップ3311)、パラメータが示す存在数配列中の値を取り出し(ステップ3312)、パラメータ「i」が示す位置より、後ろの位置、つまり、「i+1」、「i+2」、...の位置の存在数配列の値に、ステップ3312で取り出された値を、それぞれ加算する(ステップ3313)。ステップ3312、3313に示す処理を、値リストVLの要素(項目値)の個数だけ繰り返せばよい(ステップ3314、3315参照)。
- [0096] このようにして、たとえば、図34に示すような累計数配列を得ることができる。さらに、各PMMは、後にPMM全体における順位を格納するための配列GVNo、GOrd'およびOrdSet'のための領域も作られる(ステップ3302)。これら配列のサイズは、それぞれ、値リストVLのサイズと一致する。
- [0097] 次に、各PMMにおけるローカルなソート処理が実行される。図35に示すように、各PMMは、順序集合配列OrdSetの値を取り出し(ステップ3501)、次いで、ポインタ配

列VNo中、配列OrdSetの値が指し示す位置の値(ポインタ値)を特定する(ステップ3502)。その後、各PMMは、ソートすべき項目のグローバル値番号配列GVNo中、ポインタ配列VNoの値が示す位置の値を取得する(ステップ3503)。この値は、後述する値の格納処理に利用される。その一方、上記累計数配列においても、ポインタ配列VNoが示す位置の値が取得される(ステップ3504)。この値は、後述する値の格納処理において、配列中の位置を指定するために利用される。

- [0098] 次に値の格納処理が実行される。各PMMは、先に生成した配列GVNo中、ステップ3504で取得された累計数配列の値が示す位置に、ステップ3502で取得された、ソートすべき項目に関するGVNoの値を配置する(ステップ3505)。また、各PMMは、配列GOrd'、OrdSet'中、ステップ3504で取得された累計数配列の値が示す位置に、グローバル順序集合配列GOrdおよび順序集合配列OrdSetの値を、それぞれ配置する(ステップ3506)。次いで、処理に用いられた累計数配列の値がインクリメントされる(ステップ3507)。
- [0099] 上記ステップ3501～3507の処理が、配列OrdSet中の全ての値について、順次実行される(ステップ3508、3509参照)。
- [0100] 図36および図37は、各PMMにおいてローカルなソート処理が実行されている状態の例を示す図である。たとえば、PMM-0に関して、図36においては、配列OrdSetの値「0」の取り出し(ステップ3501参照)、当該OrdSetの値「0」が示す位置の、配列VNoの値「0」の特定(ステップ3502参照)、当該配列VNoの値「0」が示す位置の、配列GVNoの値「1」の取得(ステップ3503)、および、配列VNoの値「0」が示す位置の、累計数配列の値「0」の取得(ステップ3504)が実行されていることが理解できるであろう。また、累計数配列の取得の後、当該累計数配列の値が、「0」から「1」になっていることもわかる(ステップ3507参照)。
- [0101] また、PMM-0に関して、図37において、ステップ3503で取得された累計数配列の値の示す位置における、配列GVNo、GOrd'およびOrdSet'への、項目「年齢」に関する配列GVNoの値「1」、並びに、配列GOrdの値「0」および配列OrdSetの値「0」の配置(ステップ3505、3506)が示されていることが理解できるであろう。他のPMMについても、図36、37において、同様にステップ3501～3505に示す処理が実行さ



れていることがわかる。

- [0102] 上記ローカルな(つまり各PMMにおける)ソート処理により、図46に示すような配列を得ることができる。ローカルなソート処理の後、PMM間のパケット通信にかかる処理に移行する。本実施の形態において、図1に示す時計回りに4チャンネルのバス(パケット伝送路)、反時計回りにも4つのバス(パケット伝送路)が存在すると考える。時計回りのバスをU-0〜U-3と称し、反時計回りのバスをD-0〜D-3と称する。
- [0103] 図38に示すように、バスU-0、U-1およびU-2は、それぞれ、PMM-0、PMM-1およびPMM-2の、グローバル順序集合配列GOrd'およびグローバル値番号配列GVNo'を伝達し、バスD-0、D-1およびD-2は、それぞれ、PMM-3、PMM-2およびPMM-1のグローバル順序集合配列GOrd'およびグローバル値番号配列GVNo'を、バスU-0〜2とは逆向きに伝達する。
- [0104] たとえば、PMM-0は、U-0を利用して、自身のGOrd'およびGVNo'を含むパケットを送信し、D-0〜D-2から、それぞれ、PMM-3〜PMM-0のGOrd'およびGVNo'を含むパケットを受信する。PMM-1は、U-1、D-2を利用して、自身のGOrd'およびGVNo'を含むパケットを送信し、U-0、D-0およびD-1から、それぞれ、PMM-0、PMM-3およびPMM-2のGOrd'およびGVNo'を含むパケットを受信する。
- [0105] PMM-2は、U-2、D-1を利用して、自身のGOrd'およびGVNo'を含むパケットを送信し、U-0、U-1およびD-0から、それぞれ、PMM-0、PMM-1およびPMM-3のGOrd'およびGVNo'を含むパケットを受信する。また、PMM-3は、D-0を利用して、自身のGOrd'およびGVNo'を含むパケットを送信し、U-0〜U-2から、それぞれ、PMM-0〜PMM-2のGOrd'およびGVNo'を含むパケットを受信する。
- [0106] 各PMMにおける処理について、以下に説明する。図39に示すように、いずれかのバスからパケットを受信すると(ステップ3901)、PMMは、パケット中の値GVNo'の値を参照して、その値を考慮した自身のGVNo'の値の順位を特定する(ステップ3902)。この順位に対応する値は、新たなグローバル順序集合配列GOrd'に収容される(ステップ2403)。なお、配列GVNo'の値が同じときには、それぞれの対応するGOrd'の値が参照され、GOrd'の値が小さいほうが、上位となる。

[0107] PMMは、受理した全てのパケットに関して、同様な処理を実行する(ステップ2404参照)。したがって、受理したパケットの数だけ、GOrd”が生成されることになる。

図40～図43は、それぞれ、PMM-0～PMM-2にて、新たなグローバル順序集合配列GOrd”の値が生成される例を示している。それぞれの図において、左側から3つのブロックが、新たに生成されたGord”を示す。

[0108] 全てのパケットを受理した場合には、PMMは、各GOrd”中の各値への加算値の総和を算出し、得られた総和を、GOrd”のものの値に加える(ステップ3905)。この加算結果からなる配列が、最終的に得るべきグローバル順序集合配列となる。図40～図43において、右端のブロックが、GOrd”が求められたグローバル順序集合配列に相当する。

[0109] なお、値の加算処理(ステップ3905)は、全てのパケットを受理した後に行なう必要はなく、パケットが受理され、新たなグローバル順序集合配列GOrd”が生成されるごとに、GOrd”に対する加算値を、もとの値に加えても良い。このようにして、ソート順を示すグローバル順序集合GOrd’が完成する。処理が終了すると、生成されたGOrd’をGOrdと読み替え、かつ、OrdSet’をOrdSetと読み替えれば良い。これにより、各PMMにおいて、図44に示すような配列が取得される。ここで、配列GOrdの順に、レコードを順次取り出すことにより、ソートされた表形式データを取得することができる(図45参照)。

[0110] 上述したように、生成されたGOrd”をGOrdと読み替え、かつ、OrdSet’をOrdSetと読み替えることにより、たとえば、各PMMにおいて、図44に示すような配列が取得される。ここで、配列GOrdの順に、レコードを順次取り出すことにより、ソートされた表形式データを取得することができる(図45参照)。

[0111] [システム構成、本発明の意義]

本発明にかかる情報処理システムは、たとえば、フロントエンドとなる端末装置と、リング状のチャネルを介して接続され、端末装置からの命令を、それぞれのPMMが受理することにより、PMMにおいて、上述したコンパイル、検索、クロス集計ソートの処理が実行できる。また、各PMMはパケットを何れかのバスを利用して送出すればよく、PMM間の同期等を外部から制御する必要もない。

- [0112] また、制御装置には、上記コンパイル、検索などの繰り返し演算のためのハードウェア構成を備えたアクセラレータチップのほか、これに加えて、汎用CPUを含めても良い。汎用CPUは、端末装置からチャンネルを介して伝達された命令を解釈し、アクセラレータチップに必要な指示を与えることができる。
- [0113] さらに、制御装置、特に、その中のアクセラレータチップには、順序集合配列、グローバル順序集合配列など作業に必要な種々の配列を収容するためのレジスタ群が設けられているのが望ましい。これにより、いったん、メモリからレジスタ上に処理に必要な値をロードしてしまえば、コンパイル、検索、クロス集計およびソートにかかる上述した処理演算中には、制御装置はメモリにアクセスすることなく、レジスタから値を読み出し、或いは、レジスタに値を書き込めばよい。これにより、メモリアクセスの回数を著しく減じる(演算処理前のロード、および、処理結果の書き込み)ことができ、処理時間を著しく短縮することが可能となる。
- [0114] 次に、本発明にて導入した配列GOrdおよび配列GVNoの意義について説明する。本発明において、グローバル順序集合配列GOrdは、各PMMが掌握するローカルな表形式データを集合させたグローバルな表形式データ中、各PMMの掌握する表形式データの各レコードの位置(順位)を示している。すなわち、本発明においては、グローバル順序集合配列GOrdおよび順序集合配列OrdSetにより、レコードの位置情報を、グローバルな成分とローカルな成分とに分離し、これにより、グローバルな表形式データを扱うことが可能となるとともに、各PMMが単独で処理を実行することも可能となる。
- [0115] 本実施の形態においては、PMMが各項目の情報ブロックを保持するように構成されていたが、PMMが表形式データをそのまま保持するような場合でも、上記GOrdは、後述するように同様に機能する。
- [0116] たとえば、本実施の形態においてコンパイルが終了した状態(たとえば、図20参照)で、グローバル順序集合配列GOrdの値の順序で、各項目の項目値を取り出していくことにより、表形式データ全体のビューを作成することができる。検索が終了した状態(たとえば、図29参照)やソートが終了した状態(たとえば、図44参照)においても、同様である。

- [0117] より詳細には、たとえば、図20において、PMM-2の制御回路20が、順位を示す値「5」を受理すると、グローバル順序集合配列GOrd中の値「5」に関連する(ローカルな)順序集合配列OrdSet中の値「0」が特定される。さらに、項目「年齢」に関して、ポインタ配列PV中の値「1」が特定され、次いで、値リストVL中の項目値「20」を特定することができる。無論、他の項目についても、ポインタ配列PV中の値、および、当該配列PV中の値にて特定される値リストVL中の項目値が特定される。これにより、順位を示す値に対応するレコードを取り出すことが可能となる。
- [0118] また、情報ブロックを保持しないような構成であっても、上述したような、順位を示す値の受理に応答して、対応するレコードの取り出しを実現できる。これについては、図60を参照しつつ、後述する。
- [0119] 次に、情報ブロックを保持しないような構成を参照して、配列GOrdの意義について、さらに説明する。たとえば、図47の符号4710に示すように、表形式データを、値(項目値)そのものをソートするのではなく、項目を特定するアドレス情報となる順序集合配列の値をソートして、配列中の値を再配置することにより実現する場合を考える。図47の符号4700に示すような、順序集合配列OrdSetが、ソート後のレコードの順序を示している。
- [0120] 次に、上記順序集合配列OrdSetおよび表形式データの本体(図47の符号4700参照)を、複数のPMMにて分掌把握することを考える。順序集合配列OrdSetを分割し、かつ、表形式データ本体を分割して、分割された配列OrdSetおよび表形式データ本体の組を、PMMに分掌させた例を図48に示す。この場合、あるPMM配列OrdSet中の値が、他のPMMが保持するレコードを指し示す場合もある(たとえば、矢印4801、4802参照)。したがって、各PMMにて単独で実行できる処理が実質上存在しない。また、図48の例で、さらに、項目「性別」を「女性」という項目値に絞り込む(検索する)場合に、絞り込まれたレコードを示す値を収容する配列を、どのように分掌すれば良いか、明確な基準を作ることができない。つまり、上述した状態での検索は実質的に不可能となる。
- [0121] これに対して、図49に示すように、順序集合配列OrdSetによって、各PMMが把握する表形式データの部分集合における、ローカルなソートされたレコードの順位を掌

握し、かつ、グローバル順序集合配列GOrdが、ソートされたレコードのそれぞれの、全体における順位を掌握している。(ローカルな)順序集合配列OrdSetは、自己の掌握する表形式データの部分集合のレコードを指し示すため、PMM単独での処理が可能となる。

- [0122] 図49に示す例における、順位を示す値の受理に応答したレコードの取り出しについても、以下に説明する。たとえば、PMM-0の制御回路が、順位を示す値「5」を受理すると、グローバル順序集合配列GOrd中の値「5」に関連する(ローカルな)順序集合配列OrdSet中の値「1」が特定される。これにより、PMM-0内の、「性別:男」、「年齢:21」、「身長:172」および「体重:64」というレコードが取り出される。
- [0123] さらに、特に、ここで注目すべきは、(ローカルな)順序集合配列OrdSetの値は、ローカルなソートが反映されるため、値の順位の逆転が生じ得るのに対して、グローバル順序集合配列GOrdの値が昇順になっていることである。これにより、高速なPMM間の処理およびPMM内の処理が可能となる。無論、検索処理やクロス集計処理の後においても、グローバル順序集合配列GOrdの値は昇順になっている。
- [0124] このように配列GOrdが昇順であることは、以下のような利点を生じる。たとえば、先に説明した検索処理において、配列GOrd(処理に使用されるものは配列GOrd')が昇順であるため、値の比較を高速に実現できる(図24ー図28参照)。同様に、先に説明したソート処理においても、配列GOrd(処理に使用されるものは配列GOrd')が昇順であるため(これに加えて、後述する配列GVNoも昇順であるため)、値の比較処理を高速に実現できる(図39ー図43参照)。
- [0125] また、ソートされたレコードを取り出して、ソートされたビューを作成する場合にも、各PMMは、グローバル順序集合配列GOrdが昇順であるから、先頭のレコードから順に、データを出力していけばよい。ため、処理を高速化することができる。
- [0126] また、グローバル値番号配列GVNoを利用して、項目値を特定して取り出すこと、つまり、グローバルな表形式データにおける値(項目値)の順位を示す情報を、PMMが受理し、その順位に対応する項目値を取り出すことも有用である。たとえば、図20において、項目「年齢」に関して、先頭、つまり、第0番の項目値を知るために、値の順位「0」を示す命令を受理したPMM-1が、グローバル値番号配列GVNo中の値「0

」に関連する値リストVL中の値「16」を特定することができる。無論、命令を受理したPMM-2が同様に動作しても良い。さらに、グローバル値番号配列GVNoも昇順となる。これは、各PMMにて掌握される(ローカルな)値リストの項目値が昇順であれば、その順序は保存されるからである。したがって、上記ソート処理において、値の比較処理を高速に実現できる(図39ー図43参照)。

[0127] 本発明は、以上の実施の形態に限定されることなく、特許請求の範囲に記載された発明の範囲内で、種々の変更が可能であり、それらも本発明の範囲内に包含されるものであることは言うまでもない。

[0128] 前記実施の形態においては、PMMを、一方が時計回りにパケットを伝送する第1のバス(第1の伝送路)、他方が反時計回りにパケットを伝送する第2のバス(第2の伝送路)にて、リング状に接続している。このような構成により、パケット伝送の遅延時間などを均一化することができるため有利である。しかしながら、これに限定されず、バス型など他の形態の伝送路を採用しても良い。

[0129] また、本実施の形態においては、メモリ、インタフェースおよび制御回路を有するPMMを利用しているが、これに限定されるものではなく、パーソナルコンピュータ、サーバなどを、ローカルな表形式データを分掌する情報処理ユニットとして、PMMの代わりに利用しても良い。或いは、単一のパーソナルコンピュータやサーバが、複数の情報処理ユニットを保持するような構成を採用しても良い。これらの場合でも、情報処理ユニットが、レコードの順位を示す値を受理し、グローバル順序集合配列GOOrdを参照することにより、レコードを特定することができる。また、グローバル値番号配列を参照することにより、項目値を特定することも可能である。

[0130] さらに、前記実施の形態においては、PMMがデータをパケット化して伝送路に送信しているがこれに限定されるものではなく、パケット以外の形態でデータを送信しても良いことは言うまでもない。また、情報処理ユニット間の伝送路も、いわゆるネットワーク型やバス型を採用しても良い。

[0131] 単一のパーソナルコンピュータに複数の情報処理ユニットを設けるような構成を採用することで、以下のように、本発明を利用することができる。たとえば、札幌支社、東京支社、福岡支社の3つの表形式データを用意し、通常は、各支社の単位で、検索

、集計、ソートなどを実行する。さらに、3つの支社を統合したグローバルな表形式データを考えて、各支社の表形式データが、全体表のうちの部分表であるとみなし、グローバルな表形式データに関する検索、ソートおよび集計を実現することができる。

[0132] 無論、複数のパーソナルコンピュータをネットワークにて接続した場合にも、同様に、パーソナルコンピュータにて分掌されるローカルな表形式データに関する処理、および、グローバルな表形式データに関する処理を実現することもできる。

[0133] また、前記実施の形態において、同一値の消去は、たとえば、コンパイル処理における第2のタイミングー第4のタイミング(図11ー図13)に示すように、各PMMに割り当てられたチャンネルからパケット伝送路を経て受信したパケット中の値を参照して、自己の値と同一の値を消去することにより実現しているがこれに限定されるものではなく、同一値の消去を以下のように行うことにより、コンパイル処理において、同一値の消去と、自己のリスト(あるいは配列)中の順位の決定を分離することもできる。

[0134] 図50に示すように、リング状のパケット伝送路に、単一方向で、それぞれのPMMが、自己のVLの値を送信し、かつ、受信したパケットにおいて、自己のVLの値と同一の値があれば、それを消去した上で、さらに、前記単一方向に隣接する他のPMMに送信するような構成でもよい。図50の最上段に示すように、たとえば、PMM-0は、自己のVLの値[18, 21, 24]を送信する。その一方、PMM-0は、PMM-3からPMM-3のVLの値[18, 24]を受信する。ここで、PMM-0が、自己のVLの値と、PMM-3のVLの値とを比較して、PMM-3のVLの値のうち重複するものを消去すると、図50の2段目に示すように、PMM-0からは、PMM-1に向けて[ $\phi$ ]つまり値のないパケットが送信される。それぞれのPMMにおいて、受信したVLの値から、自己のVLの値を消去して、前記単一方向に消去済みの値を含むパケットを送信することを、PMMの数(図50の例では4回)だけ繰り返すことにより、同一値の証拠された状態を作り出すことができる。さらに、図51に示すように、各PMMにおいて、重複値の消去に先だって、パケットを受信するごとに、受信したパケット中のVLの値を比較して、自己のVLの順位を決定しておき、PMMの数(上記例では4回)だけのパケットを伝送した後、パケットの受信ごとに、GVNoの各要素の値の加算値の総和を求めれば、GVNoの値を取得することもできる。

- [0135] 上記図50および図51に示す単一方向の packets 伝送による順位の決定および同一値の消去はソート処理についても適用することができる。

#### 産業上の利用可能性

- [0136] 本発明は、特に、大量のデータを管理するシステム、たとえば、データベース、データウェアハウスに適用することができる。より具体的には、大規模な科学技術計算、受発注管理や証券取引などの基幹業務管理、事務管理に利用可能である。

#### 図面の簡単な説明

- [0137] [図1]図1は、本発明の実施の形態にかかる情報処理システムの概略を示すブロックダイアグラムである。
- [図2]図2は、本発明の実施の形態にかかるPMMの構造の一例を示す図である。
- [図3]図3は、表形式データの一例を示す図である。
- [図4]図4は、本実施の形態において、表形式データを保持する構造の原理を説明するための図である。
- [図5]図5は、本実施の形態において、各PMMにて分掌把握される配列およびその値を説明する図である。
- [図6]図6は、初期的にPMM-0〜4の各々にてそれぞれ分掌される表形式データの例を示す図である。
- [図7]図7は、初期的にPMM-0〜4の各々にてそれぞれ分掌される表形式データの例を示す図である。
- [図8]図8は、本実施の形態にかかるコンパイル処理を概略的に示すフローチャートである
- [図9]図9は、図6〜図7に示す例でのグローバル順序集合配列GOrdへの値の配置を示す図である。
- [図10]図10は、本実施の形態にかかるコンパイル処理における packets 伝送の例を示す図である。
- [図11]図11は、本実施の形態にかかるコンパイル処理における packets 伝送の例を示す図である。
- [図12]図12は、本実施の形態にかかるコンパイル処理における packets 伝送の例を



示す図である。

[図13]図13は、本実施の形態にかかるコンパイル処理におけるパケット伝送の例を示す図である。

[図14]図14A、図14Bは、それぞれ、本実施の形態にかかるコンパイル処理における、パケット送信および受理の際にPMMにて実行される処理を示すフローチャートである。

[図15]図15は、本実施の形態にかかるコンパイル処理における、パケット受信の際にPMMにて実行される処理を説明する図である。

[図16]図16は、本実施の形態にかかるコンパイル処理における、パケット受信の際にPMMにて実行される処理を説明する図である。

[図17]図17は、本実施の形態にかかるコンパイル処理における、パケット受信の際にPMMにて実行される処理を説明する図である。

[図18]図18は、本実施の形態にかかるコンパイル処理における、パケット受信の際にPMMにて実行される処理を説明する図である。

[図19]図19は、本実施の形態にかかる検索処理の部分を示すフローチャートである。

[図20]図20は、本実施の形態にかかる検索処理において、パケット伝送に先立って実行される処理を示すフローチャートである。

[図21]図21は、各PMMにおいて、図19の処理が実行され、ローカルにかつ並列的に、新たなグローバル順序集合配列GOrd'および順序集合配列OrdSet'に値が配置される状態の例を示す図である。

[図22]図22は、配列中、不要な領域を削除した状態を示す(符号2201〜2204参照)。

[図23]図23は、本実施の形態にかかる検索処理におけるパケット伝送の例を示す図である。

[図24]図24は、本実施の形態にかかる検索処理における、パケット受信の際にPMMにて実行される処理を示すフローチャートである。

[図25]図25は、本実施の形態にかかるPMM-0にて、新たなグローバル順序集合

配列GOrd”の値が生成される例を示す図である。

[図26]図26は、本実施の形態にかかるPMM-1にて、新たなグローバル順序集合配列GOrd”の値が生成される例を示す図である。

[図27]図27は、本実施の形態にかかるPMM-2にて、新たなグローバル順序集合配列GOrd”の値が生成される例を示す図である。

[図28]図28は、本実施の形態にかかるPMM-3にて、新たなグローバル順序集合配列GOrd”の値が生成される例を示す図である。

[図29]図29は、本実施の形態において検索処理により得られた新たな配列を示す図である。

[図30]図30は、本実施の形態にかかるソート処理の部分を示すフローチャートである。

[図31]図31は、「年齢」という項目について、それぞれのPMMにおいて、値リストVLと同一のサイズを有する領域が作られ、それぞれに初期値「0」が与えられた状態を示す図である。

[図32]図32は、各PMMにおけるカウントアップの一例を示す図である。

[図33]図33は、本実施の形態にかかるソート処理の部分(累計数配列の生成)を概略的に示すフローチャートである。

[図34]図34は、本実施の形態にかかる累計数配列の例を示す図である。

[図35]図35は、本実施の形態にかかる、各PMMにて実行されるローカルなソート処理を示すフローチャートである。

[図36]図36は、各PMMにおいてローカルなソート処理が実行されている状態の例を示す図である。

[図37]図37は、各PMMにおいてローカルなソート処理が実行されている状態の例を示す図である。

[図38]図38は、本実施の形態にかかるソート処理におけるにおけるパケット伝送の例を示す図である。

[図39]図39は、本実施の形態にかかるソート処理における、パケット受信の際にPMMにて実行される処理を示すフローチャートである。

[図40]図40は、本実施の形態にかかるソート処理により、PMM-0にて新たなグローバル順序集合配列GOrd”の値が生成される例を示す図である。

[図41]図41は、本実施の形態にかかるソート処理により、PMM-1にて新たなグローバル順序集合配列GOrd”の値が生成される例を示す図である。

[図42]図42は、本実施の形態にかかるソート処理により、PMM-2にて新たなグローバル順序集合配列GOrd”の値が生成される例を示す図である。

[図43]図43は、本実施の形態にかかるソート処理により、PMM-3にて新たなグローバル順序集合配列GOrd”の値が生成される例を示す図である。

[図44]図44は、本実施の形態にかかるソート処理によるソート結果を示す図である。

[図45]図45は、本実施の形態にかかるソート処理により得られた、項目「年齢」でソートされた表形式データの例を示す図である。

[図46]図46は、本実施の形態においてローカルなソート処理に得られた配列を示す図である。

[図47]図47は、表形式データのソートを、アドレス情報の再配置にて表現した例を示す図である。

[図48]図48は、図47に示す表形式データを、グローバル順序集合配列無しに、各PMMにて分掌把握した例を示す図である。

[図49]図49は、図47に示す表形式データを、グローバル順序集合配列を利用して、各PMMにて分掌把握した例を示す図である。

[図50]図50は、本発明にかかる同一値消去の他の手法の例を示す図である。

[図51]図51は、図50の手法を用いた場合の各PMMにおける順位の決定を示す図である。

## 符号の説明

[0138]	12	PMM
	14	第1のバス
	16	第2のバス
	20	制御回路
	22	バスI/F

- 24      メモリ
- 26      バンク

## 請求の範囲

- [1] それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、  
メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、  
各メモリモジュールのメモリが、それぞれ、昇順または降順に重複なく順序付けられた値のリストを保持するように構成された情報処理システムであって、  
前記各メモリモジュールの制御装置が、  
他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信手段と、  
他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信手段と、  
前記データ受信手段により受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定手段とを備えたことを特徴とする情報処理システム。
- [2] 前記順位判定手段が、他のメモリモジュールの各々の値のリストを考慮した、補助的な順位格納配列を生成し、前記補助的な順位格納配列の値を合成して、前記順位格納配列の値を決定することを特徴とする請求項1に記載の情報処理システム。
- [3] 前記順位判定手段が、並列的に、前記補助的な順位格納配列を生成することを特徴とする請求項2に記載の情報処理システム。
- [4] 前記データ伝送路が、隣接するモジュールを接続し、リング状のデータ伝送路を構成することを特徴とする請求項1ないし3の何れか一項に記載の情報処理システム。
- [5] データ伝送路が、一方のメモリモジュールから他方のメモリモジュールにデータを伝達する1以上のチャンネルを有する第1のデータ伝送路、および、他方のメモリモジュールから一方のメモリモジュールにデータを伝達する1以上のチャンネルを有する第2のデータ伝送路を有し、  
前記データ送信手段が、隣接するメモリモジュールの間で、一方および他方の何

れかのデータ伝送路のうち、メモリモジュールごとに定められたチャンネルを利用して、自己の値のリストを送信するように構成され、

前記データ受信手段が、前記データ送信手段によるデータ送信と並列的に、一方および他方の伝送路を利用して、定められたチャンネルから他のメモリモジュールの値のリストを受信するように構成されたことを特徴とする請求項4に記載の情報処理システム。

[6] 前記メモリモジュールの各々のメモリが、

各々が項目と当該項目に属する項目値とを含むレコードの配列として表される表形式データを表現するための、特定の項目に属する項目値に対応した項目値番号の順に当該項目値が格納されている値リスト、および、一意的な順序集合配列の順に、当該項目値番号を指示するためのポインタ値が格納されたポインタ配列からなる情報ブロックを保持し、各メモリにて保持された情報ブロックの集合体により、グローバルな情報ブロックが形成され、

各メモリモジュールの制御装置が、前記ポインタ配列のうち、グローバルな情報ブロックの部分集合として、自己の掌握する情報ブロックが、どの位置を占めるかを示すオフセット値を保持するオフセット値記憶手段と、

前記オフセット値に基づき、グローバルな情報ブロックにおけるグローバル順序集合配列を生成するグローバル順序集合配列生成手段と、

前記順位判定手段が、前記値のリストとして、前記値リストのグローバルな値の順位を決定し、前記グローバル順位格納配列に相当するグローバル値番号配列に決定された順位を格納するように構成されたことを特徴とする請求項1ないし5の何れか一項に記載の情報処理装置。

[7] 前記順位判定手段が、他のメモリモジュールの各々の値リストを考慮した、相対的な値の順位を格納する補助的な値番号配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな値の順位を算出するように構成されたことを特徴とする請求項6に記載の情報処理システム。

[8] さらに、前記データ受信手段により受信された値リストの項目値のうち、前記メモリモ

ジュール自身の値リスト中の項目値と同一の値が存在する場合に、当該受信された値リストから、当該同一の値を消去する同一値消去手段を備えたことを特徴とする請求項6または7に記載の情報処理システム。

[9] 各メモリモジュールの制御装置が、

検索すべき項目に関して、当該項目の値リストと同じサイズのフラグ配列を生成し、検索条件に合致する項目値に対応するフラグ配列中に特定の値を付与するフラグ配列セットアップ手段と、

前記検索すべき項目に関して、順序集合配列が示す位置に対応するポインタ配列中の値を特定し、その後、ポインタ配列中の値が示す位置に対応するフラグ配列中の値を特定することにより、当該順序集合配列中の値に対応するレコードが、検索条件に合致するか否かを判定する検索条件判定手段と、

検索条件に合致する順序集合の値、および、対応するグローバル順序集合の値を、それぞれ、第2の順序集合配列および第2のグローバル順序集合配列に格納するローカル検索手段とを備え、

前記データ送信手段が、前記値のリストとして、前記第2のグローバル順序集合配列を、前記他のモジュールに送信し、かつ、前記データ受信手段が、前記値のリストとして前記他のメモリモジュールから第2のグローバル順序集合配列を受信し、さらに、

受信したそれぞれの第2のグローバル順序集合配列を参照して、自己の、グローバル順序集合配列中の値の、他のメモリモジュールとの間での相対的な順位を判定し、当該相対的な順位に基づいて、グローバルな情報ブロックにおける順位を決定し、当該グローバルな情報ブロックにおける順位を、グローバル順位格納配列に相当する第3のグローバル順序集合配列に格納する第2の順位判定手段を備え、前記第3のグローバル順序集合配列の値によって、検索条件に合致するレコードの順位が示されることを特徴とする請求項6ないし8の何れか一項に記載の情報処理装置。

[10] 前記第2の順位判定手段が、他のメモリモジュールの各々の第2のグローバル順序集合配列を考慮して、相対的な値の順位を格納する補助的な順序集合配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの

順位との差異の総和を、もとの順位に加えることにより、前記グローバルな情報ブロックにおける値の順位を算出するように構成されたことを特徴とする請求項9に記載の情報処理システム。

[11] 各メモリモジュールの制御装置が、

前記グローバル順序集合配列の値の順位を、所定の項目に関するグローバル値番号配列中、当該グローバル順序集合配列に対応する値にしたがって決定し、第4のグローバル順序番号配列中、当該決定された順位に対応する位置に、前記グローバル順序集合配列の値を格納する第3の順位判定手段を備え、前記第4のグローバル順序集合配列が、前記グローバル値番号配列の値にしたがって前記グローバル順序集合を再配置したものとなることを特徴とする請求項6ないし10の何れか一項に記載の情報処理システム。

[12] 各メモリモジュールの制御装置が、

ソートすべき項目に関して、当該項目の値リストと同じサイズの存在数配列を生成し、値リスト中の項目値のそれぞれを指定する、前記順序集合配列の値の数を配置する存在数配列生成手段と、

前記存在数配列中の値を累計して、メモリモジュール内でソートされた際の、対応する項目値をもつレコードの先頭位置を示す累計数を算出し、当該累計数を累計数配列中に配置する累計数配列生成手段と、

第2のグローバル値番号配列、前記第4のグローバル順序集合配列および第3の順序集合配列を生成し、順序集合配列の値が示す項目値に対応する累計数配列中の累計数に基づき、前記第2のグローバル値番号配列中、前記累計数が示す位置に、前記項目値に対応するグローバル値番号を配置し、かつ、前記第3の順序集合配列、および、前記第4のグローバル順序集合配列中、前記累計数が示す位置に、前記順序集合配列の値、および、対応するグローバル順序集合配列の値を、それぞれ配置する、ローカルソート手段とを備え、

前記データ送信手段が、前記値のリストとして、少なくとも、第2のグローバル値番号配列を送信し、かつ、前記データ受信手段が、前記値のリストとして他のメモリモジュールの第2のグローバル値番号配列を受信し、さらに、



受信したそれぞれの第2のグローバル値番号配列を参照して、自己の、第2のグローバル値番号配列中の値の、他のメモリモジュールとの間での相対的な順位を判定し、当該グローバルな情報ブロックにおける順位を、グローバル順位格納配列に相当する第5のグローバル順序集合配列に格納する第4の順位判定手段を備え、前記第5のグローバル順序集合配列の値によって、ソートされたレコードの順位が示されることを特徴とする請求項6ないし11の何れか一項に記載の情報処理システム。

- [13] 前記第4の順位判定手段が、他のメモリモジュールの各々の第2のグローバル値番号配列を考慮して、相対的な値の順位を格納する補助的な順序番号配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな情報ブロックにおける順位を算出するように構成されたことを特徴とする請求項12に記載の情報処理システム。
- [14] 前記メモリモジュールの制御装置が、前記配列として利用するためのレジスタ群を有し、前記配列を利用した演算は、メモリをアクセスすることなく実行されることを特徴とする請求項1ないし13の何れか一項に記載の情報処理システム。
- [15] それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、  
メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、  
各メモリモジュールのメモリが、それぞれ、昇順または降順に重複なく順序付けられた値のリストを保持するように構成された情報処理システムにおいて、  
各メモリモジュールにおいて、  
他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信ステップと、  
他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信ステップと、  
前記データ受信ステップにおいて受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順

位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定ステップとを備えたことを特徴とする情報処理方法。

[16] 前記順位判定手段ステップが、他のメモリモジュールの各々の値のリストを考慮した、補助的な順位格納配列を生成し、前記補助的な順位格納配列の値を合成して、前記順位格納配列の値を決定するステップを含むことを特徴とする請求項15に記載の情報処理方法。

[17] 前記順位判定ステップが、並列的に、前記補助的な順位格納配列を生成するステップを含むことを特徴とする請求項16に記載の情報処理システム。

[18] 前記データ伝送路が、隣接するモジュールを接続し、リング状のデータ伝送路を構成することを特徴とする請求項15ないし17の何れか一項に記載の情報処理方法。

[19] 前記データ伝送路が、一方のメモリモジュールから他方のメモリモジュールにデータを伝達する1以上のチャンネルを有する第1のデータ伝送路、および、他方のメモリモジュールから一方のメモリモジュールにデータを伝達する1以上のチャンネルを有する第2のデータ伝送路を有し、

前記データ送信ステップが、隣接するメモリモジュールの間で、一方および他方の何れかのデータ伝送路のうち、メモリモジュールごとに定められたチャンネルを利用して、自己の値のリストを送信するステップを含み、

前記データ受信ステップが、前記データ送信手段によるデータ送信と並列的に、一方および他方の伝送路を利用して、定められたチャンネルから他のメモリモジュールの値のリストを受信するステップを含むことを特徴とする請求項18に記載の情報処理方法。

[20] 前記メモリモジュールの各々のメモリが、

各々が項目と当該項目に属する項目値とを含むレコードの配列として表される表形式データを表現するための、特定の項目に属する項目値に対応した項目値番号の順に当該項目値が格納されている値リスト、および、一意的な順序集合配列の順に、当該項目値番号を指示するためのポインタ値が格納されたポインタ配列からなる情報ブロックを保持し、各メモリにて保持された情報ブロックの集合体により、グローバルな情報ブロックが形成され、

各メモリモジュールが、前記ポインタ配列のうち、グローバルな情報ブロックの部分集合として、自己の掌握する情報ブロックが、どの位置を占めるかを示すオフセット値を保持するオフセット値記憶ステップと、

前記オフセット値に基づき、グローバルな情報ブロックにおけるグローバル順序集合配列を生成するグローバル順序集合配列生成ステップとを備え、

前記順位判定ステップが、前記値のリストとして、前記値リストのグローバルな値の順位を決定し、前記グローバル順位格納配列に相当するグローバル値番号配列に決定された順位を格納するステップを含むことを特徴とする請求項15ないし19の何れか一項に記載の情報処理方法。

[21] 前記順位判定ステップが、他のメモリモジュールの各々の値リストを考慮した、相対的な値の順位を格納する補助的な値番号配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな値の順位を算出するステップを含むことを特徴とする請求項20に記載の情報処理方法。

[22] さらに、前記データ受信ステップにおいて受信された値リストの項目値のうち、前記メモリモジュール自身の値リスト中の項目値と同一の値が存在する場合に、当該受信された値リストから、当該同一の値を消去する同一値消去ステップを備えたことを特徴とする請求項20または21に記載の情報処理方法。

[23] 各メモリモジュールにおいて、

検索すべき項目に関して、当該項目の値リストと同じサイズのフラグ配列を生成し、検索条件に合致する項目値に対応するフラグ配列中に特定の値を付与するフラグ配列セットアップステップと、

前記検索すべき項目に関して、順序集合配列が示す位置に対応するポインタ配列中の値を特定し、その後、ポインタ配列中の値が示す位置に対応するフラグ配列中の値を特定することにより、当該順序集合配列中の値に対応するレコードが、検索条件に合致するか否かを判定する検索条件判定ステップと、

検索条件に合致する順序集合の値、および、対応するグローバル順序集合の値を、それぞれ、第2の順序集合配列および第2のグローバル順序集合配列に格納する

ローカル検索ステップとを備え、

前記データ送信ステップにおいて、前記値のリストとして、前記第2のグローバル順序集合配列を、前記他のモジュールに送信し、かつ、前記データ受信ステップにおいて、前記値のリストとして前記他のメモリモジュールから第2のグローバル順序集合配列を受信し、さらに、

受信したそれぞれの第2のグローバル順序集合配列を参照して、自己の、グローバル順序集合配列中の値の、他のメモリモジュールとの間での相対的な順位を判定し、当該相対的な順位に基づいて、グローバルな情報ブロックにおける順位を決定し、当該グローバルな情報ブロックにおける順位を、グローバル順位格納配列に相当する第3のグローバル順序集合配列に格納する第2の順位判定ステップを備え、前記第3のグローバル順序集合配列の値によって、検索条件に合致するレコードの順位が示されることを特徴とする請求項20ないし22の何れか一項に記載の情報処理方法。

[24] 前記第2の順位判定ステップが、他のメモリモジュールの各々の第2のグローバル順序集合配列を考慮して、相対的な値の順位を格納する補助的な順序集合配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな情報ブロックにおける値の順位を算出するステップを含むことを特徴とする請求項23に記載の情報処理方法。

[25] 各メモリモジュールにおいて、

前記グローバル順序集合配列の値の順位を、所定の項目に関するグローバル値番号配列中、当該グローバル順序集合配列に対応する値にしたがって決定し、第4のグローバル順序番号配列中、当該決定された順位に対応する位置に、前記グローバル順序集合配列の値を格納する第3の順位判定ステップを備え、前記第4のグローバル順序集合配列が、前記グローバル値番号配列の値にしたがって前記グローバル順序集合を再配置したものとなることを特徴とする請求項20ないし24の何れか一項に記載の情報処理方法。

[26] 各メモリモジュールにおいて、

ソートすべき項目に関して、当該項目の値リストと同じサイズの存在数配列を生成し、値リスト中の項目値のそれぞれを指定する、前記順序集合配列の値の数を配置する存在数配列生成ステップと、

前記存在数配列中の値を累計して、メモリモジュール内でソートされた際の、対応する項目値をもつレコードの先頭位置を示す累計数を算出し、当該累計数を累計数配列中に配置する累計数配列生成ステップと、

第2のグローバル値番号配列、前記第4のグローバル順序集合配列および第3の順序集合配列を生成し、順序集合配列の値が示す項目値に対応する累計数配列中の累計数に基づき、前記第2のグローバル値番号配列中、前記累計数が示す位置に、前記項目値に対応するグローバル値番号を配置し、かつ、前記第3の順序集合配列、および、前記第4のグローバル順序集合配列中、前記累計数が示す位置に、前記順序集合配列の値、および、対応するグローバル順序集合配列の値を、それぞれ配置する、ローカルソートステップとを備え、

前記データ送信ステップにおいて、前記値のリストとして、少なくとも、第2のグローバル値番号配列を送信し、かつ、前記データ受信ステップにおいて、前記値のリストとして他のメモリモジュールの第2のグローバル値番号配列を受信し、さらに、

受信したそれぞれの第2のグローバル値番号配列を参照して、自己の、第2のグローバル値番号配列中の値の、他のメモリモジュールとの間での相対的な順位を判定し、当該グローバルな情報ブロックにおける順位を、グローバル順位格納配列に相当する第5のグローバル順序集合配列に格納する第4の順位判定ステップを備え、前記第5のグローバル順序集合配列の値によって、ソートされたレコードの順位が示されることを特徴とする請求項20ないし25の何れか一項に記載の情報処理方法。

- [27] 前記第4の順位判定ステップが、他のメモリモジュールの各々の第2のグローバル値番号配列を考慮して、相対的な値の順位を格納する補助的な順序番号配列を生成し、他のメモリモジュールの各々について判定された、前記相対的な順位と、もとの順位との差異の総和を、もとの順位に加えることにより、前記グローバルな情報ブロックにおける順位を算出するステップを含むことを特徴とする請求項26に記載の情報処理方法。

- [28] それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、  
メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、  
各メモリモジュールのメモリが、それぞれ、値のリストを保持するように構成された情報処理システムであって、  
前記各メモリモジュールの制御装置が、  
他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信手段と、  
他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信手段と、  
前記データ受信手段により受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定手段とを備えたことを特徴とする情報処理システム。
- [29] それぞれ、メモリおよび制御装置を有する、複数のメモリモジュールと、  
メモリモジュール間を接続し、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路とを備え、  
各メモリモジュールのメモリが、それぞれ、値のリストを保持するように構成された情報処理システムにおいて、  
各メモリモジュールにおいて、  
他のメモリモジュールに、前記値のリストに含まれる値を送信するデータ送信ステップと、  
他のメモリモジュールから、前記値のリストに含まれる値を受信するデータ受信ステップと、  
前記データ受信ステップにおいて受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、前記グローバルな値の順位を格納するためのグローバル順位

位格納配列の、自己のメモリモジュールの値に対応する位置に、前記決定された順位を格納する順位判定ステップとを備えたことを特徴とする情報処理方法。

[図1]

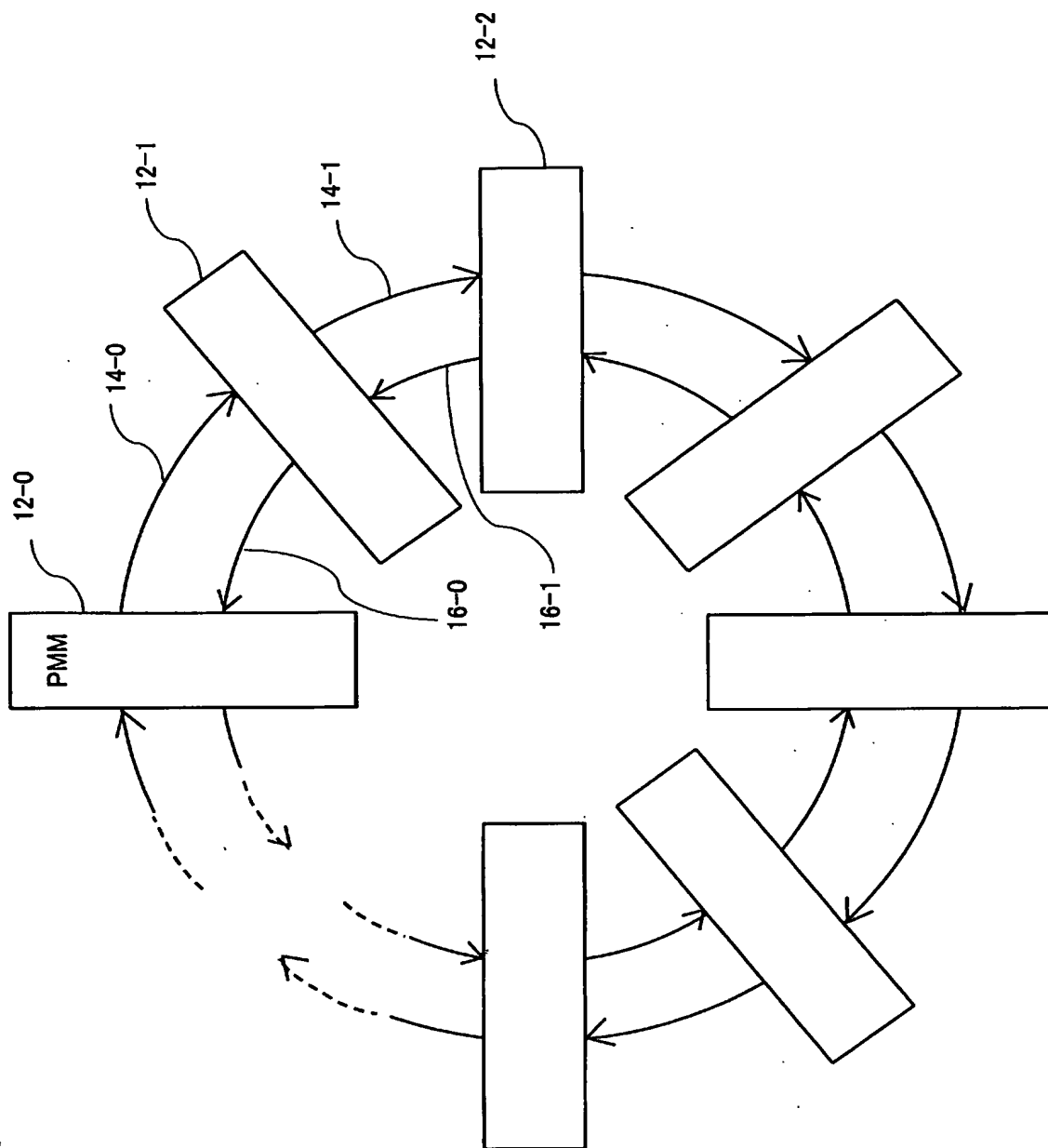
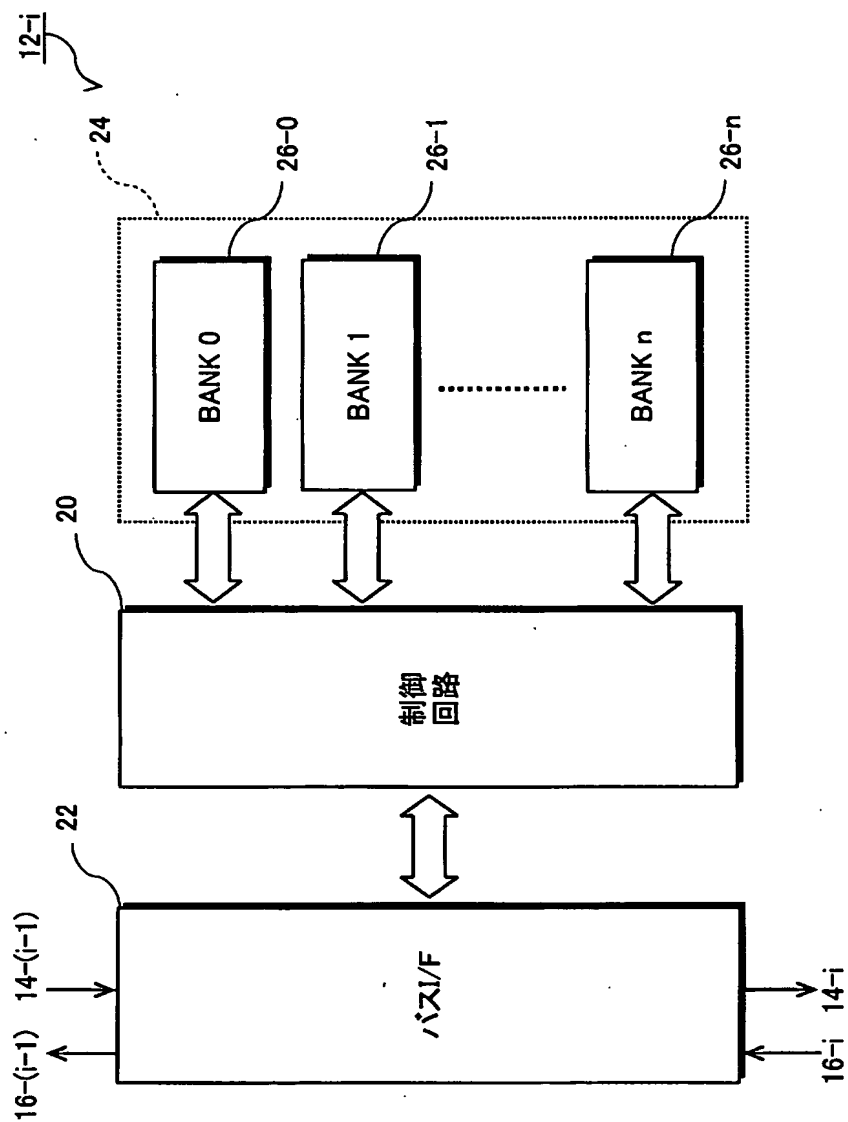


Fig.1



[図2]



[図3]

Fig.3

	性別	年齢	身長(cm)	体重(kg)
0	女	18	168	55
1	男	21	172	64
2	女	24	159	48
3	女	16	172	48
4	男	28	181	78
5	女	20	166	55
6	女	16	168	52
7	男	33	174	65
8	男	24	177	64
9	女	18	170	55

[図4]

Fig.4

性別	年齢		身長		体重	
	VNo	VL	VNo	VL	VNo	VL
0 男	0 1	0 16	0 2	0 159	0 2	0 48
1 女	1 3	1 18	1 4	1 166	1 3	1 52
昇順	2 1	2 20	2 0	2 168	2 0	2 55
	3 1	3 21	3 4	3 170	3 0	3 64
	4 0	4 24	4 7	4 172	4 5	4 65
	5 1	5 28	5 1	5 174	5 2	5 78
	6 1	6 33	6 2	6 177	6 1	昇順
7 0	昇順	7 5	7 181	7 4		
8 0		8 6	8 3			
9 1		9 3	9 2			

OrdSet	0 0	1 1	2 2	3 3	4 4	5 5	6 6	7 7	8 8	9 9
--------	-----	-----	-----	-----	-----	-----	-----	-----	-----	-----

[図5]

Fig.5

OFFSET= 0

PMM-0

	性別	年齢	身長(cm)	体重(kg)
0	女	18	168	55
1	男	21	172	64
2	女	24	159	48

OFFSET= 3

PMM-1

	性別	年齢	身長(cm)	体重(kg)
0	女	16	172	48
1	男	28	181	78

OFFSET= 5

PMM-2

	性別	年齢	身長(cm)	体重(kg)
0	女	20	166	55
1	女	16	168	52
2	男	33	174	65

OFFSET= 8

PMM-3

	性別	年齢	身長(cm)	体重(kg)
0	男	24	177	64
1	女	18	170	55

[図6]

Fig.6

性別 (PMM-0)			年齢 (PMM-0)			身長 (PMM-0)			体重 (PMM-0)		
GOrd	-	0	VN0	VL	GVNo	VN0	VL	GVNo	VN0	VL	GVNo
0	-	0	0	男	-	0	18	0	0	48	0
1	-	1	1	女	-	1	21	1	1	55	1
2	-	2	2		-	2	24	2	2	64	2

[図7]

性別 (PMM-2)			年齢 (PMM-2)			身長 (PMM-2)			体重 (PMM-2)		
VNo	VL	GVNo	VNo	VL	GVNo	VNo	VL	GVNo	VNo	VL	GVNo
0 1	男	0 -	0 1	0 16	0 -	0 0	0 166	0 -	0 1	0 52	0 -
1 1	女	1 -	1 0	1 20	1 -	1 1	1 168	1 -	1 0	1 55	1 -
2 0	昇順	昇順	2 2	2 33	2 -	2 2	2 174	2 -	2 2	2 65	2 -

GOrd	OrdSet
0 -	0
1 -	1
2 -	2

昇順

性別 (PMM-3)			年齢 (PMM-3)			身長 (PMM-3)			体重 (PMM-3)		
VNo	VL	GVNo	VNo	VL	GVNo	VNo	VL	GVNo	VNo	VL	GVNo
0 0	男	0 -	0 1	0 18	0 -	0 1	0 170	0 -	0 1	0 55	0 -
1 1	女	1 -	1 0	1 24	1 -	1 0	1 177	1 -	1 0	1 64	1 -

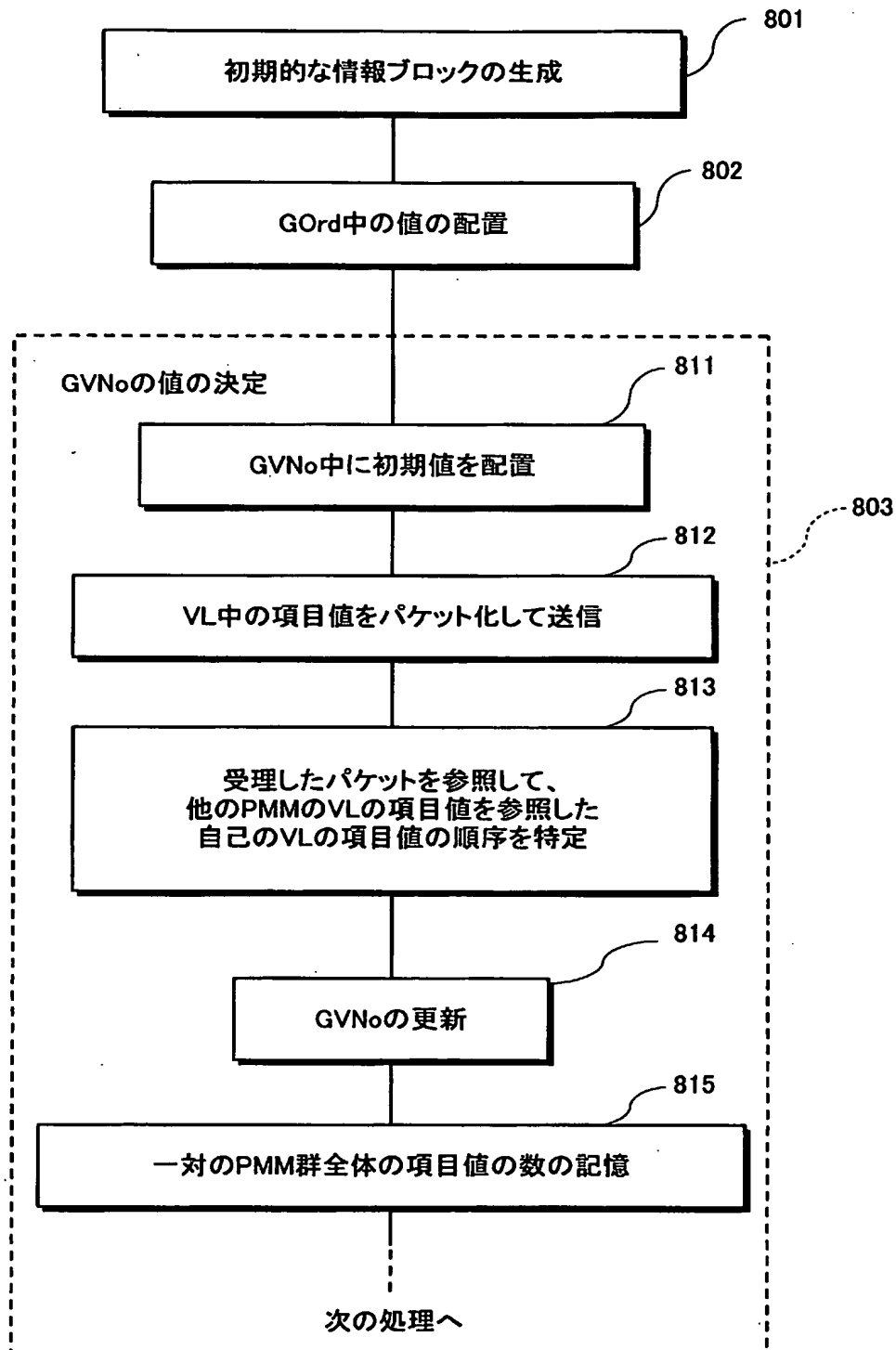
GOrd	OrdSet
0 -	0
1 -	1

昇順

Fig.7

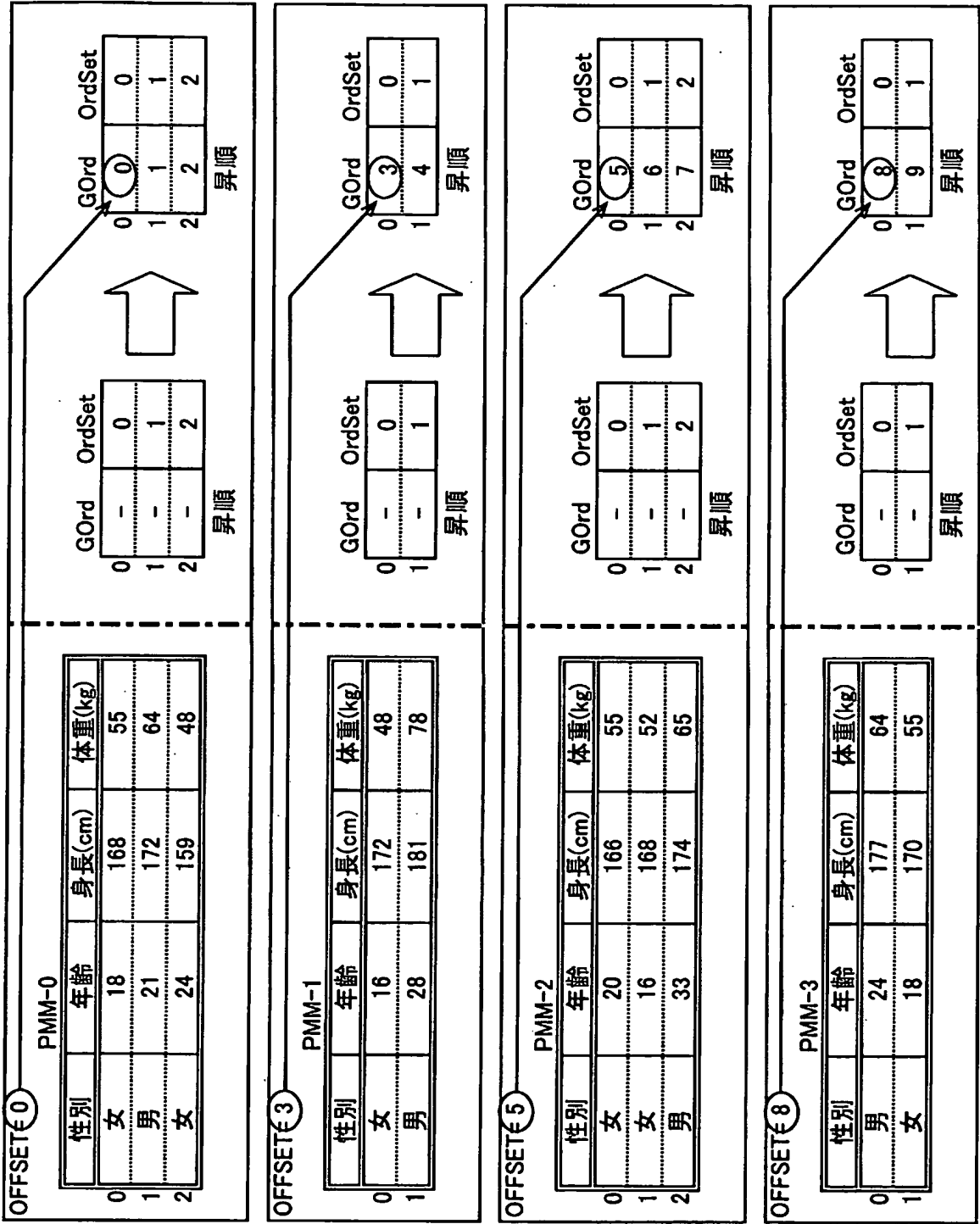
[図8]

Fig.8



[図9]

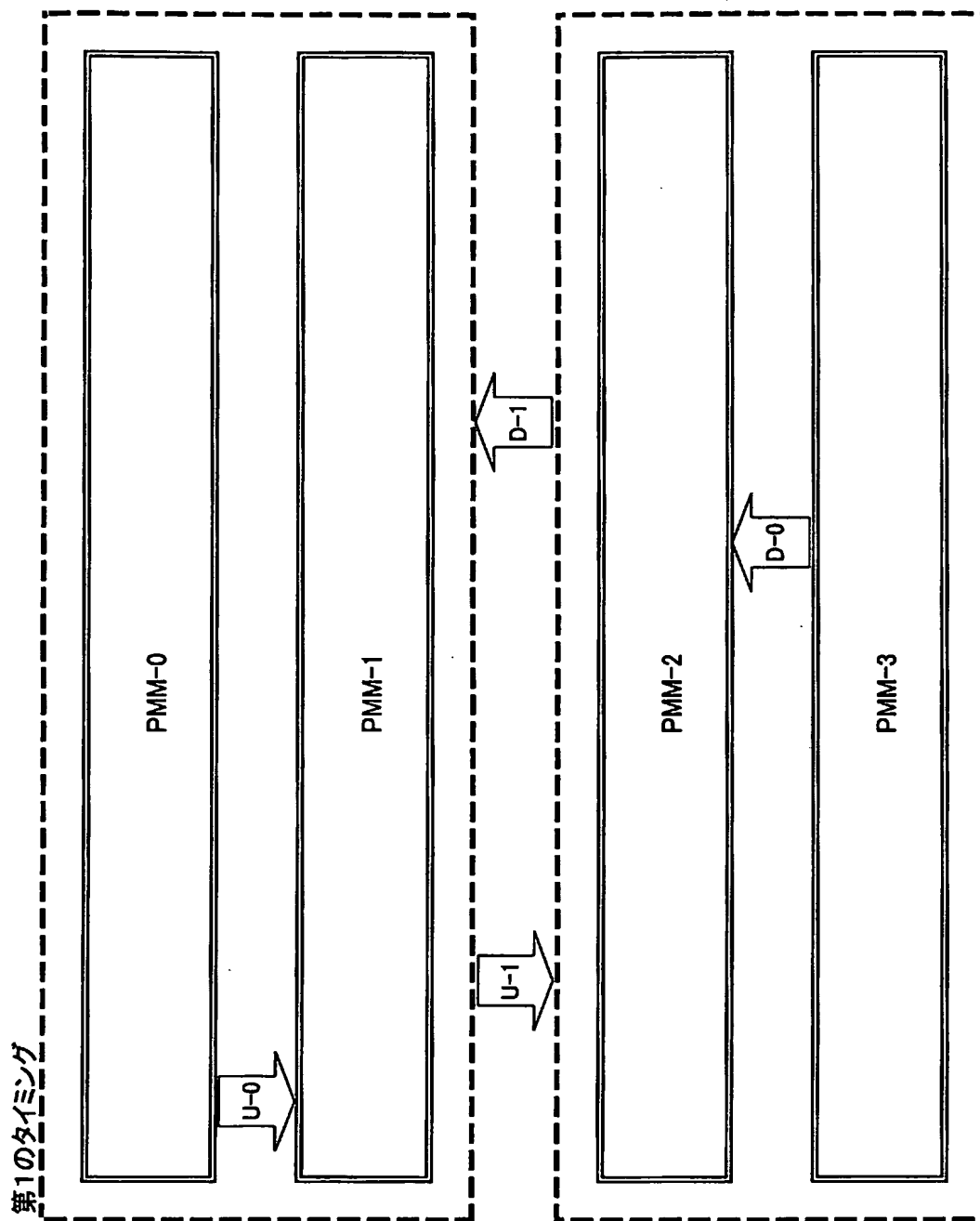
Fig.9





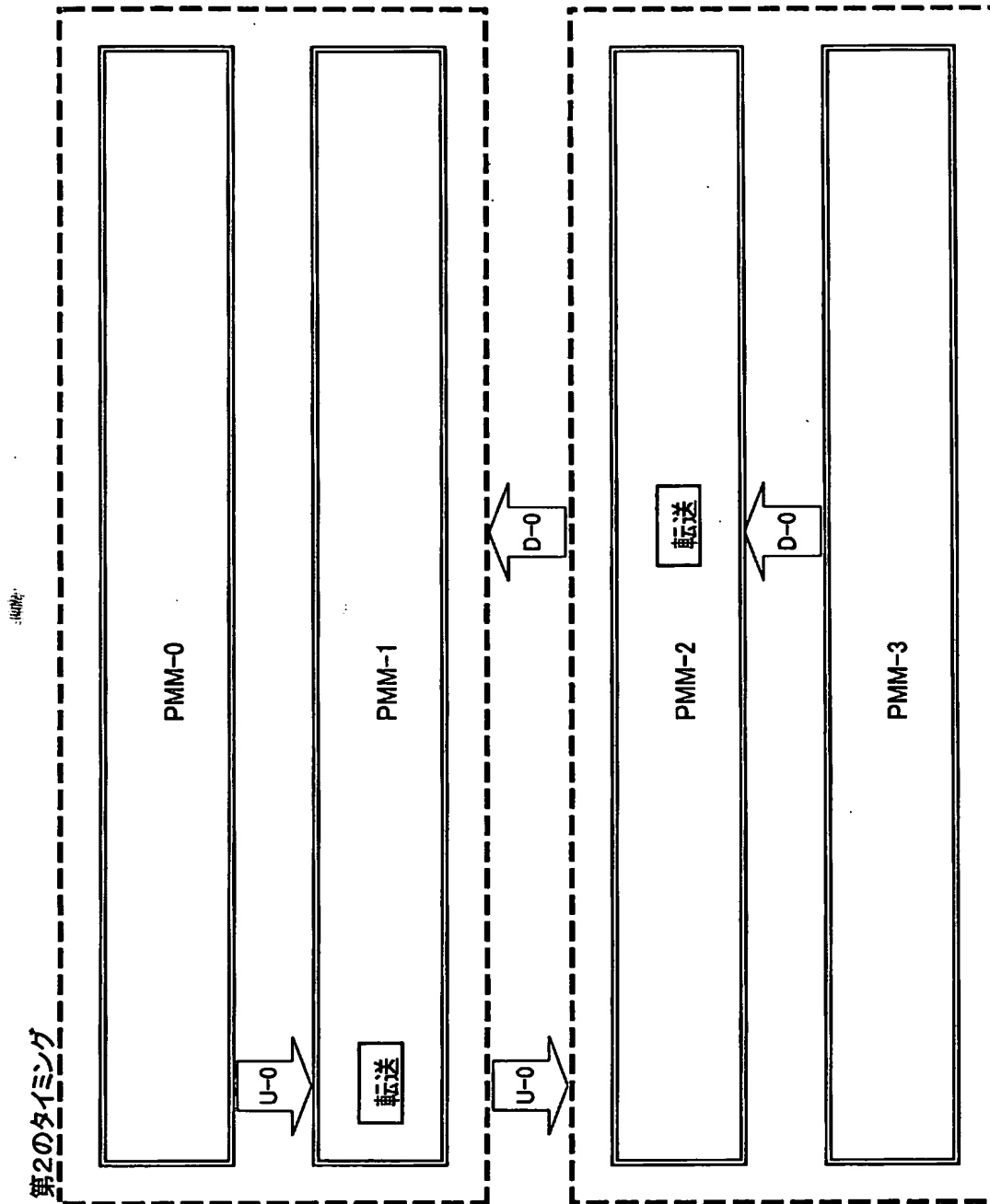
[図10]

Fig.10



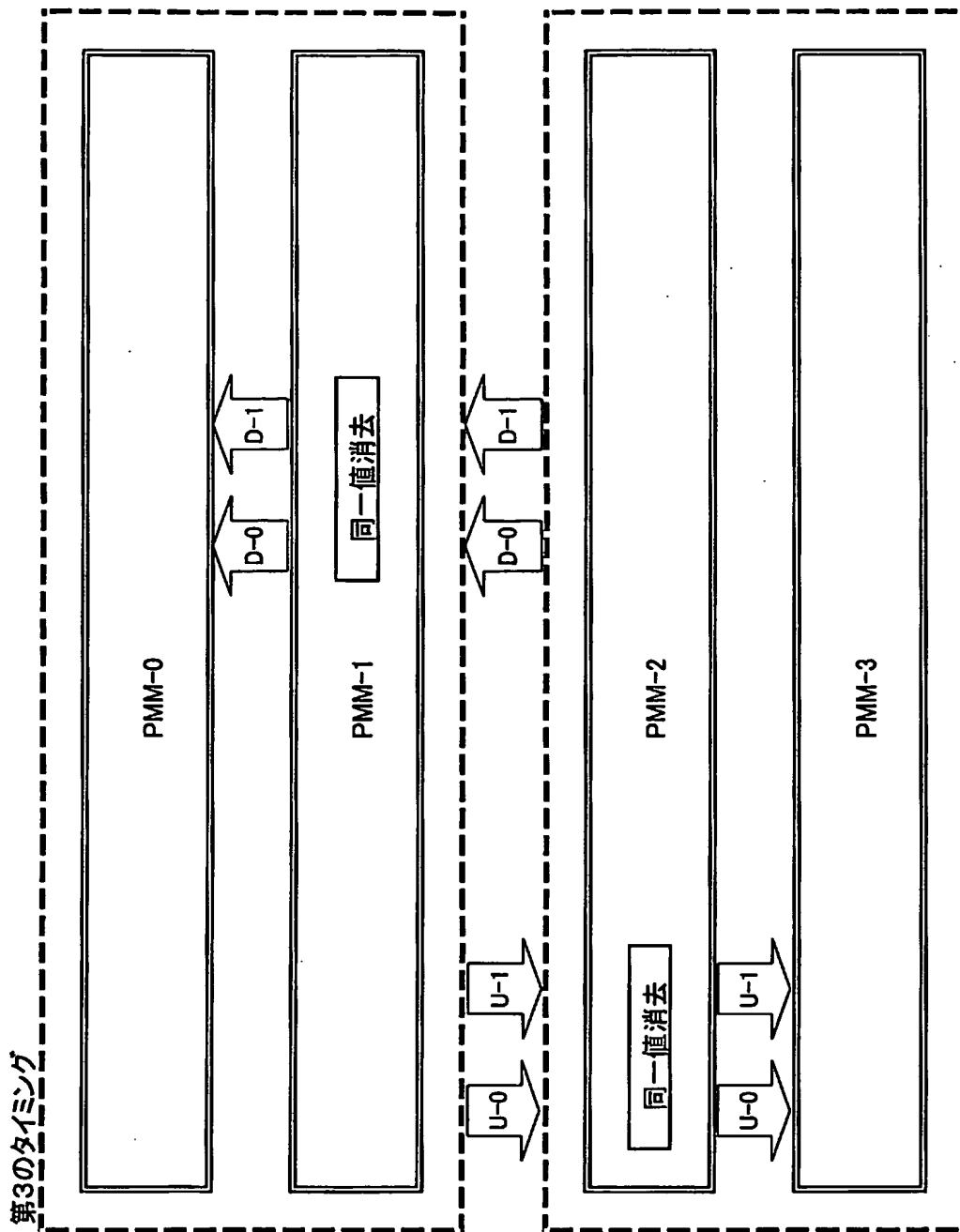
[図11]

Fig.11



[図12]

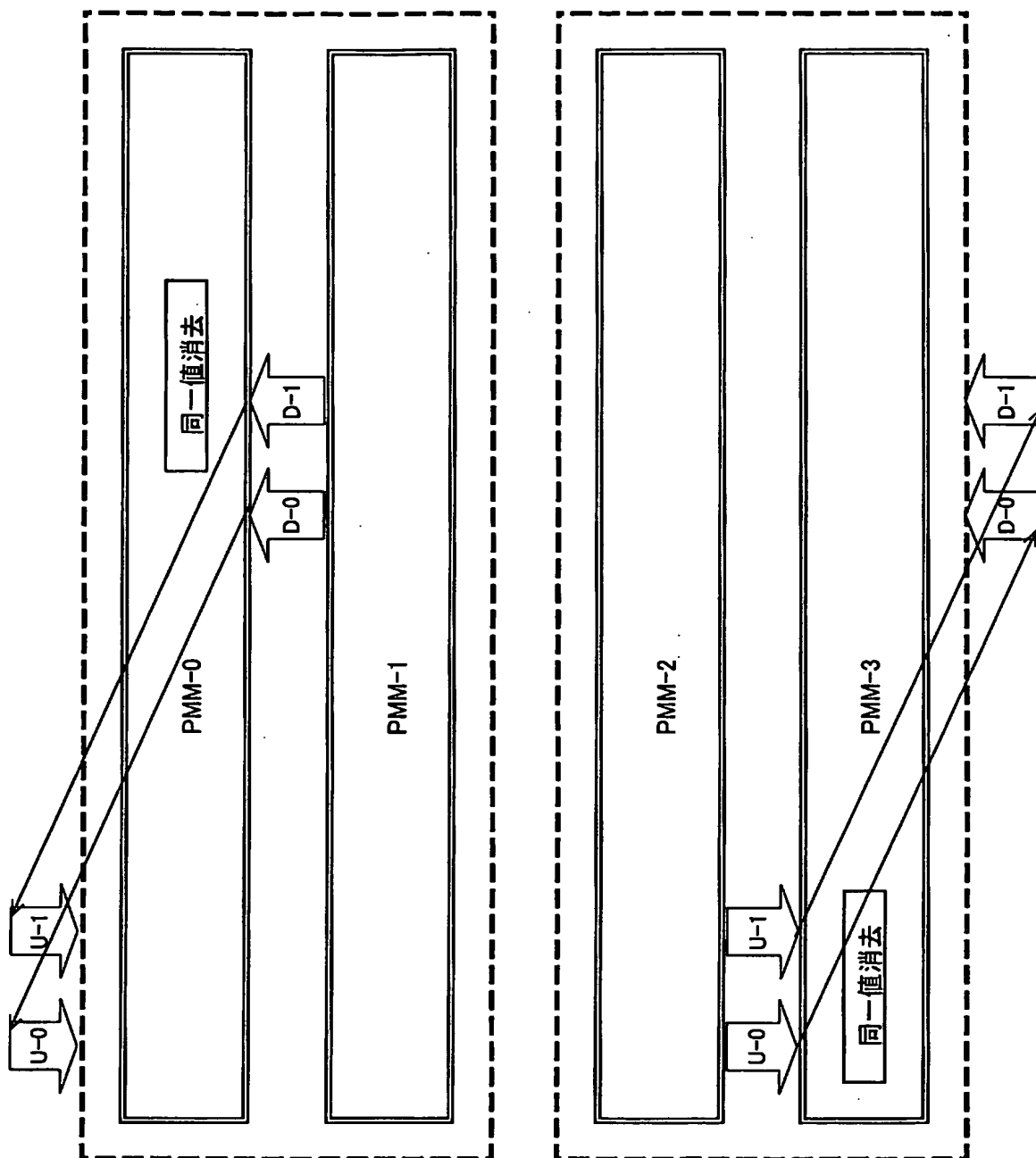
Fig.12



[図13]

Fig.13

第4のタイミング



[図14]

Fig.14A

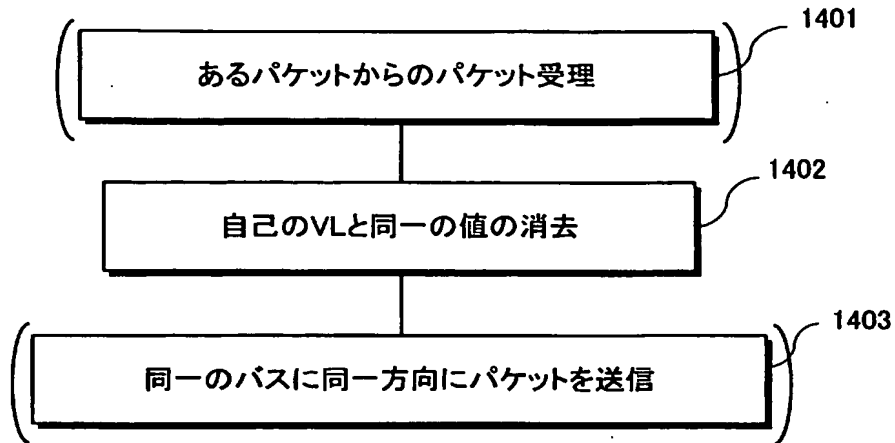
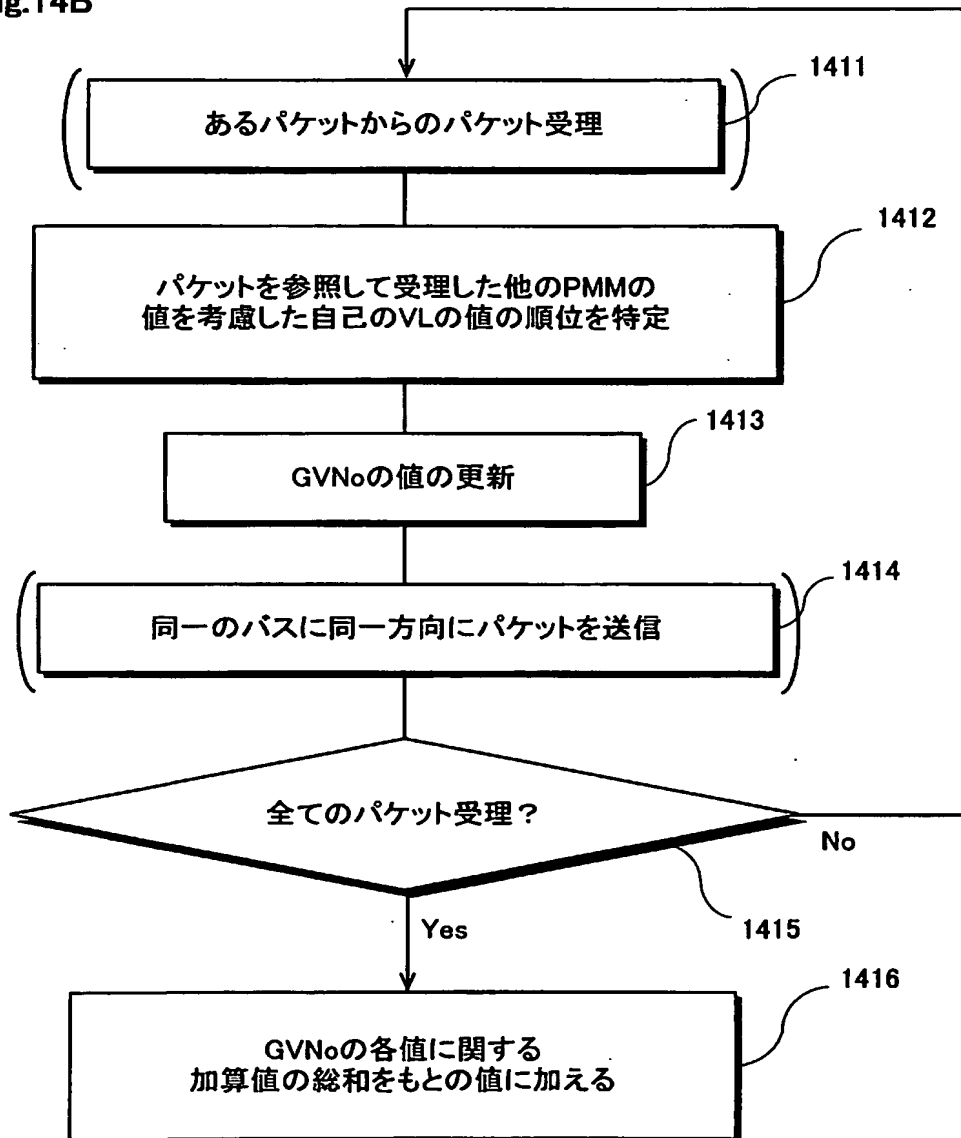
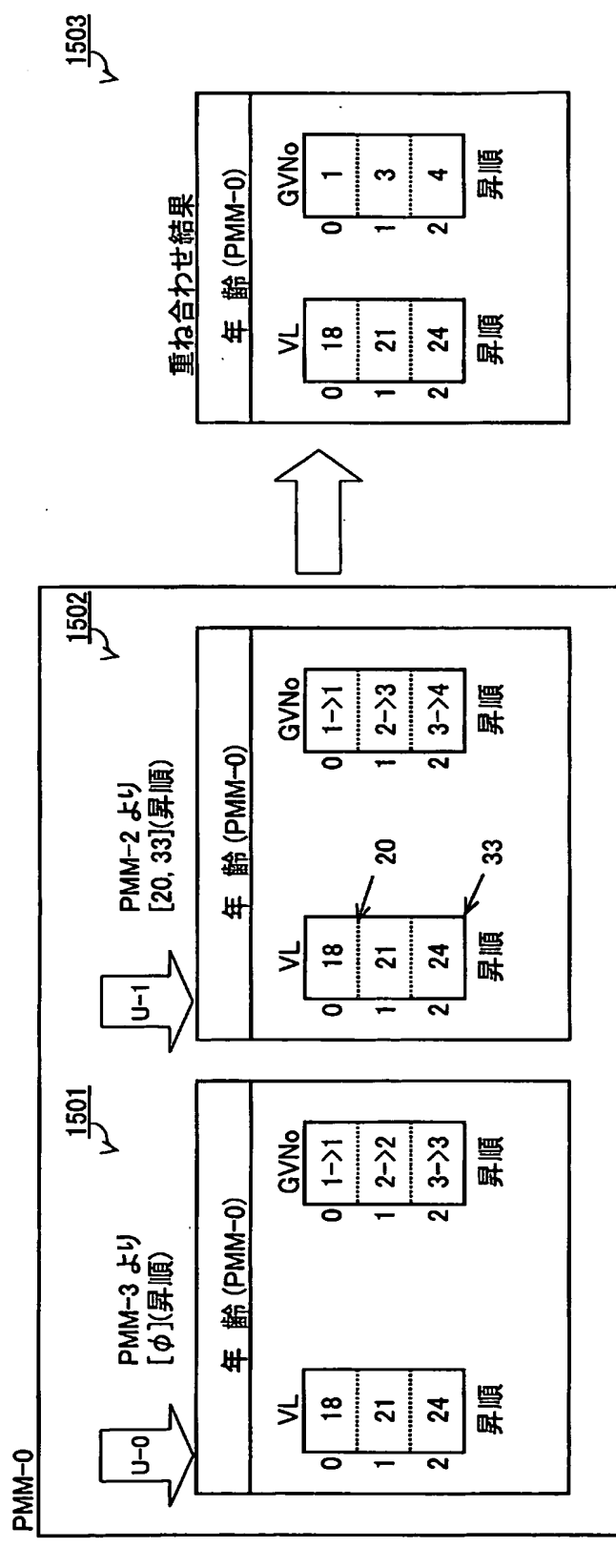


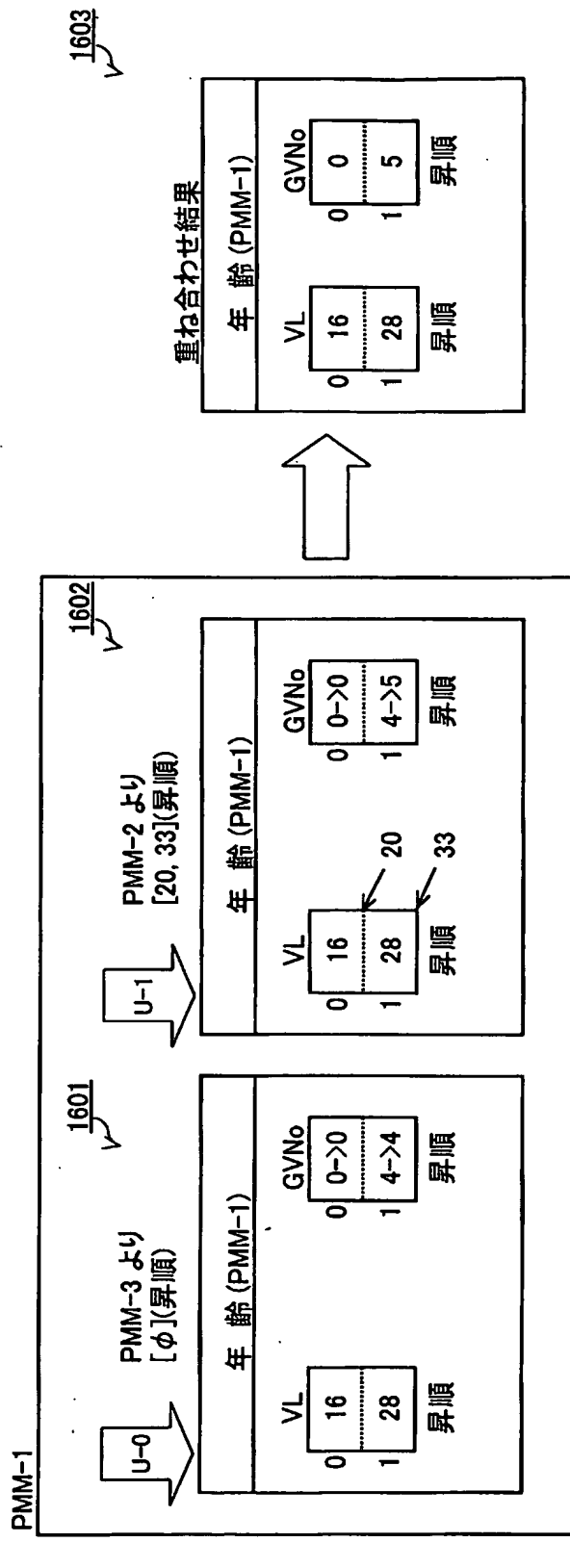
Fig.14B



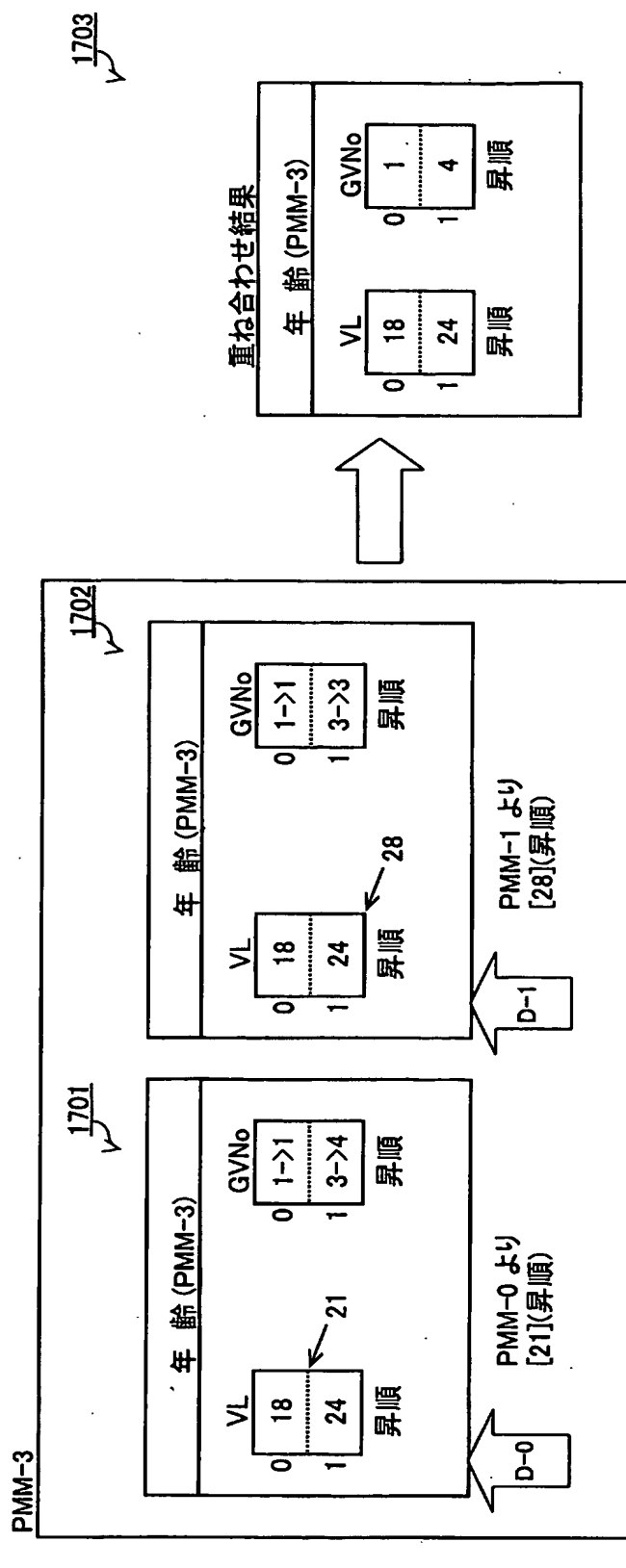
[図15]



[図16]



[図17]

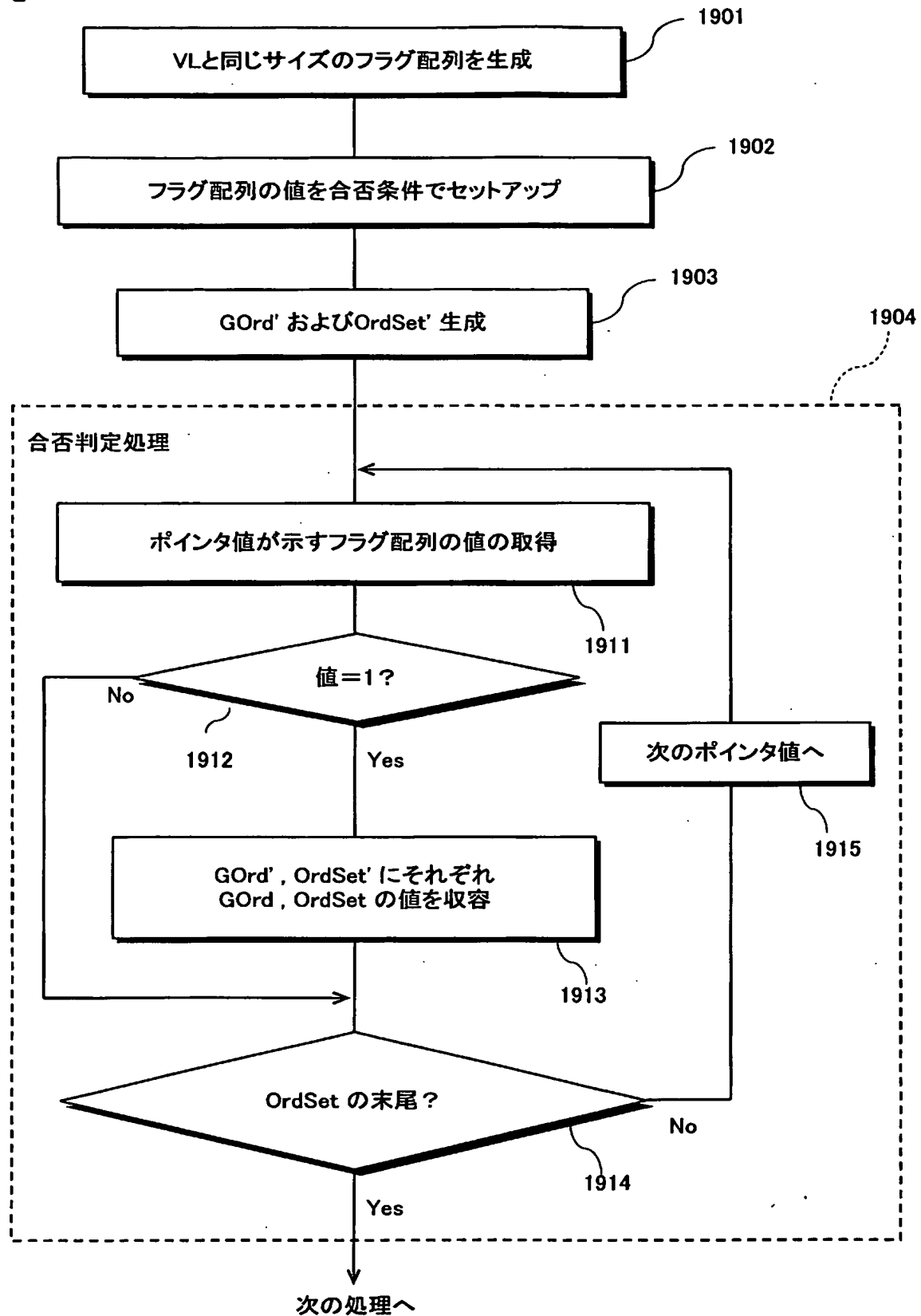






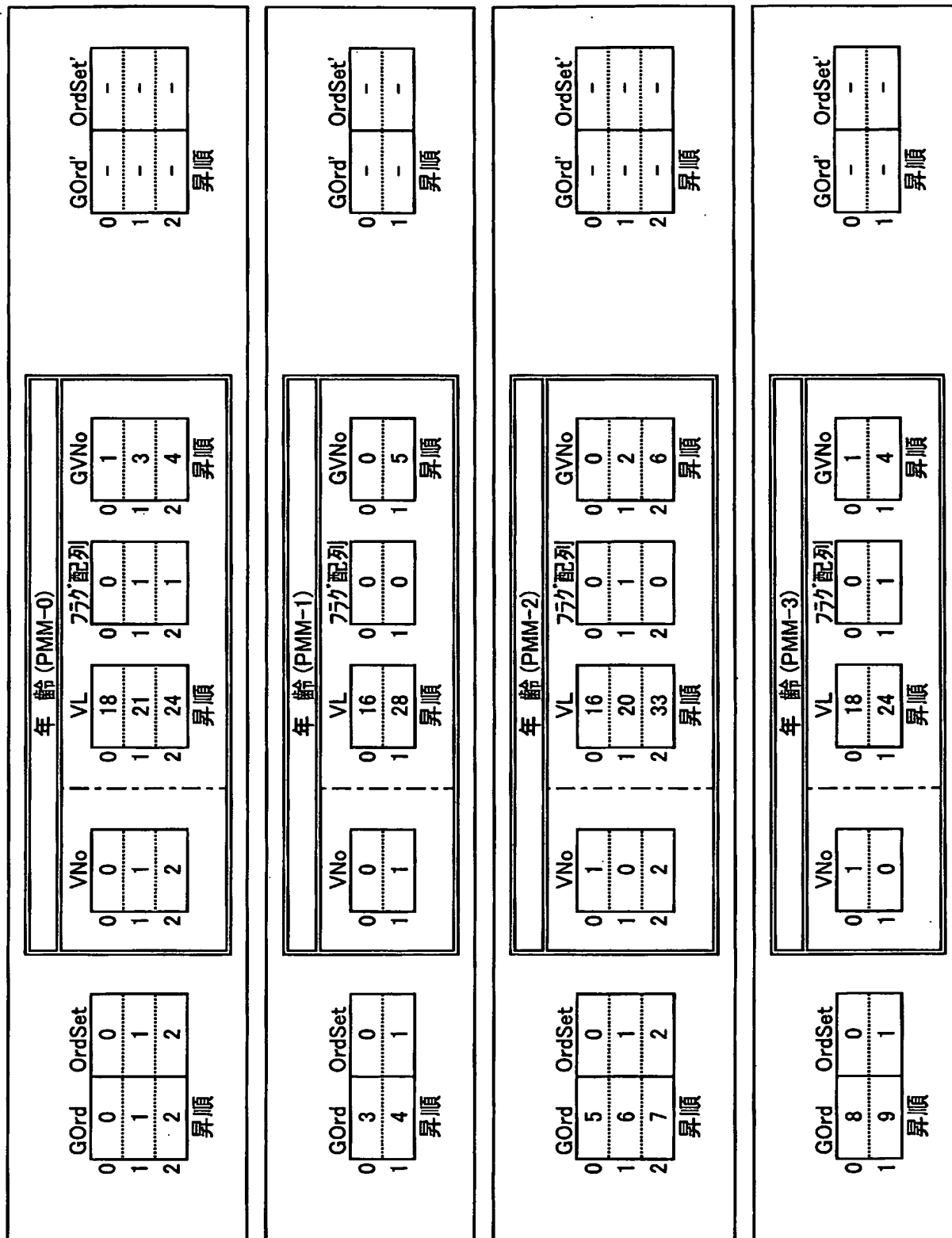
[図19]

Fig.19



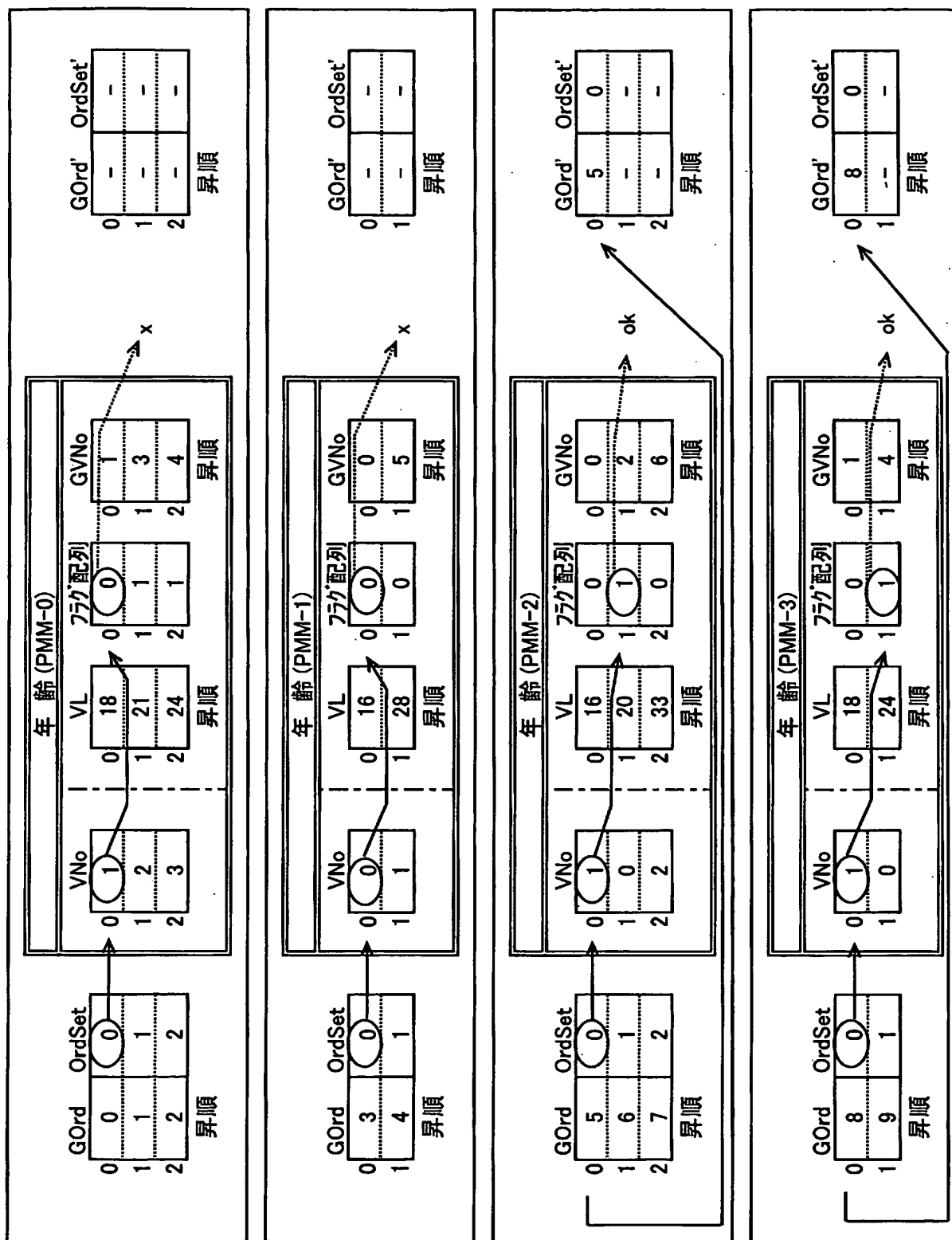
[図20]

Fig.20



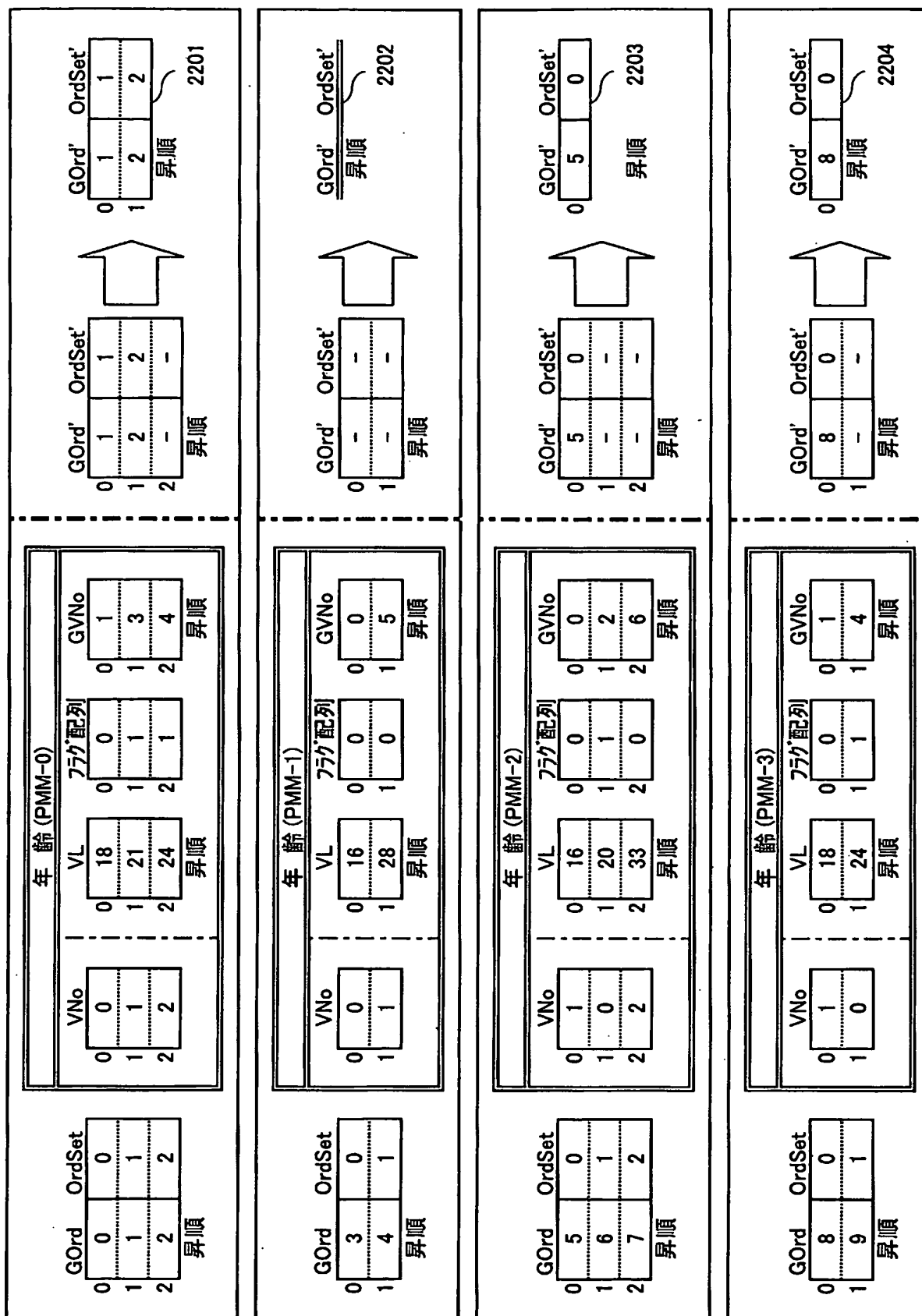
[図21]

Fig.21



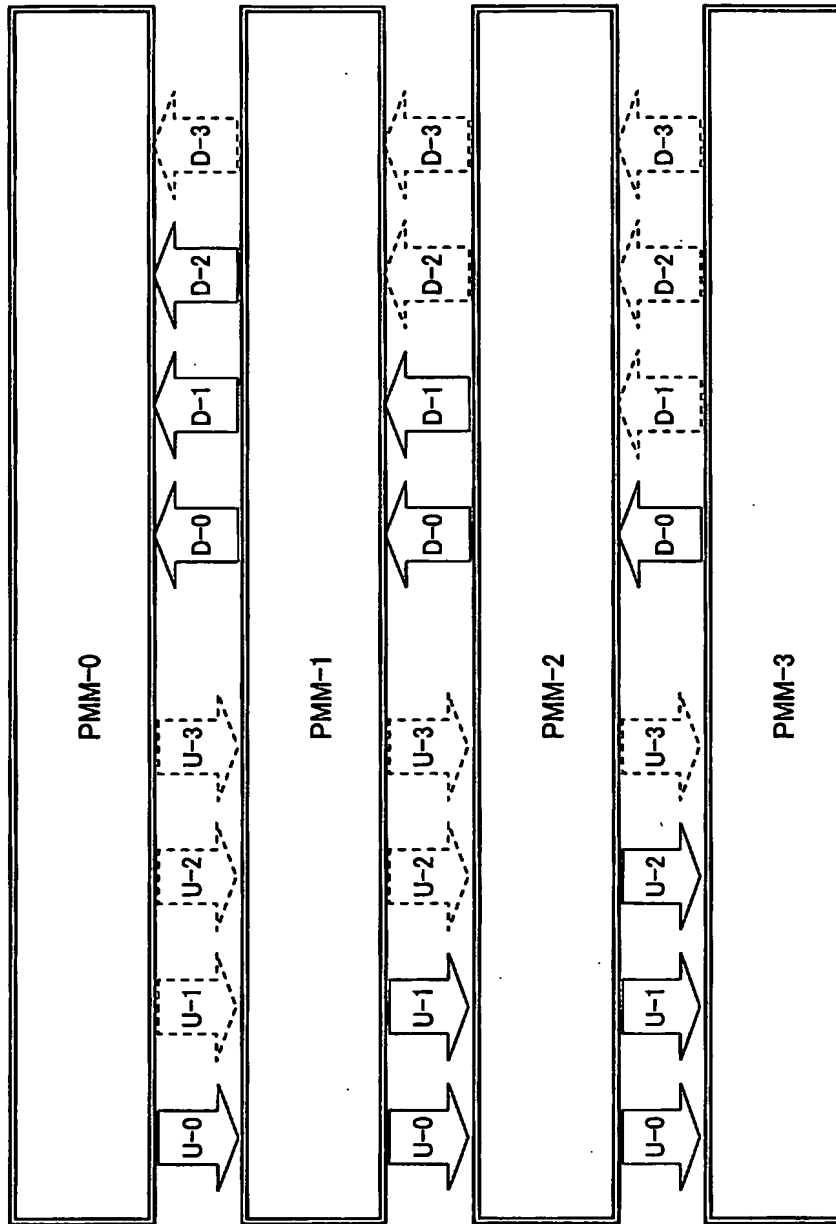
[図22]

Fig.22



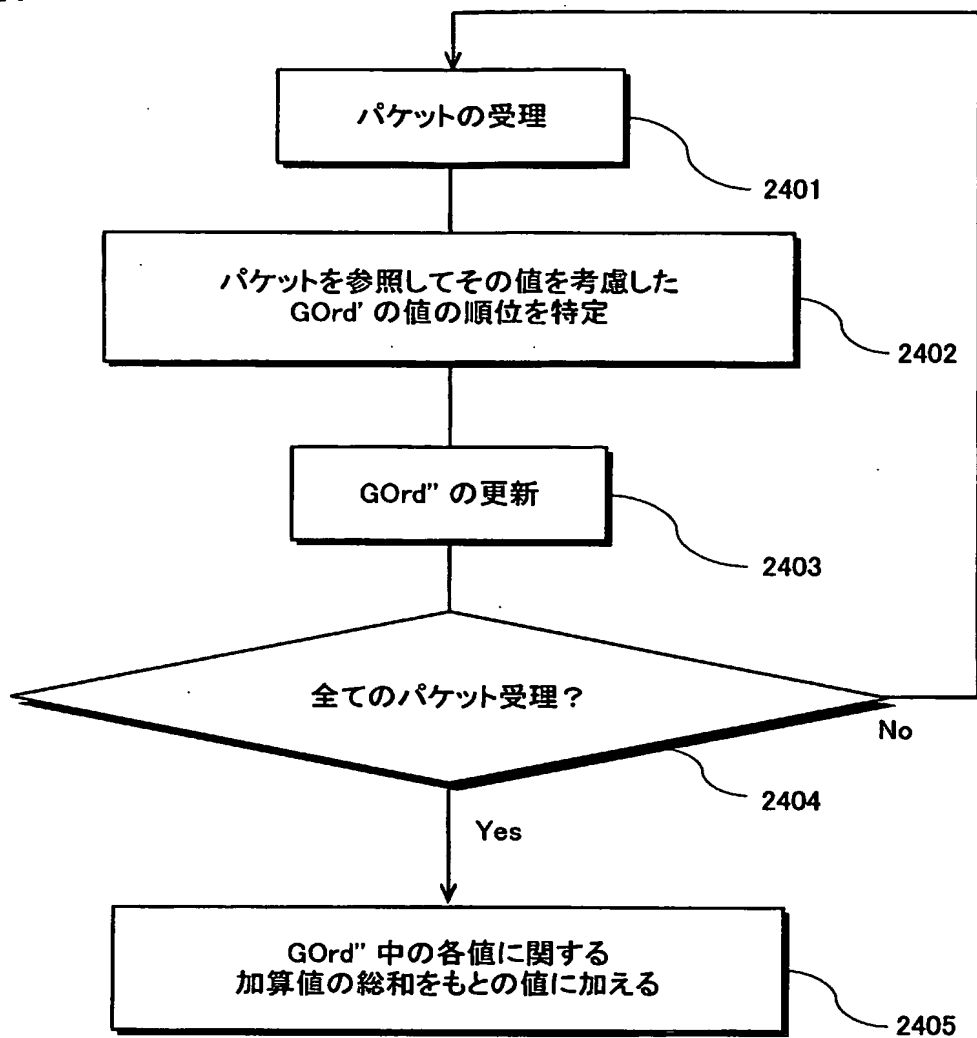
[図23]

Fig.23



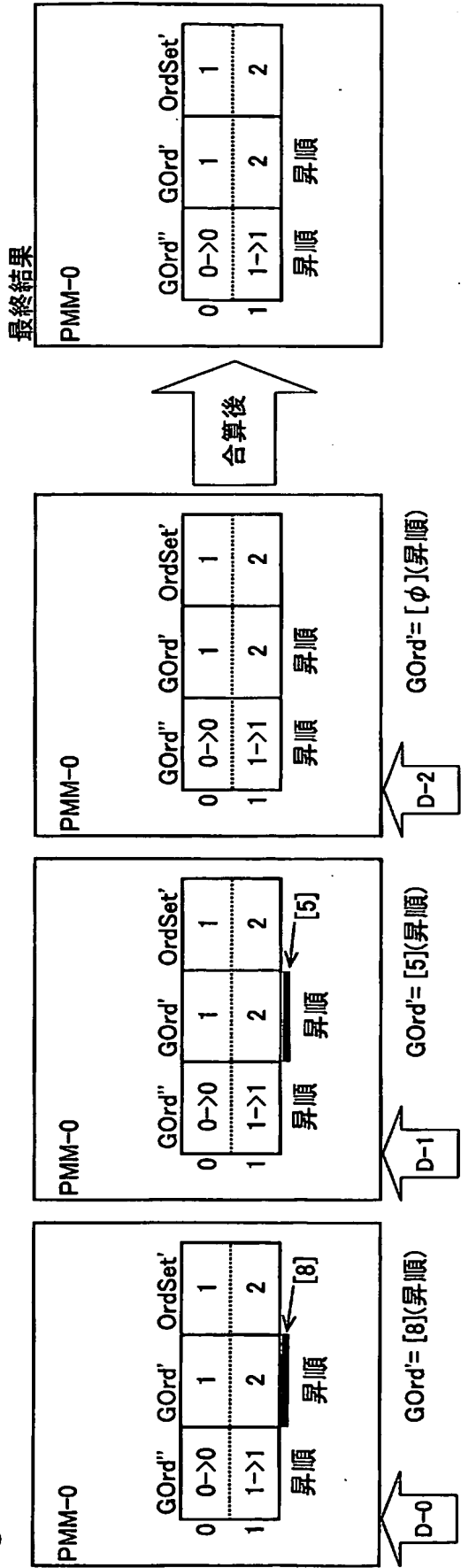
[図24]

Fig.24



[図25]

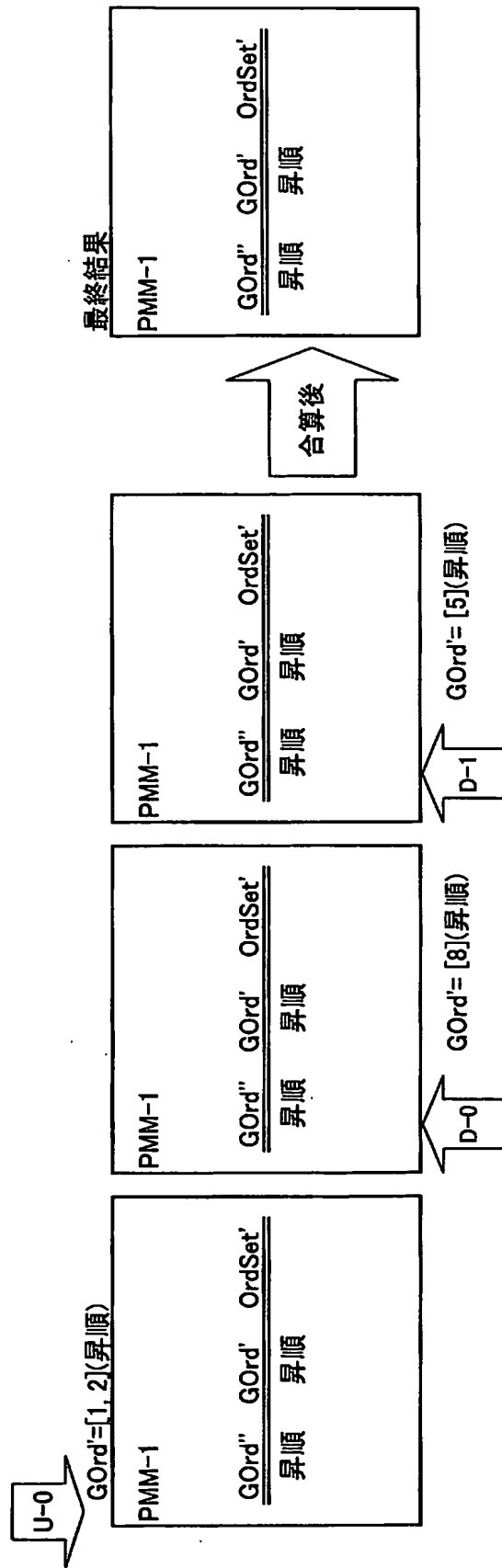
Fig.25





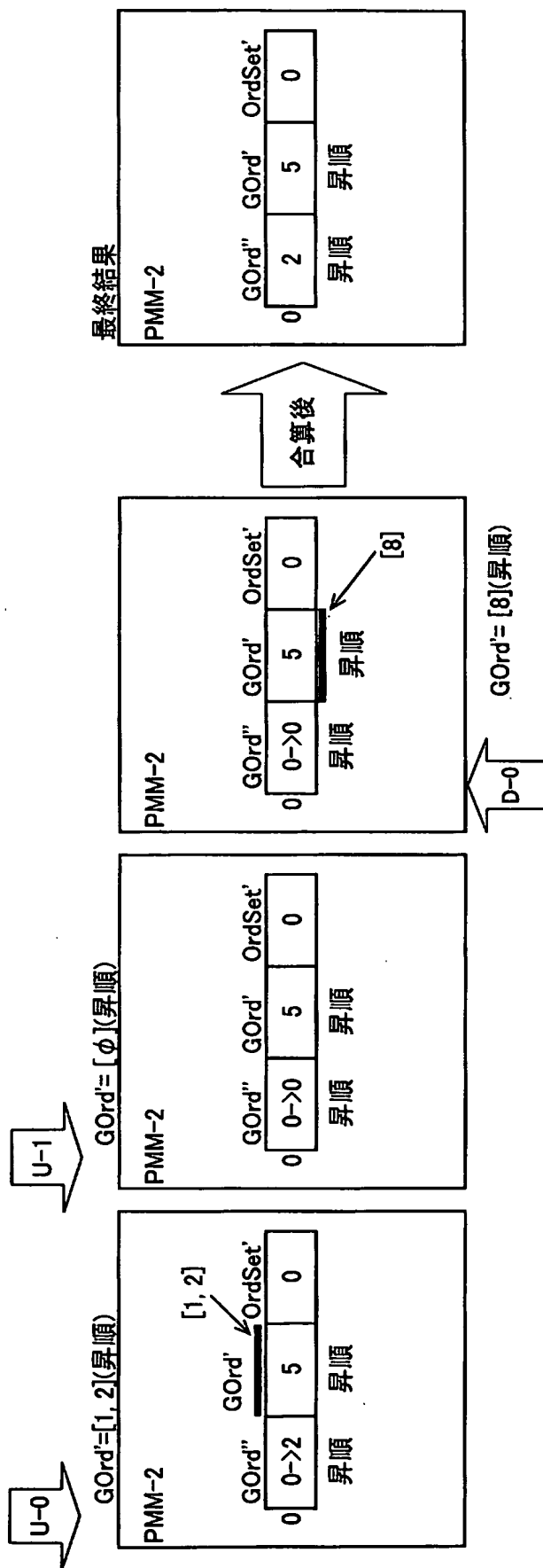
[図26]

Fig.26



[図27]

Fig.27



[図28]

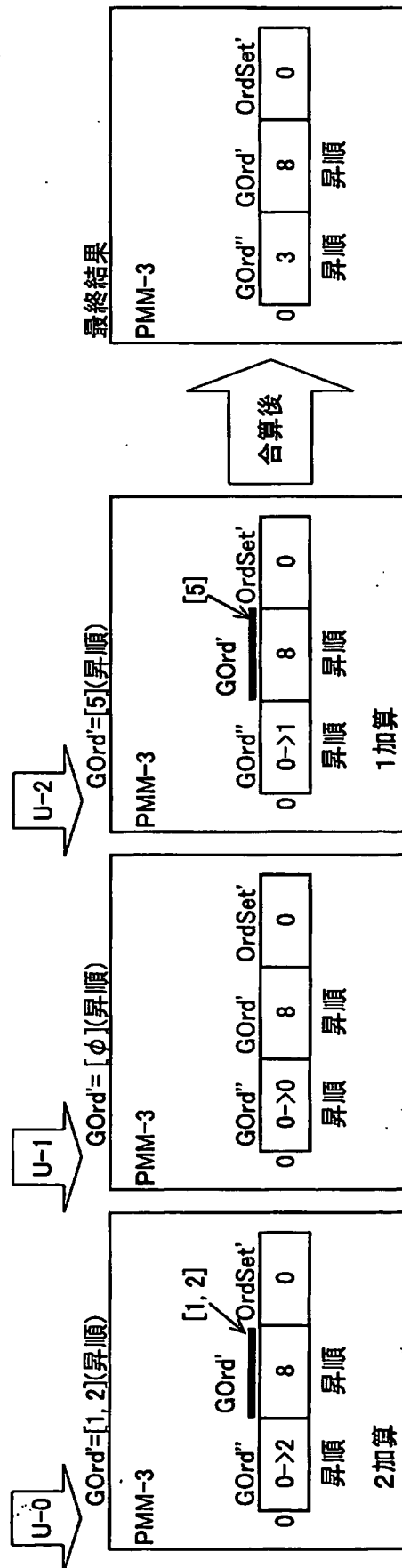
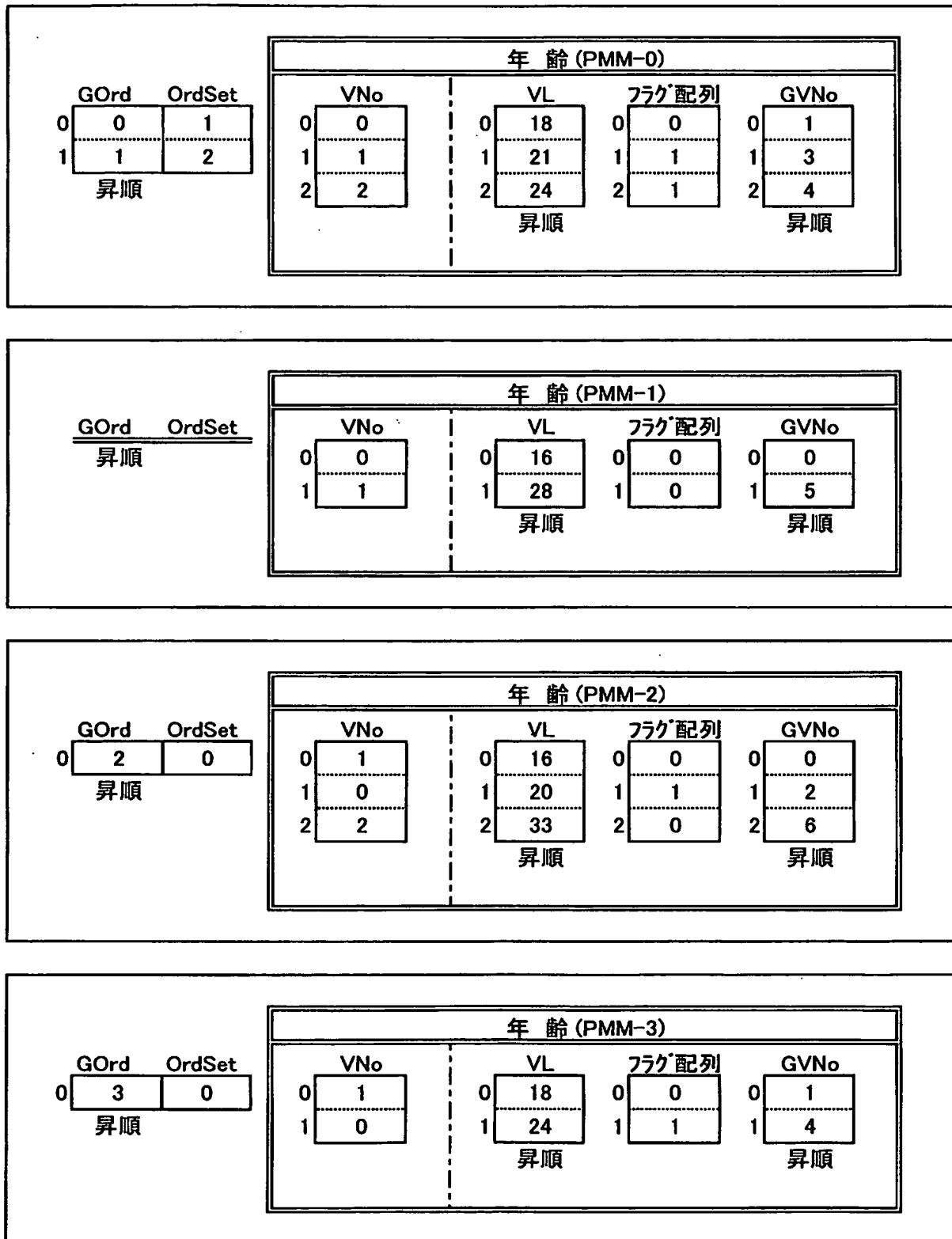


Fig.28

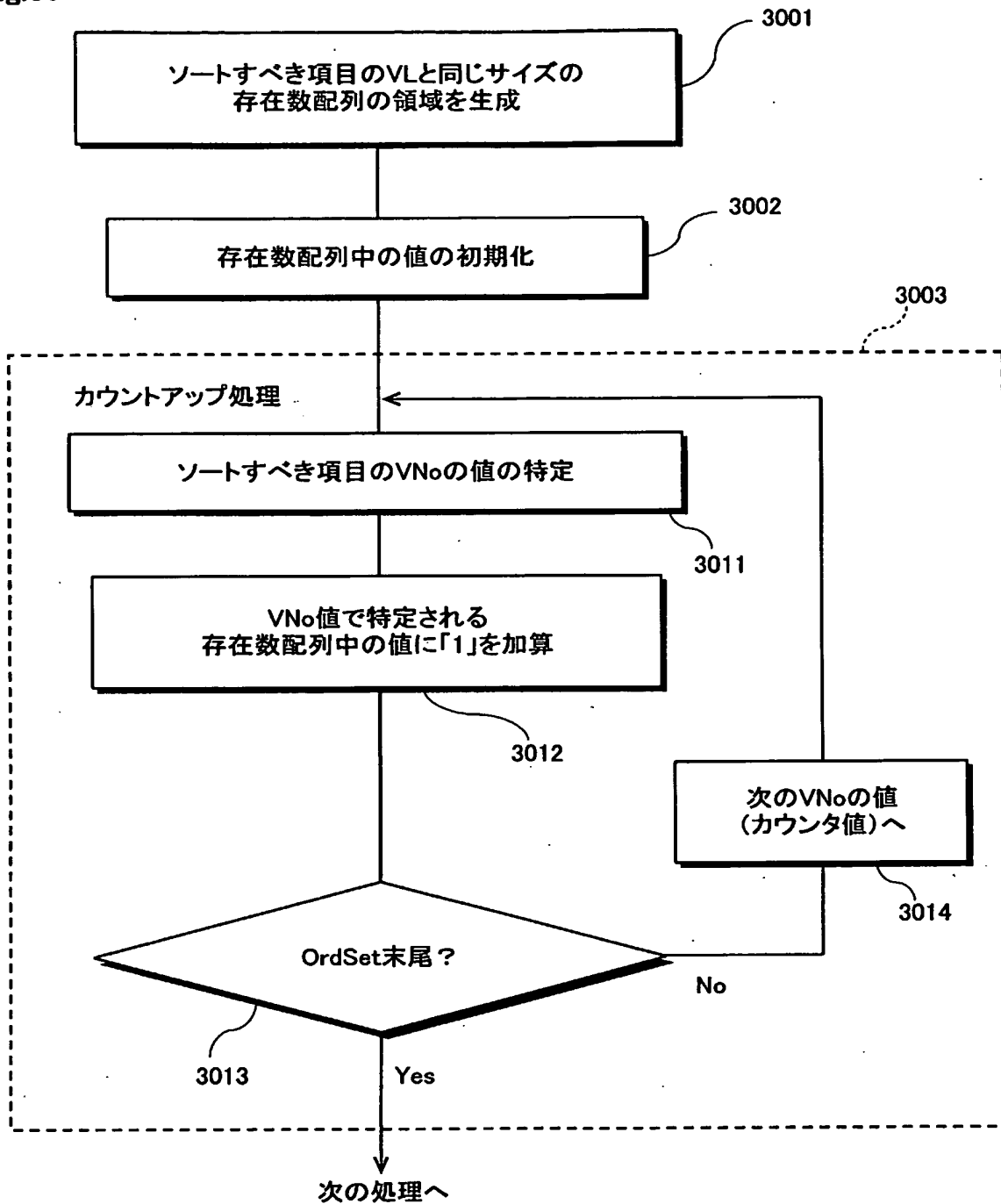
[図29]

Fig.29



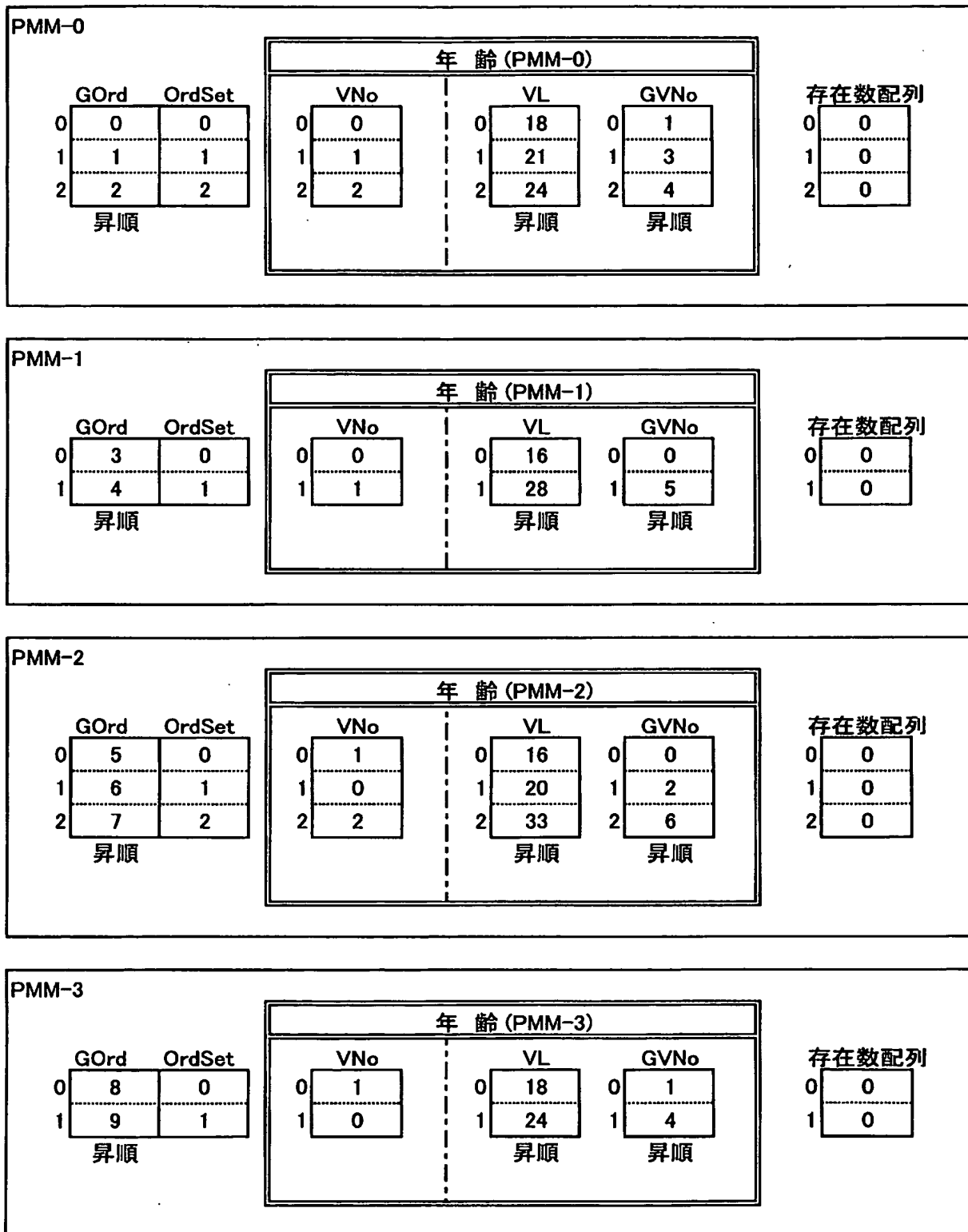
[図30]

Fig.30



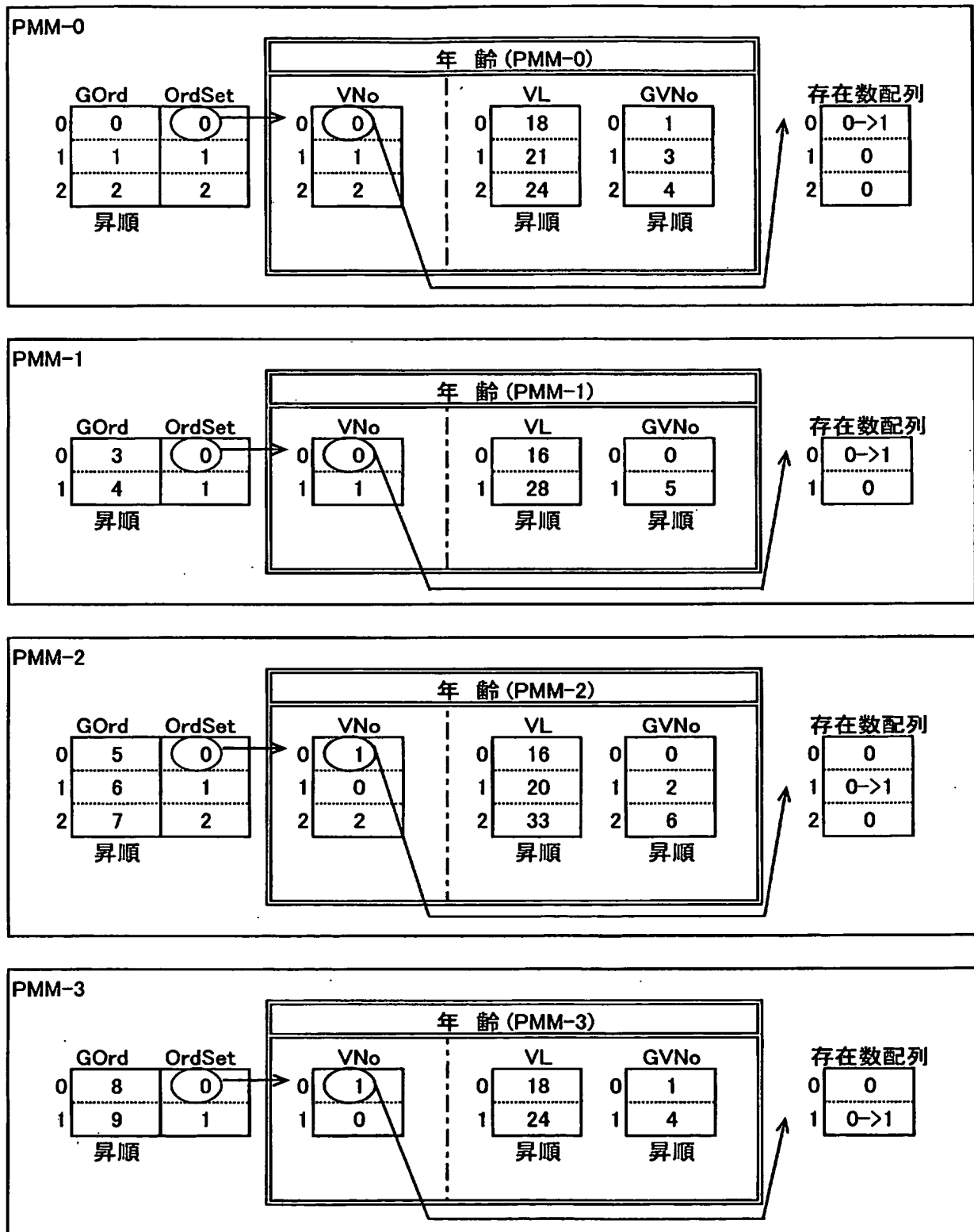
[図31]

Fig.31



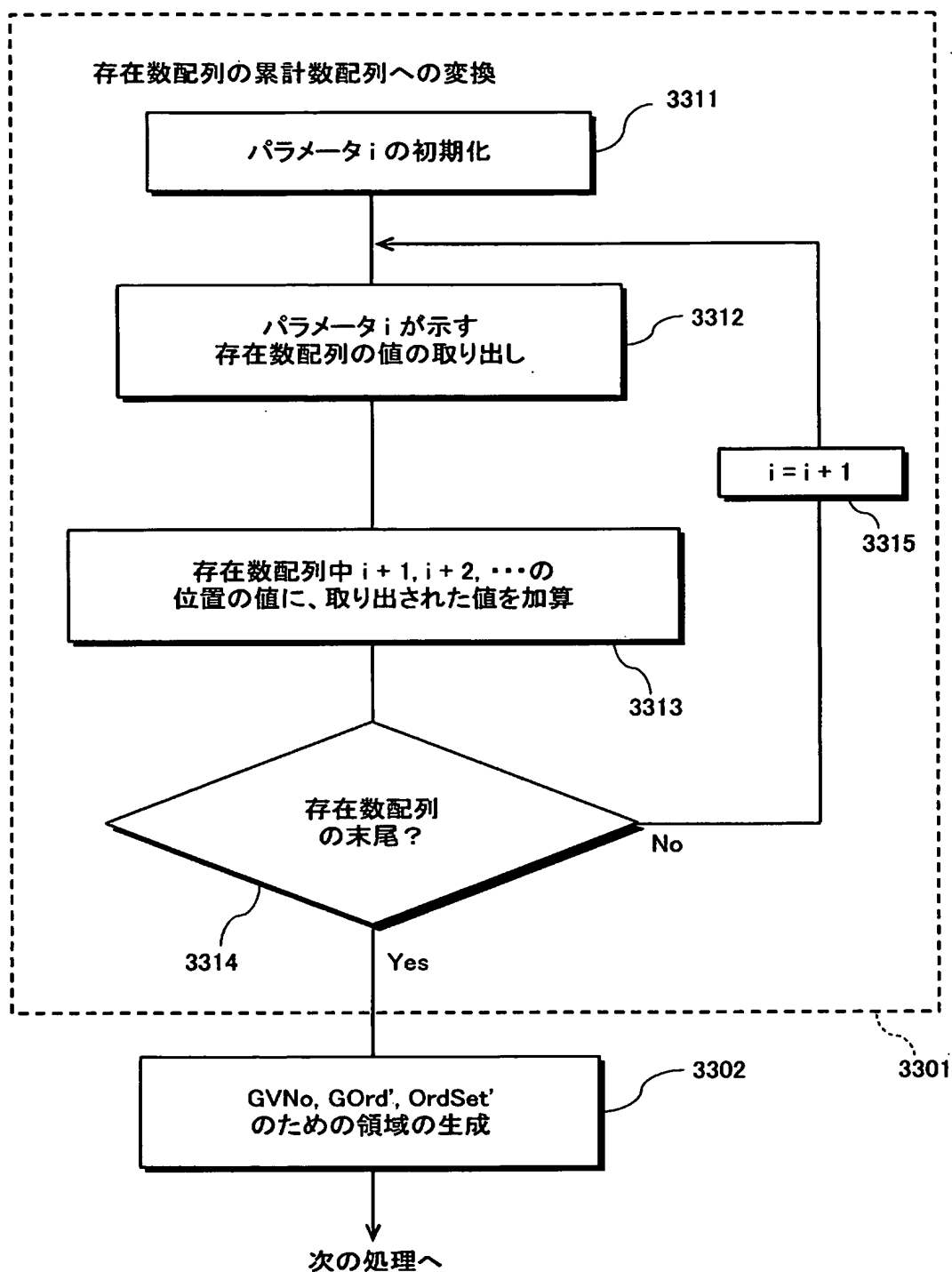
[図32]

Fig.32



[図33]

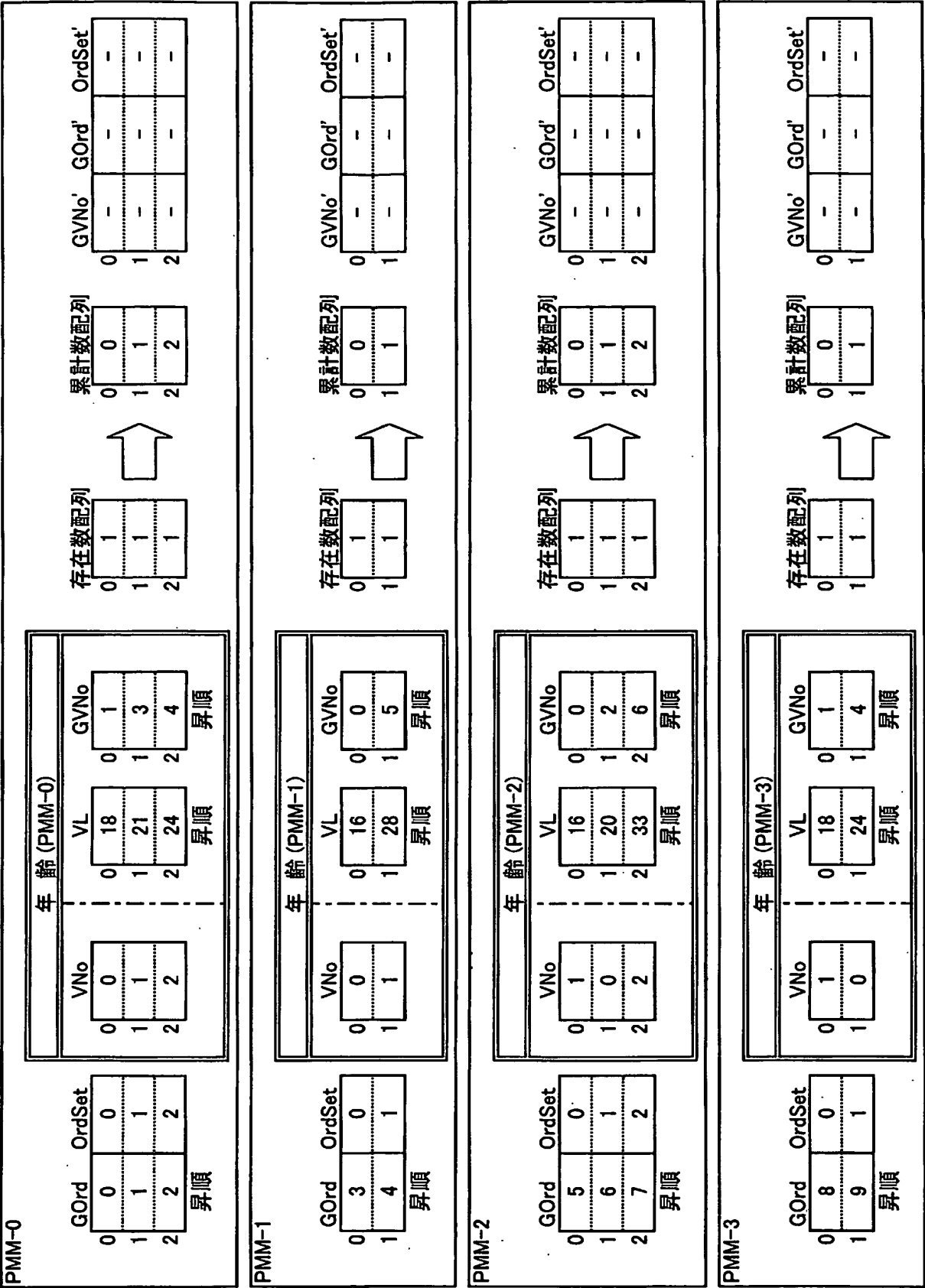
Fig.33





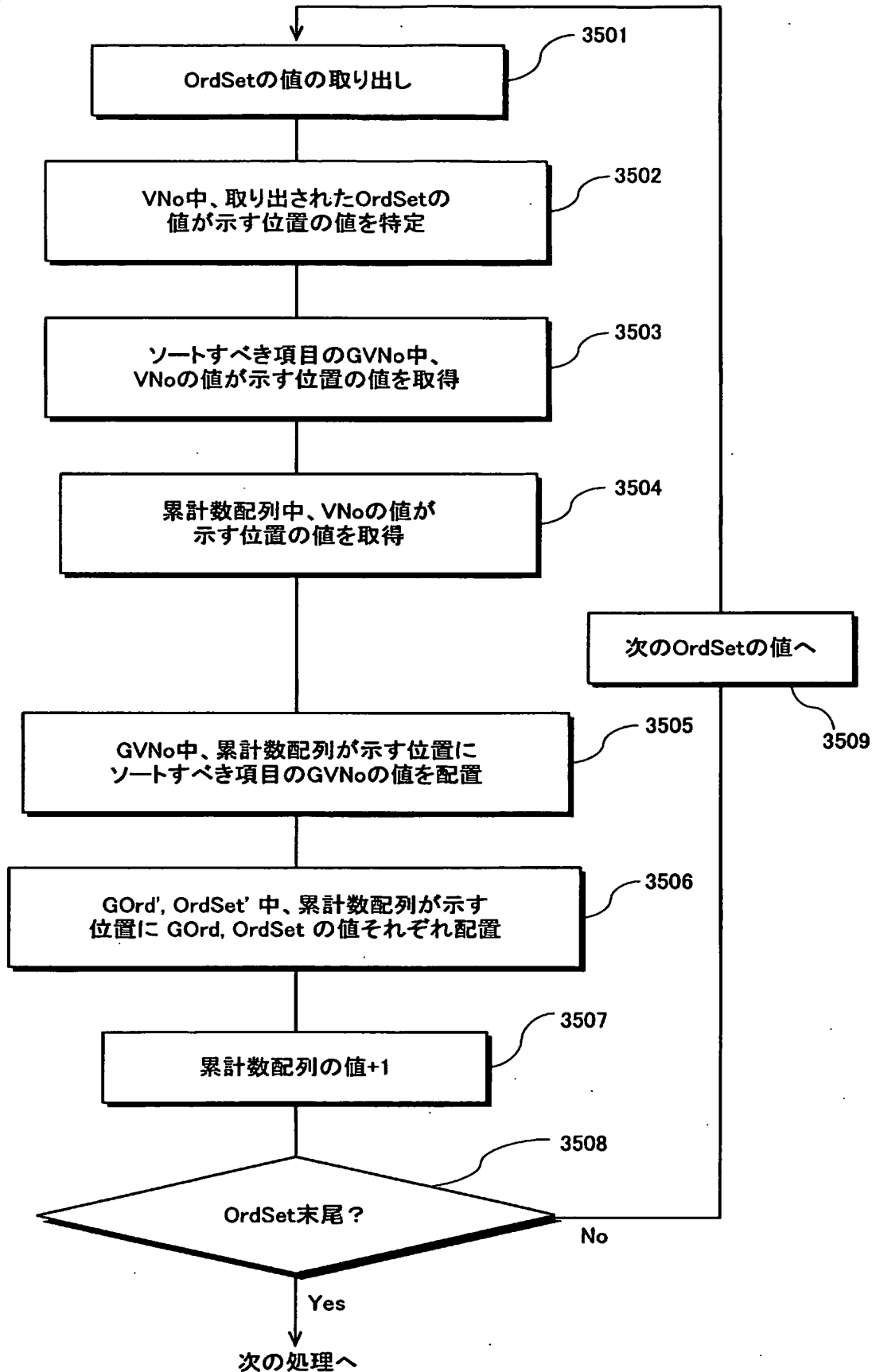
[図34]

Fig.34



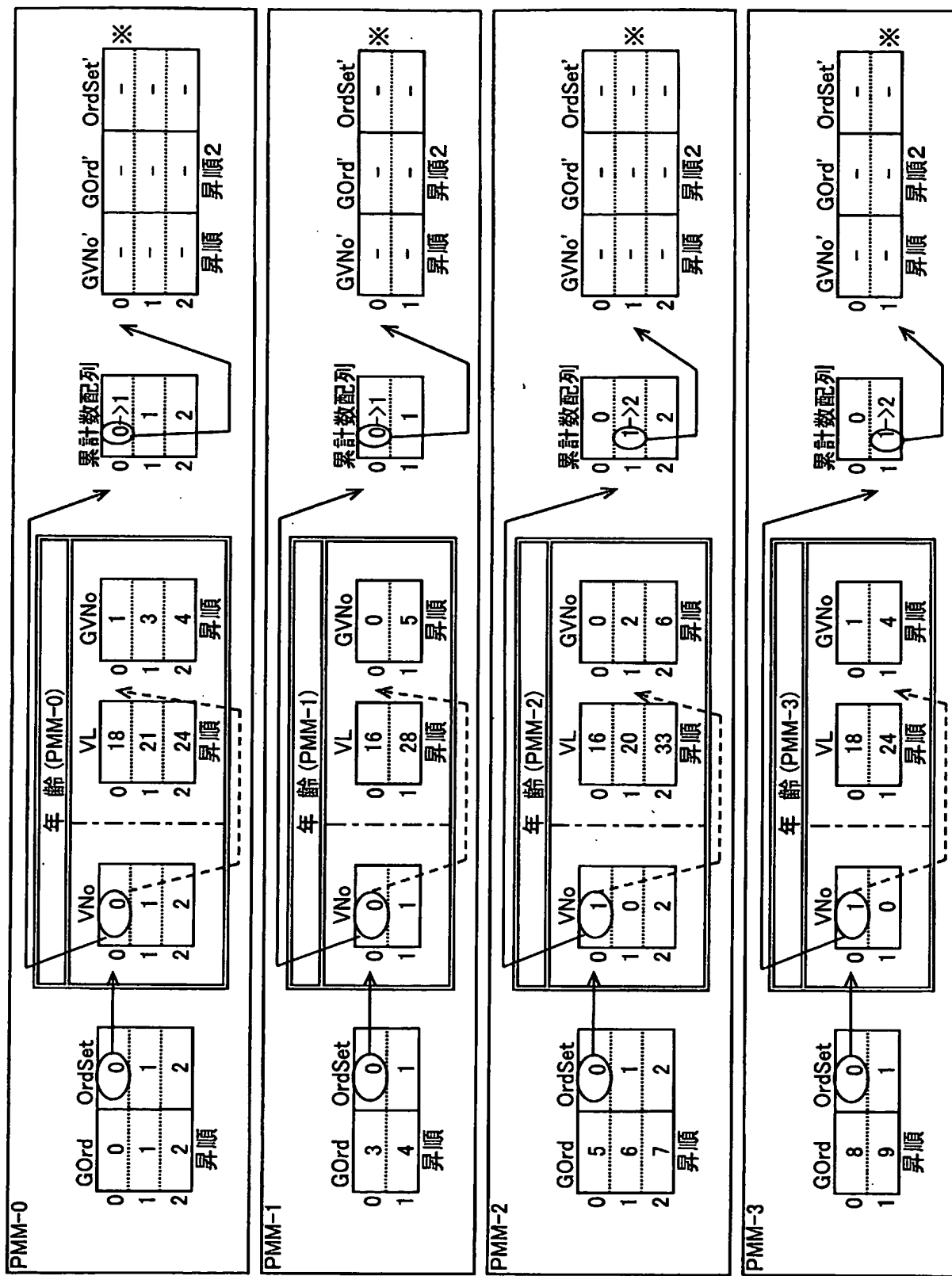
[図35]

Fig.35



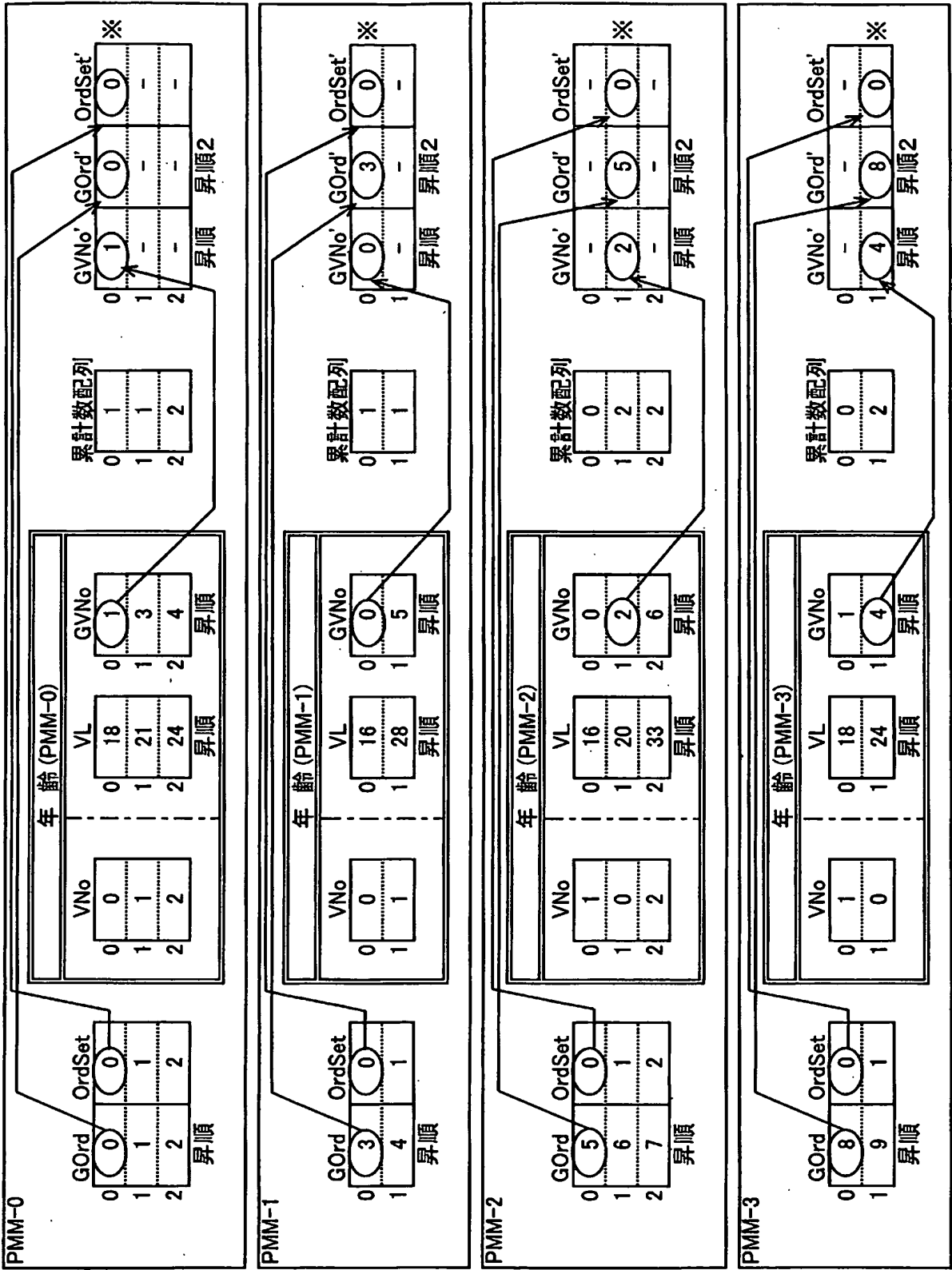
[図36]

Fig.36



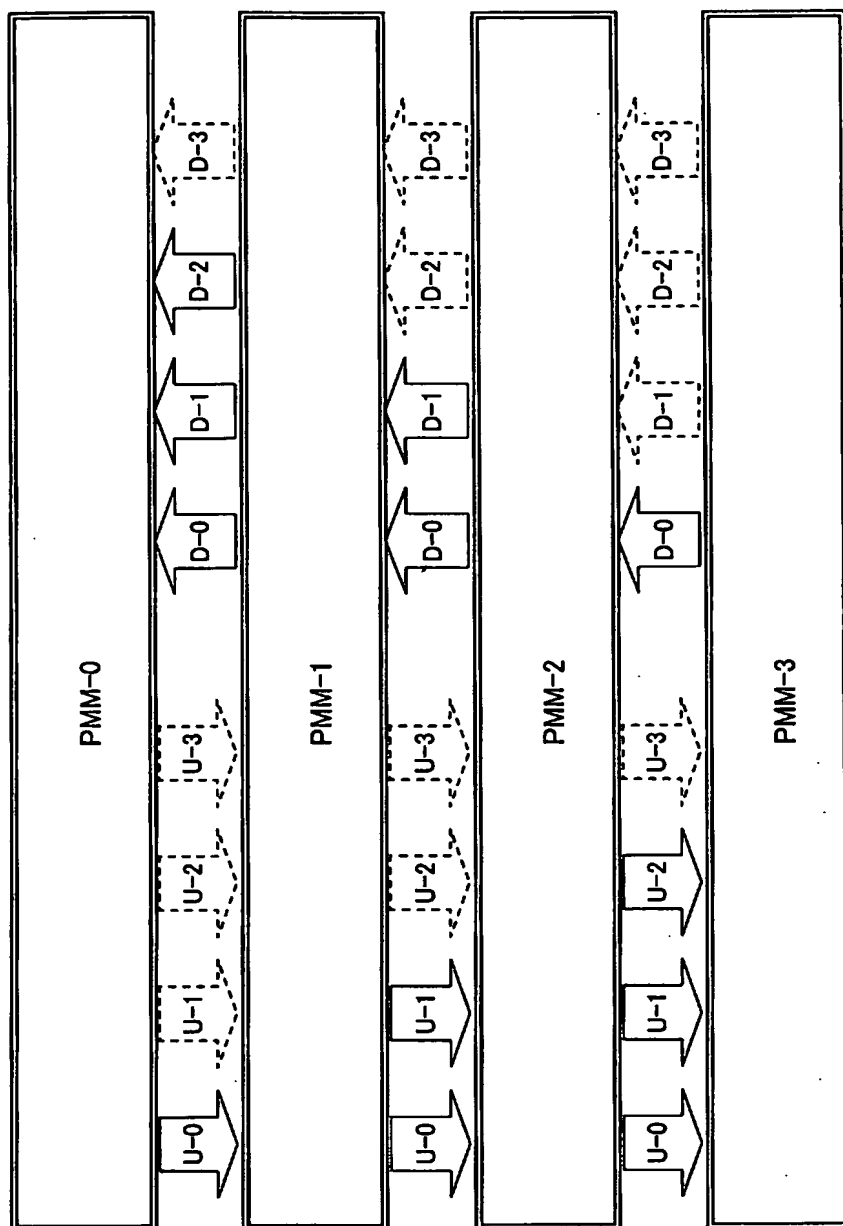
[図37]

Fig.37



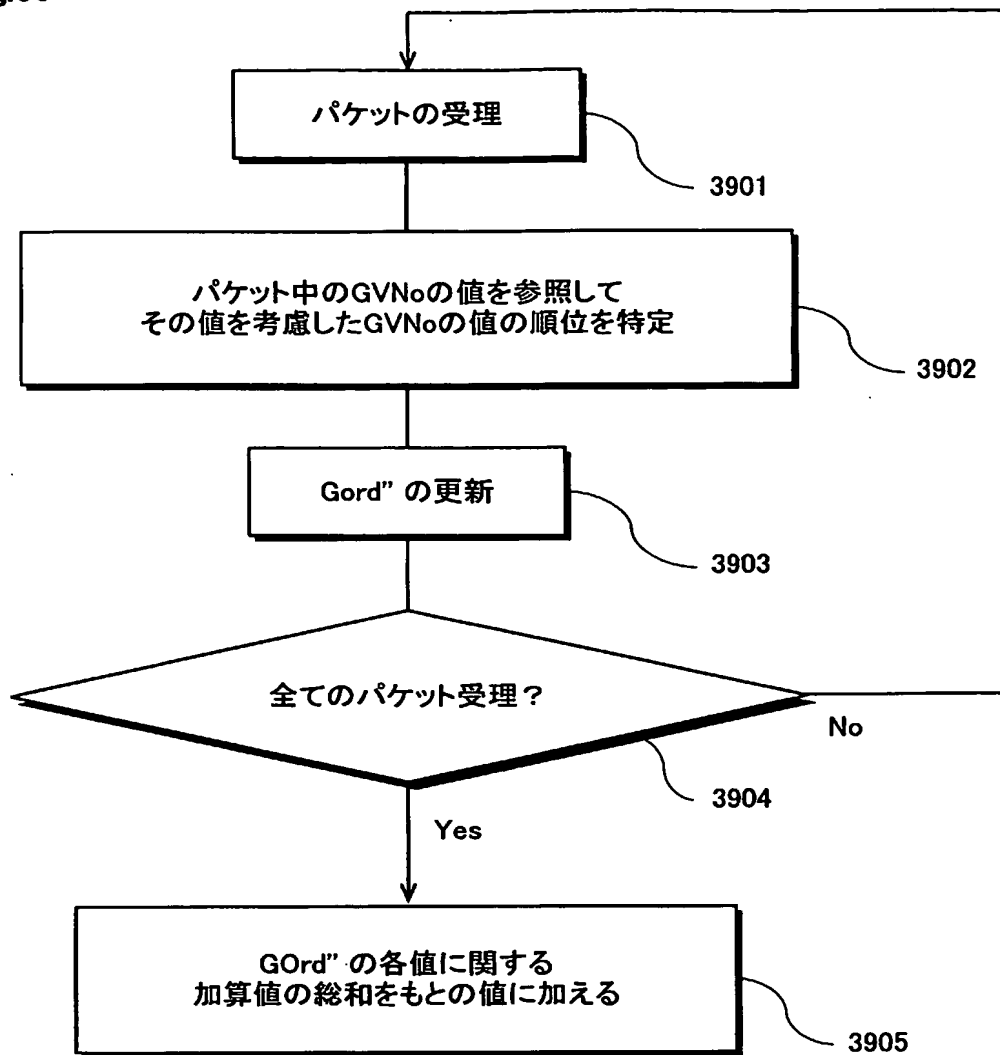
[図38]

Fig.38



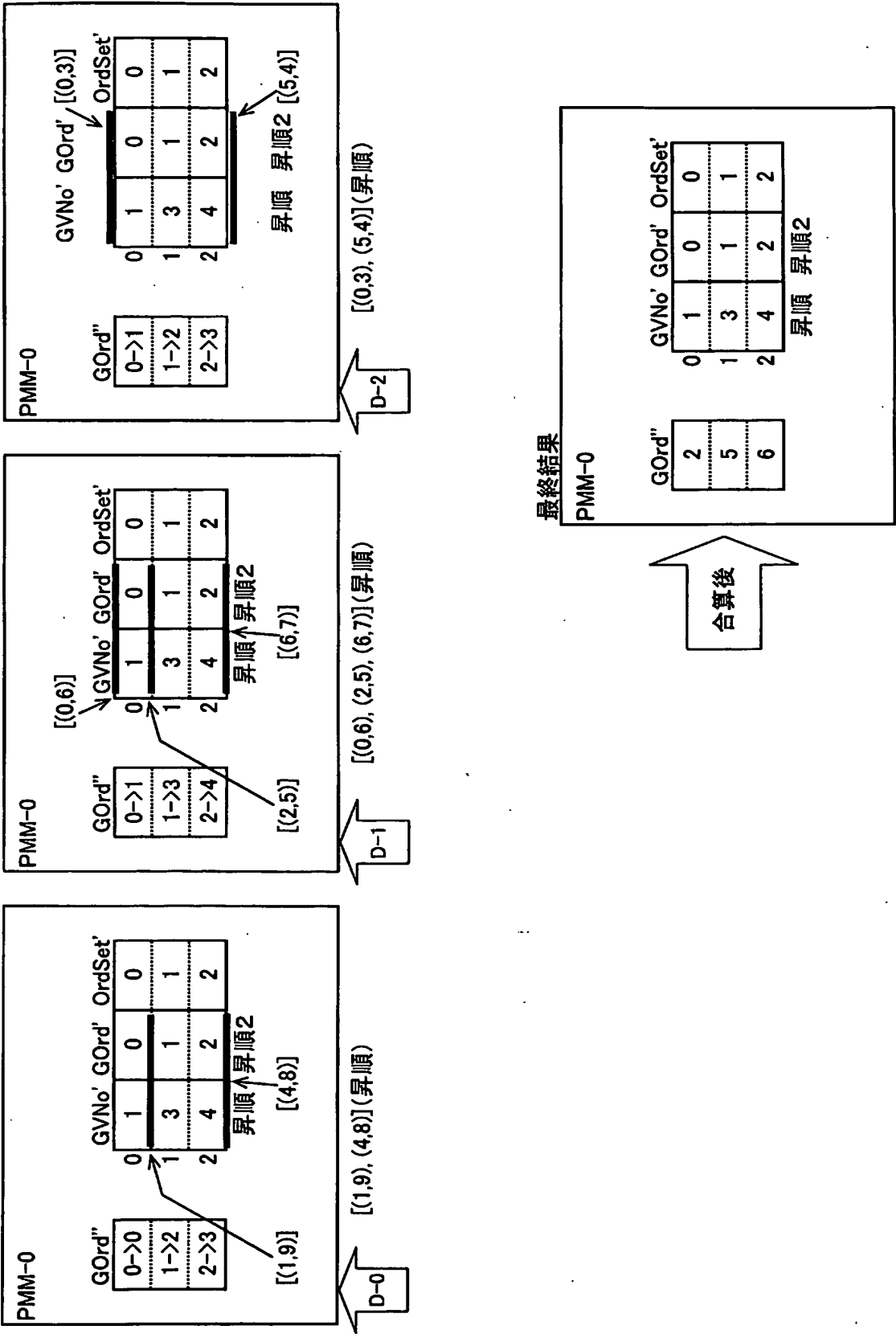
[図39]

Fig.39



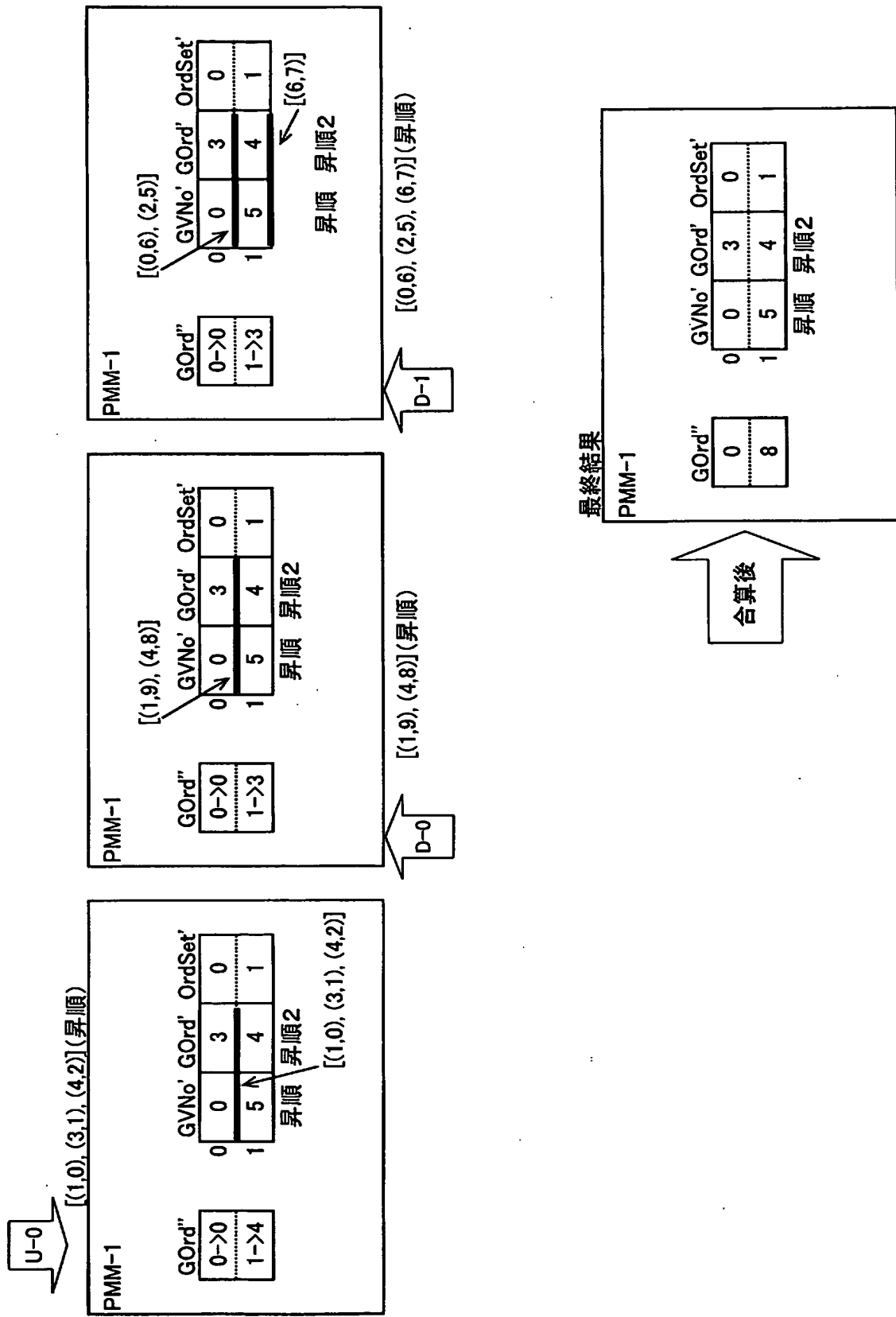
[図40]

Fig.40



[図41]

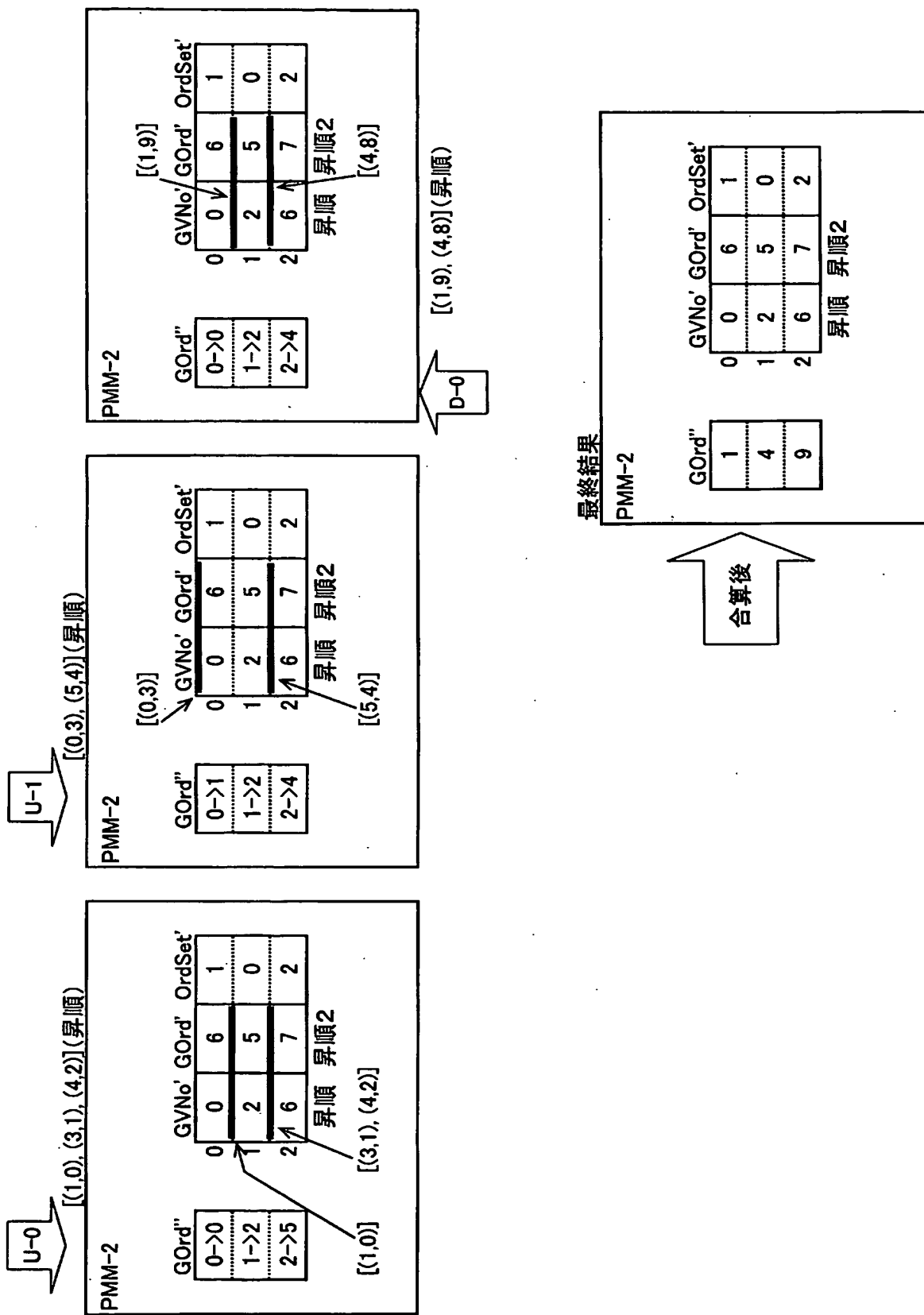
Fig.41



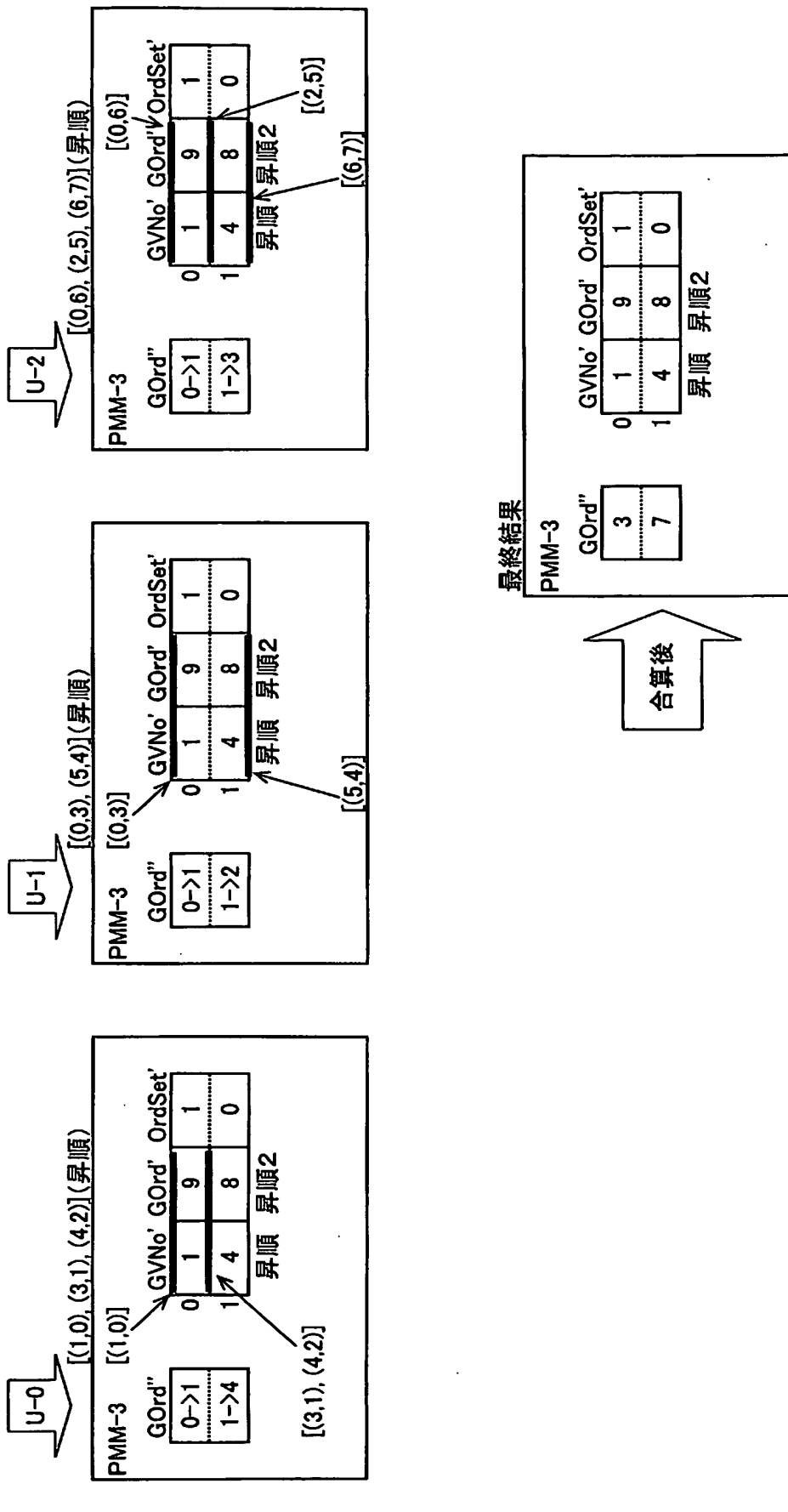


[図42]

Fig. 42



[図43]



[図44]

Fig.44

OFFSET=0																	
性別 (PMM-0)				年 齡 (PMM-0)				身 長 (PMM-0)				体 重 (PMM-0)					
VNo		VL		GVNo		VNo		VL		GVNo		VNo		VL		GVNo	
0	1	0	男	0	0	0	18	0	1	0	159	0	1	0	48	0	0
1	0	1	女	1	1	1	21	1	3	1	168	1	2	1	55	1	2
2	1	2	昇順	2	2	2	24	2	4	2	172	2	0	2	64	2	3
昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順	
GOrd OrdSet				年 齡 (PMM-1)				身 長 (PMM-1)				体 重 (PMM-1)					
VNo		VL		GVNo		VNo		VL		GVNo		VNo		VL		GVNo	
0	0	0	0	0	0	0	16	0	0	0	172	0	0	0	48	0	0
1	8	1	1	1	1	1	28	1	5	1	181	1	1	1	78	1	5
昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順	
GOrd OrdSet				年 齡 (PMM-2)				身 長 (PMM-2)				体 重 (PMM-2)					
VNo		VL		GVNo		VNo		VL		GVNo		VNo		VL		GVNo	
0	1	1	0	0	0	0	16	0	1	0	166	0	1	0	52	0	1
1	4	0	1	1	1	1	20	1	2	1	168	1	2	1	55	1	2
2	9	2	昇順	2	2	2	33	2	6	2	174	2	5	2	65	2	4
昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順	
GOrd OrdSet				年 齡 (PMM-3)				身 長 (PMM-3)				体 重 (PMM-3)					
VNo		VL		GVNo		VNo		VL		GVNo		VNo		VL		GVNo	
0	3	1	0	0	0	0	18	0	1	0	170	0	3	0	55	0	2
1	7	0	1	1	1	1	24	1	4	1	177	1	6	1	64	1	3
昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順		昇順	

[図45]

Fig.45

	性別	年齢	身長	体重
0	女	18	168	55
1	男	21	172	64
2	女	24	159	48
3	女	16	172	48
4	男	28	181	78
5	女	20	166	55
6	女	16	168	52
7	男	33	174	65
8	男	24	177	64
9	女	18	170	55

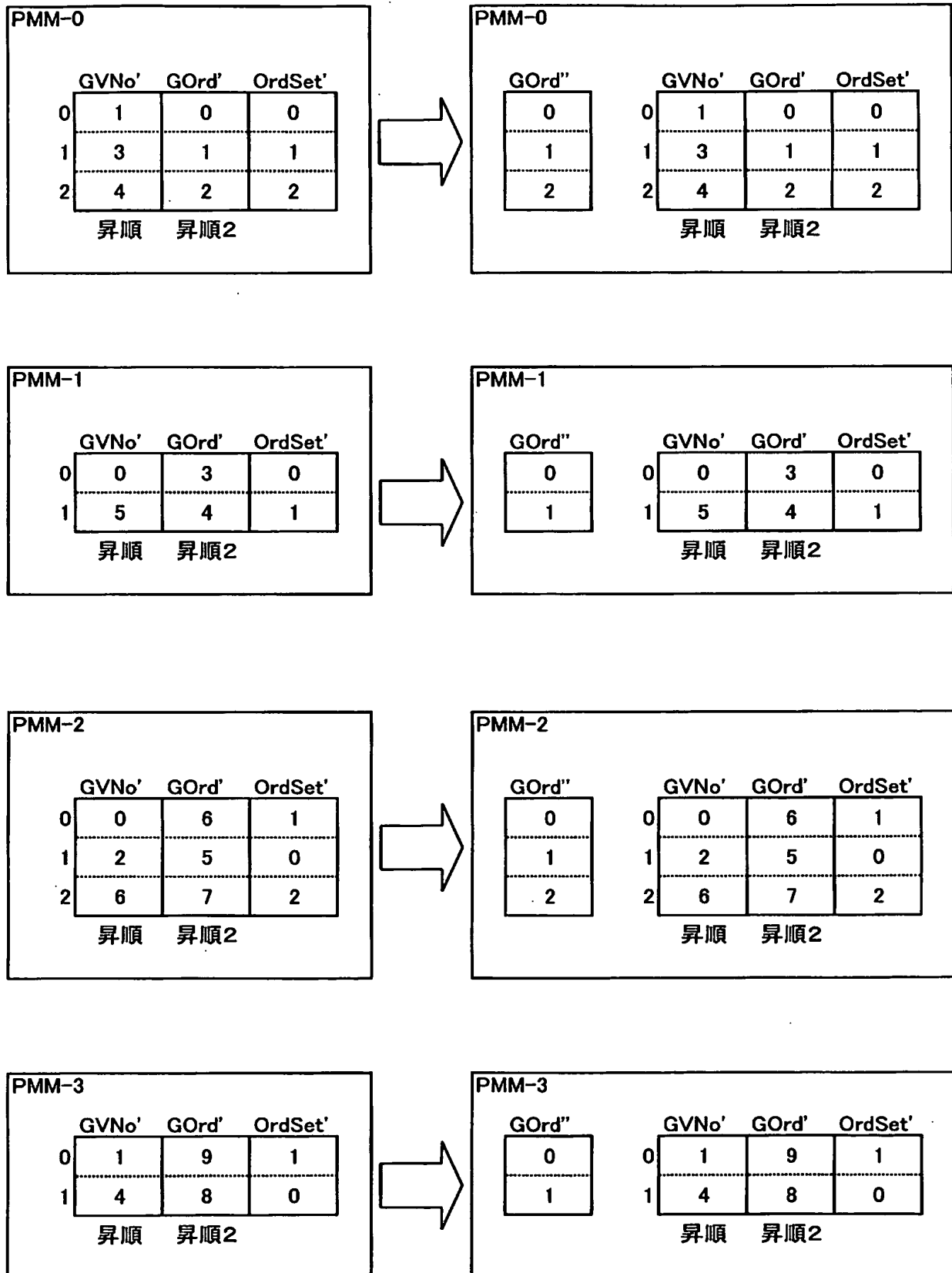
ソート前

	性別	年齢	身長	体重
0 3	女	16	172	48
1 6	女	16	168	52
2 0	女	18	168	55
3 9	女	18	170	55
4 5	女	20	166	55
5 1	男	21	172	64
6 2	女	24	159	48
7 8	男	24	177	64
8 4	男	28	181	78
9 7	男	33	174	65

ソート後

[図46]

Fig.46



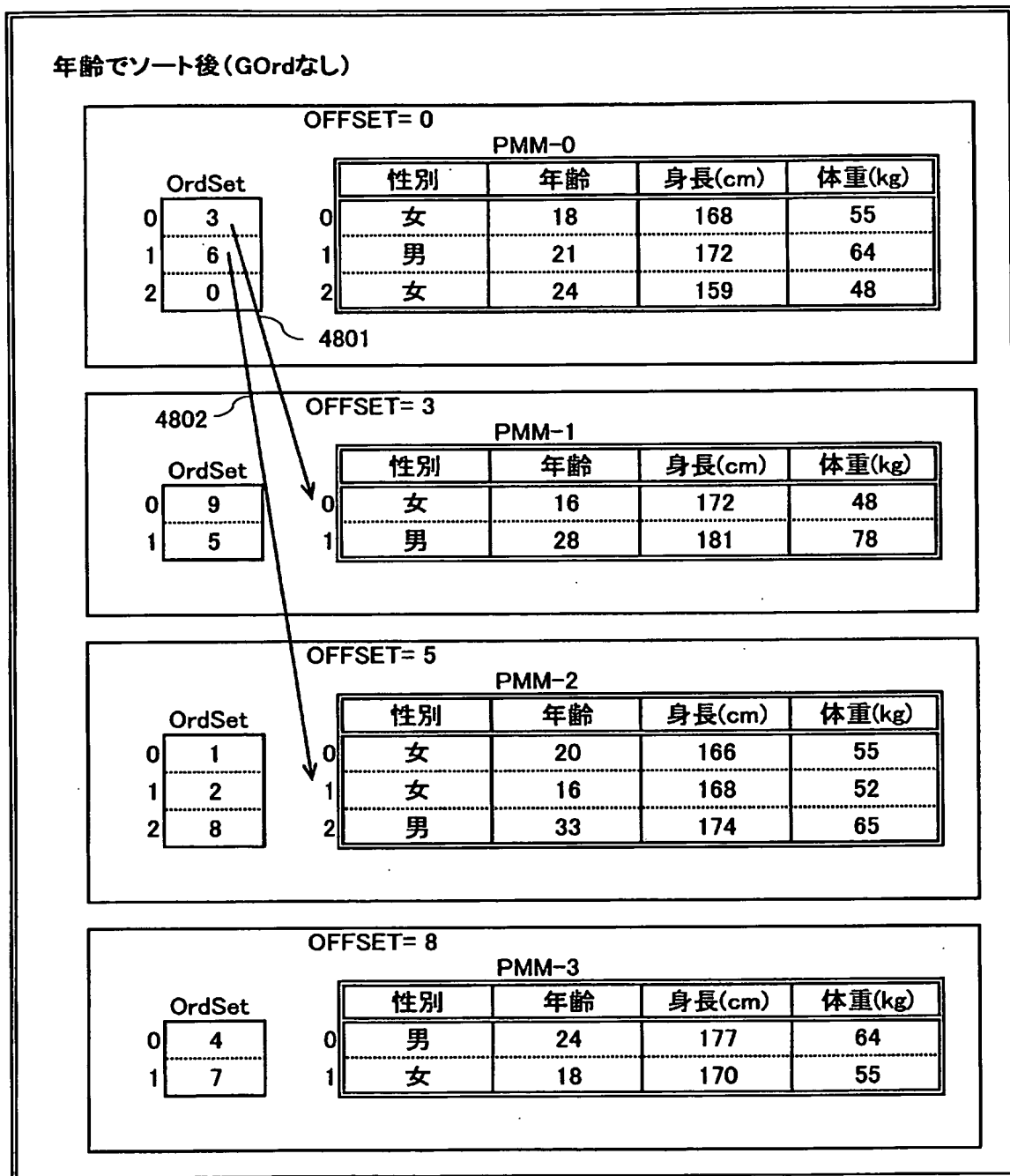
[図47]

Fig.47

4710					4700				
OrdSet	性別	年齢	身長(cm)	体重(kg)	性別	年齢	身長(cm)	体重(kg)	OrdSet
0	女	18	168	55	0	女	168	55	0
1	男	21	172	64	1	男	172	64	1
2	女	24	159	48	2	女	159	48	2
3	女	16	172	48	3	女	172	48	3
4	男	28	181	78	4	男	181	78	4
5	女	20	166	55	5	女	166	55	5
6	女	16	168	52	6	女	168	52	6
7	男	33	174	65	7	男	174	65	7
8	男	24	177	64	8	男	177	64	8
9	女	18	170	55	9	女	170	55	9

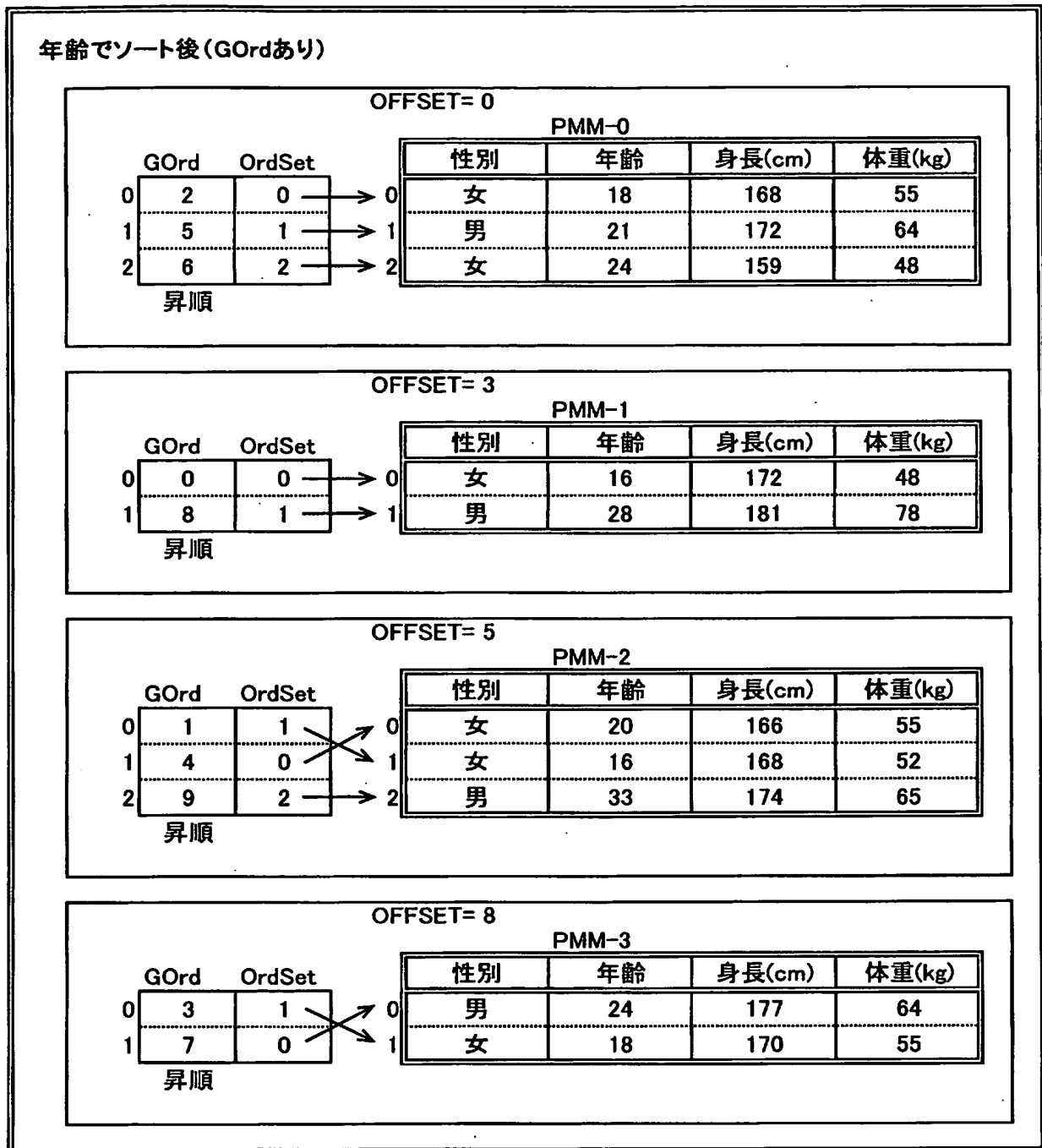
[図48]

Fig.48



[図49]

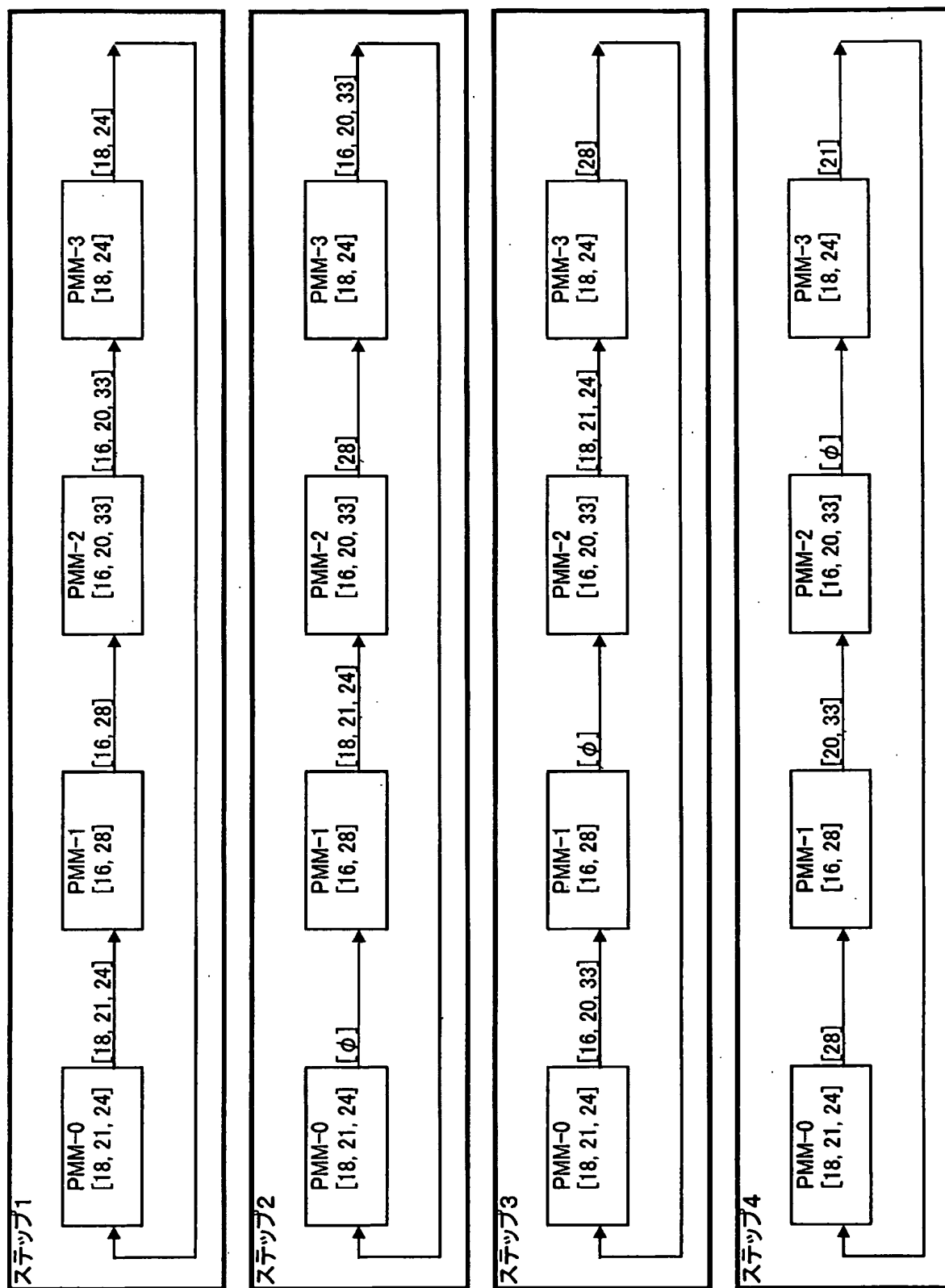
Fig.49



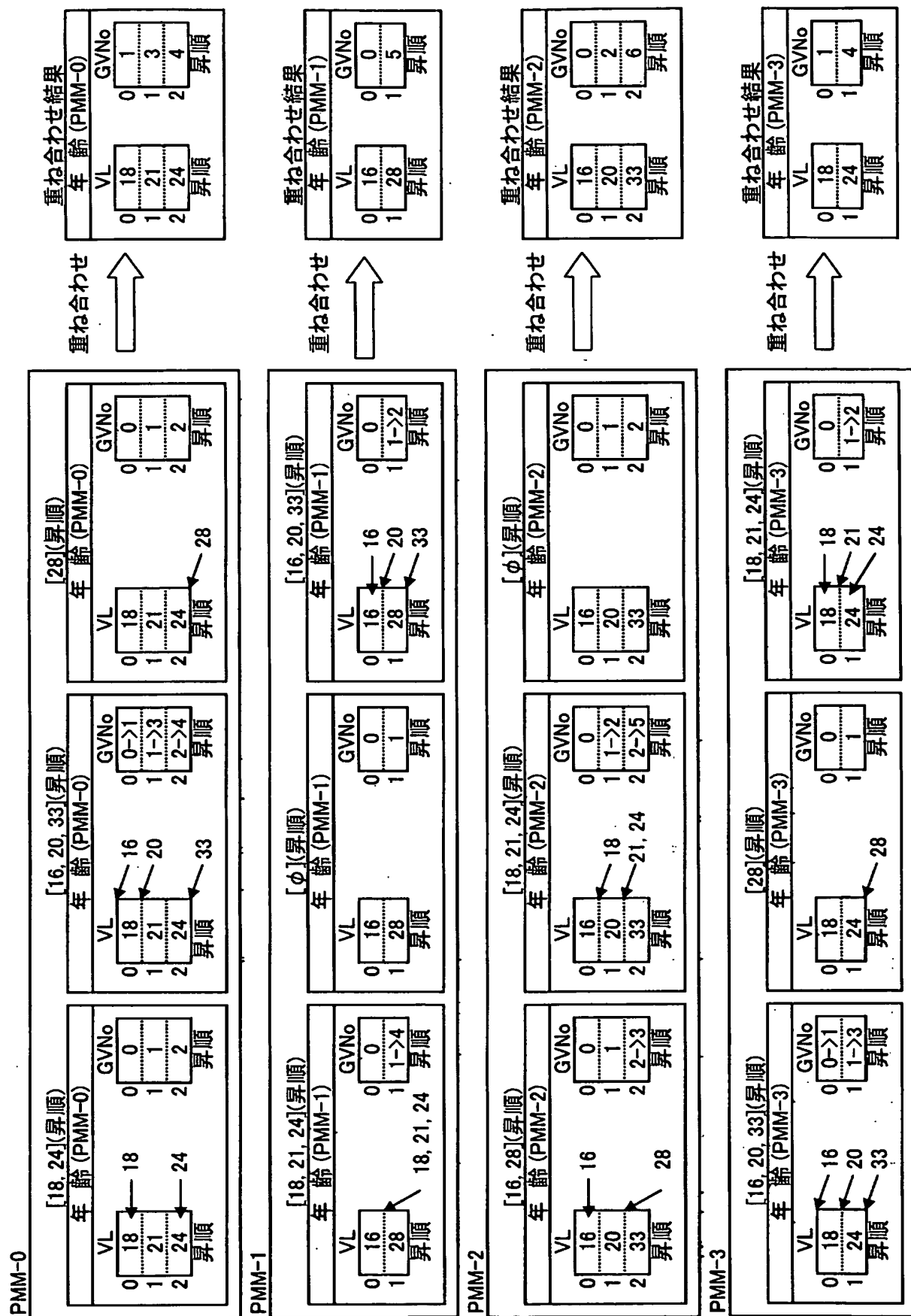


[図50]

Fig.50



**Fig. 51**



# INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/015437

## A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl<sup>7</sup> G06F17/30

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl<sup>7</sup> G06F15/16-167, 15/80, 7/32, 12/00-12/12, 17/30

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Toroku Jitsuyo Shinan Koho	1994-2004
Kokai Jitsuyo Shinan Koho	1971-2004	Jitsuyo Shinan Toroku Koho	1996-2004

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

JICST FILE (JOIS), WPI, INSPEC (DIALOG)

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 2001-092796 A (TURBO DATA LABORATORY INC.), 06 April, 2001 (06.04.01), Full text; Figs. 1 to 28 & WO 2001/022229 A1 & EP 1244020 A1	1-29
Y	JP 2001-147800 A (TURBO DATA LABORATORY INC.), 29 May, 2001 (29.05.01), Full text; Figs. 1 to 44 & WO 2001/038967 A1 & EP 1233332 A1	1-29
A	WO 2000/010103 A1 (Shinji FURUSHO), 24 February, 2000 (24.02.00), Full text; Figs. 1 to 50 & US 6643644 B1 & EP 1136918 A1	1-29

☐ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

\* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search  
19 November, 2004 (19.11.04)

Date of mailing of the international search report  
07 December, 2004 (07.12.04)

Name and mailing address of the ISA/  
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

## A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl<sup>7</sup> G06F17/30

## B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl<sup>7</sup> G06F15/16~167, 15/80, 7/32  
12/00~12/12, 17/30

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2004年
日本国登録実用新案公報	1994-2004年
日本国実用新案登録公報	1996-2004年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

JICSTファイル (JOIS), WPI, INSPEC (DIALOG)

## C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP 2001-092796 A(ターボデータラボラトリー有限公司) 2001.04.06, 全文, 第1~28図 &WO 2001/022229 A1 &EP 1244020 A1	1-29
Y	JP 2001-147800 A(ターボデータラボラトリー有限公司) 2001.05.29, 全文, 第1~44図 &WO 2001/038967 A1 &EP 1233332 A1	1-29

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

## \* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの  
「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの  
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)  
「O」 口頭による開示、使用、展示等に言及する文献  
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの  
「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの  
「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの  
「&」 同一パテントファミリー文献

国際調査を完了した日

19.11.2004

国際調査報告の発送日

07.12.2004

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)  
郵便番号100-8915  
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

田川 泰宏

5M

4236

電話番号 03-3581-1101 内線 3597

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	WO 2000/010103 A1 (古庄晋二) 2000.02.24, 全文, 第1～50図 &US 6643644 B1 &EP 1136918 A1	1-29

# 特許協力条約

PCT

## 特許性に関する国際予備報告（特許協力条約第二章）

(法第 12 条、法施行規則第 56 条)

〔PCT36条及びPCT規則70〕

REC'D 15 SEP 2005

**WIPO**

**FCT**

出願人又は代理人 の登録記号 0P030055	今後の手続きについては、様式PCT/IPEA/416を参照すること。	
国際出願番号 PCT/J P 2 0 0 4 / 0 1 5 4 3 7	国際出願日 (日. 月. 年) 1 9 . 1 0 . 2 0 0 4	優先日 (日. 月. 年) 2 4 . 1 0 . 2 0 0 3
国際特許分類 ( I P C ) Int.Cl. <sup>7</sup> G06F15/16~167, 15/80, 7/32, 12/00~12/12, 17/30		
出願人 (氏名又は名称)  古庄 晋二		

1. この報告書は、PCT35 条に基づきこの国際予備審査機関で作成された国際予備審査報告である。  
法施行規則第 57 条（PCT36 条）の規定に従い送付する。
2. この国際予備審査報告は、この表紙を含めて全部で \_\_\_\_\_ 3 \_\_\_\_\_ ページからなる。
3. この報告には次の附属物件も添付されている。
- a. ☐ 附属書類は全部で \_\_\_\_\_ ページである。
- ☐ 補正されて、この報告の基礎とされた及び／又はこの国際予備審査機関が認めた訂正を含む明細書、請求の範囲及び／又は図面の用紙（PCT 規則 70.16 及び実施細則第 607 号参照）
- ☐ 第 I 欄 4. 及び補充欄に示したように、出願時における国際出願の開示の範囲を超えた補正を含むものとこの国際予備審査機関が認定した差替え用紙
- b. ☐ 電子媒体は全部で \_\_\_\_\_ （電子媒体の種類、数を示す）。  
配列表に関する補充欄に示すように、コンピュータ読み取り可能な形式による配列表又は配列表に関連するテーブルを含む。（実施細則第 802 号参照）

4. この国際予備審査報告は、次の内容を含む。

- |     |  |
|-----|--|
| 第Ⅰ欄 | 国際予備審査報告の基礎  |
| 第Ⅱ欄 | 優先権  |
| 第Ⅲ欄 | 新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不成                       |
| 第Ⅳ欄 | 発明の単一性の欠如  |
| 第Ⅴ欄 | PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるための文献及び説明 |
| 第Ⅵ欄 | ある種の引用文献   |
| 第Ⅶ欄 | 国際出願の不備  |
| 第Ⅷ欄 | 国際出願に対する意見   |

国際予備審査の請求書を受理した日 20.06.2005	国際予備審査報告を作成した日 30.08.2005	
名称及びあて先 日本国特許庁 (IPEA/J P) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官 (権限のある職員) 野崎 大進	SM 9289
	電話番号 03-3581-1101 内線 3599	

様式PCT/IPEA/409 (表紙) (2004年1月)

## 第I欄 報告の基礎

1. この国際予備審査報告は、下記に示す場合を除くほか、国際出願の言語を基礎とした。

☐ この報告は、\_\_\_\_\_ 語による翻訳文を基礎とした。  
それは、次の目的で提出された翻訳文の言語である。

- ☐ PCT規則12.3及び23.1(b)にいう国際調査  
☐ PCT規則12.4にいう国際公開  
☐ PCT規則55.2又は55.3にいう国際予備審査

2. この報告は下記の出願書類を基礎とした。(法第6条(PCT14条)の規定に基づく命令に応答するために提出された差替え用紙は、この報告において「出願時」とし、この報告に添付していない。)

☒ 出願時の国際出願書類

☐ 明細書

第 \_\_\_\_\_ ページ、出願時に提出されたもの  
 第 \_\_\_\_\_ ページ\*、 \_\_\_\_\_ 付けて国際予備審査機関が受理したもの  
 第 \_\_\_\_\_ ページ\*、 \_\_\_\_\_ 付けて国際予備審査機関が受理したもの

☐ 請求の範囲

第 \_\_\_\_\_ 項、出願時に提出されたもの  
 第 \_\_\_\_\_ 項\*、PCT19条の規定に基づき補正されたもの  
 第 \_\_\_\_\_ 項\*、 \_\_\_\_\_ 付けて国際予備審査機関が受理したもの  
 第 \_\_\_\_\_ 項\*、 \_\_\_\_\_ 付けて国際予備審査機関が受理したもの

☐ 図面

第 \_\_\_\_\_ ページ/図、出願時に提出されたもの  
 第 \_\_\_\_\_ ページ/図\*、 \_\_\_\_\_ 付けて国際予備審査機関が受理したもの  
 第 \_\_\_\_\_ ページ/図\*、 \_\_\_\_\_ 付けて国際予備審査機関が受理したもの

☐ 配列表又は関連するテーブル

配列表に関する補充欄を参照すること。

3. ☐ 補正により、下記の書類が削除された。

☐ 明細書 第 \_\_\_\_\_ ページ  
☐ 請求の範囲 第 \_\_\_\_\_ 項  
☐ 図面 第 \_\_\_\_\_ ページ/図  
☐ 配列表(具体的に記載すること) \_\_\_\_\_  
☐ 配列表に関連するテーブル(具体的に記載すること) \_\_\_\_\_

4. ☐ この報告は、補充欄に示したように、この報告に添付されかつ以下に示した補正が出願時における開示の範囲を超えてされたものと認められるので、その補正がされなかったものとして作成した。(PCT規則70.2(c))

☐ 明細書 第 \_\_\_\_\_ ページ  
☐ 請求の範囲 第 \_\_\_\_\_ 項  
☐ 図面 第 \_\_\_\_\_ ページ/図  
☐ 配列表(具体的に記載すること) \_\_\_\_\_  
☐ 配列表に関連するテーブル(具体的に記載すること) \_\_\_\_\_

\* 4. に該当する場合、その用紙に“superseded”と記入されることがある。

第V欄 新規性、進歩性又は産業上の利用可能性についての法第12条(PCT35条(2))に定める見解、  
それを裏付ける文献及び説明

## 1. 見解

新規性 (N)	請求の範囲	1-29	有
	請求の範囲		無
進歩性 (IS)	請求の範囲		有
	請求の範囲	1-29	無
産業上の利用可能性 (IA)	請求の範囲	1-29	有
	請求の範囲		無

## 2. 文献及び説明 (PCT規則 70.7)

## 【文献】

1. JP 2001-092796 A(ターボデータラボラトリー有限会社) 2001.04.06, 全文, 第1～28 図
2. JP 2001-147800 A(ターボデータラボラトリー有限会社) 2001.05.29, 全文, 第1～44 図
3. WO 2000/010103 A1(古庄晋二) 2000.02.24, 全文, 第1～50 図

## 【説明】

請求の範囲1～29に係る発明は国際調査で引用した文献1～2により進歩性を有しない。

文献1～2のうち、特に文献2には、MPU(本出願における「制御装置」)およびRAMコア(本出願における「メモリ」)とを有するメモリモジュールについて、メモリモジュール間がバスにより接続されており、各メモリモジュールにおいて自己の保持する配列をソートする手段を備え、ソートされた要素をバスを介して他のメモリモジュールに伝達する手段を有し、判定メモリモジュールが仮想順位番号を確定する手段について記載されている。

答弁書の主張を参酌しても、これらの構成と、請求の範囲1に係る発明とを比較すると格別の差異は、広範な技術的概念を包含している請求の範囲の記載上明確でない。また、その余の請求の範囲に係る発明についても同様に文献2から容易に想到できたものと認められる。